

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение высшего
образования

«САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ»

Кафедра №23

«УТВЕРЖДАЮ»

Руководитель направления

д.т.н., проф.

(должность, уч. степень, звание)

В.А. Фетисов

(подпись)

«13» мая 2019 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Электроника»

(Название дисциплины)

Код направления	23.03.01
Наименование направления/ специальности	Технология транспортных процессов
Наименование направленности	Организация перевозок и управление в единой транспортной системе
Форма обучения	очная

Санкт-Петербург 2019г.

Лист согласования рабочей программы дисциплины

Программу составил(а)

доц, к.т.н.,доц

должность, уч. степень, звание


подпись, дата

А.П. Абрамов

инициалы, фамилия

Программа одобрена на заседании кафедры № 23

«13» мая 2019г, протокол № 10/19

Заведующий кафедрой № 23

проф.,д.т.н.,проф.

должность, уч. степень, звание


подпись, дата

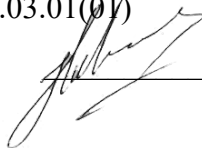
А.Р. Бестугин

инициалы, фамилия

Ответственный за ОП 23.03.01(01)

доц.,к.т.н.,доц.

должность, уч. степень, звание


подпись, дата

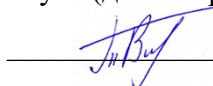
Н.Н. Майоров

инициалы, фамилия

Заместитель директора института (декана факультета) № 1 по методической работе

Ст. преподаватель

должность, уч. степень, звание


подпись, дата

В.Е. Таратун

инициалы, фамилия

Аннотация

Дисциплина «Электроника» входит в базовую часть образовательной программы подготовки обучающихся по направлению 23.03.01 «Технология транспортных процессов» направленность «Организация перевозок и управление в единой транспортной системе». Дисциплина реализуется кафедрой №23.

Дисциплина нацелена на формирование у выпускника

общефессиональных компетенций:

ОПК-3 «способность применять систему фундаментальных знаний (математических, естественнонаучных, инженерных и экономических) для идентификации, формулирования и решения технических и технологических проблем в области технологии, организации, планирования и управ».

Содержание дисциплины охватывает широкий круг вопросов, связанных с изучением элементной базы современных электронных устройств, с рассмотрением основ проектирования аналоговых блоков на базе микросхем операционных усилителей., а также с изучением принципов построения цифровых устройств комбинационного и последовательностного типов.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: *лекции, лабораторные работы, самостоятельная работа обучающегося.*

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 5 зачетных единиц, 180 часов.

Язык обучения по дисциплине «русский».

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Основной целью дисциплины «Электроника» является изучение студентами теоретических и практических основ современной полупроводниковой схемотехники, используемой при проектировании информационно-вычислительных систем, авиационных приборов и средств автоматики, что позволит им успешно решать теоретические и практические задачи в их профессиональной деятельности, связанной с проектированием, испытаниями и эксплуатацией различных электронных устройств.

1.2. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП

В результате освоения дисциплины обучающийся должен обладать следующими компетенциями:

ОПК-3 «способность применять систему фундаментальных знаний (математических, естественнонаучных, инженерных и экономических) для идентификации, формулирования и решения технических и технологических проблем в области технологии, организации, планирования и управления технической и коммерческой эксплуатацией транспортных систем»:

знать – современную элементную базу аналоговых и цифровых электронных устройств;

уметь выполнять - _теоретические исследования по синтезу электронных устройств;

владеть навыками – проектирования и экспериментального исследования макетов устройств;

иметь опыт деятельности – в качестве разработчика электрических схем.

2. Место дисциплины в структуре ОП

Дисциплина базируется на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

– Электротехника

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и используются при изучении других дисциплин.

3. Объем дисциплины в ЗЕ/академ. час

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 1

Таблица 1 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам
		№4
1	2	3
Общая трудоемкость дисциплины, ЗЕ/(час)	5/ 180	5/ 180
<i>Аудиторные занятия, всего час.,</i>	68	68
<i>В том числе</i>		
лекции (Л), (час)	34	34

Практические/семинарские занятия (ПЗ), (час)		
лабораторные работы (ЛР), (час)	34	34
курсовой проект (работа) (КП, КР), (час)		
Экзамен, (час)	36	36
Самостоятельная работа , всего (час)	76	76
Вид промежуточного контроля: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.)	Экз.	Экз.

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий

Разделы и темы дисциплины и их трудоемкость приведены в таблице 2.

Таблица 2. – Разделы, темы дисциплины и их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 4					
Раздел 1.	6		6		10
Раздел 2.	7		7		20
Раздел 3.	7		7		10
Раздел 4.	7		7		20
Раздел 5.	7		7		16
Итого в семестре:	34		34		76
Итого:	34	0	34	0	76

4.2. Содержание разделов и тем лекционных занятий

Содержание разделов и тем лекционных занятий приведено в таблице 3.

Таблица 3 - Содержание разделов и тем лекционных занятий

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p>Раздел 1 Электроника в современном приборостроении</p> <p>Тема 1.1. Вводное занятие.</p> <p>Содержание дисциплины. Классификация электронных устройств. Структура типового электронного устройства</p>

	<p>Тема 1.2 Электрические сигналы.</p> <p>Классификация, физические характеристики, спектры электрических сигналов. Методы преобразования сигналов. Случайные сигналы. «Белый» шум.</p> <p>Тема 1.3 Эволюция элементной базы электроники</p> <p>Электронные лампы, транзисторы, интегральные микросхемы. Степень интеграции и система обозначений микросхем.</p>
2	<p>Раздел 2. Элементная база электронных устройств</p> <p>Тема 2.1. Пассивные элементы электроники.</p> <p>Дискретные пассивные элементы. Резисторы и конденсаторы. Типы, параметры, обозначение. Нелинейные пассивные элементы.</p> <p>Тема 2.2. Полупроводниковые диоды</p> <p>Основные понятия зонной теории. p-n переход, его вольтамперная характеристика. Типы диодов, их характеристики и параметры. Стабилитрон, варикап, туннельный диод. Свето- и фотодиоды.</p> <p>Тема 2.3. Биполярные транзисторы.</p> <p>Классификация транзисторов. Принцип действия, параметры и характеристики биполярного транзистора. Три схемы включения. Методы расчета схем на биполярных транзисторах (эквивалентные схемы, графический метод, представление в виде 4-х полюсника)</p> <p>Тема 2.4. Полевые транзисторы.</p> <p>Полевые транзисторы с затвором в виде p-n перехода и МОП – транзисторы. Их принцип действия, характеристики и параметры.</p> <p>Тема 2.5. Тиристоры.</p> <p>Четырехслойные полупроводниковые структуры. Динисторы, тринисторы и симисторы. Характеристики и параметры. Применение в силовой электронике</p> <p>Тема 2.6 Элементы интегральных схем.</p> <p>Основные интегральные технологии. Уровень сложности микросхем. Перспективные направления.</p>
3	<p>Раздел 3 Аналоговые электронные устройства</p> <p>Тема 3.1. Усилители. Классификация, параметры и характеристики.</p> <p>Принцип построения усилительного каскада. Классификация электронных усилителей. Режимы работы усилительного элемента. Параметры и характеристики. Обратная связь в</p>

	<p>усилителях и ее влияние на параметры усилителя. Усилители переменного тока на транзисторах.</p> <p>Тема 3.2. Усилители постоянного тока</p> <p>Дрейф нуля в усилителях постоянного тока. Причины и методы борьбы с дрейфом. Дифференциальный каскад. Подавление синфазной помехи. Усилители с преобразованием частоты входного сигнала.</p> <p>Тема 3.3. Операционные усилители</p> <p>Структура, параметры и характеристики операционного усилителя (ОУ). Схемы включения. Расчет параметров каскада на ОУ. Примеры использования ОУ (интегратор, дифференциатор, сумматор, умножитель и т.д.).</p> <p>Тема 3.4. Избирательные усилители. Активные фильтры</p> <p>Резонансный усилитель с LC-контуром. Активные фильтры на операционных усилителях с различными RC-звеньями в обратной связи. Использование 2Т-моста в обратной связи для низкочастотных избирательных усилителей</p> <p>Тема 3.5. Усилители мощности</p> <p>Особенности построения мощных усилительных каскадов. Двухтактные бестрансформаторные усилители мощности на комплементарных транзисторах.</p> <p>Тема 3.6. Генераторы электрических сигналов</p> <p>Принцип построения автогенераторов электрических сигналов. Условие автогенерации. Баланс фаз и баланс амплитуд. LC и RC – автогенераторы гармонических сигналов. Стабилизация амплитуды и частоты колебаний</p> <p>Тема 3.7. Программируемые аналоговые интегральные схемы</p> <p>Возможности программирования параметров аналоговых микросхем. Особенности структуры и перспективы применения</p>
4	<p>Раздел 4 Источники питания</p> <p>Тема 4.1. Структура вторичных источников питания</p> <p>Параметры и структурная схема источника питания. Назначение блоков и требования к ним. Бестрансформаторные источники питания.</p> <p>Тема 4.2. Выпрямители, фильтры, стабилизаторы</p> <p>Типы выпрямителей и сглаживающих фильтров. Параметрические стабилизаторы напряжения. Стабилизаторы компенсационного типа с последовательным и параллельным включением регулирующего элемента. Импульсные источники питания.</p> <p>Тема 4.3. Интегральные стабилизаторы напряжения</p>

	<p>Структура и параметры интегральных стабилизаторов. Возможность регулирования выходного напряжения. Схемы включения. Основные этапы расчета источников питания.</p>
5	<p>Раздел 5. Цифровые устройства</p> <p>Тема 5.1. Основы алгебры логики</p> <p>Основные понятия. Таблицы истинности для операций конъюнкции, дизъюнкции и инверсии. Совершенные нормальные формы. Минимизация функций. Аксиомы, теоремы и законы двоичной алгебры.</p> <p>Тема 5.2. Реализация логических элементов</p> <p>Способы реализации логических элементов. Типы логик. Параметры и сравнительные характеристики логических элементов различных типов.</p> <p>Тема 5.3 Цифровые устройства комбинационного типа</p> <p>Понятие о комбинационных устройствах. Задачи синтеза, сумматоры, компараторы, шифраторы и дешифраторы, мультиплексоры, преобразователи кодов.</p> <p>Тема 5.4 Цифровые устройства последовательностного типа</p> <p>Синтез автоматов с памятью. Триггеры, регистры. Двоичные счетчики. Способы построения недвоичных счетчиков. Программируемые делители.</p> <p>Тема 5.5. Микроэлектронные запоминающие устройства</p> <p>Классификация микросхем памяти. Статическая и динамическая оперативная память. Принципы организации и виды ПЗУ.</p> <p>Тема 5.6. Устройства сопряжения аналоговых и цифровых сигналов.</p> <p>Аналого-цифровые и цифро-аналоговые преобразователи (АЦП и ЦАП). Способы построения, виды, параметры. Микросхемы АЦП и ЦАП.</p> <p>Тема 5.7. Программируемые логические интегральные схемы (ПЛИС).</p> <p>Структура и особенности применения программируемых логических интегральных схем (ПЛИС). Параметры и перспективы использования.</p> <p>Тема 5.8. Микропроцессоры</p> <p>Аппаратный и программный способы реализации алгоритма. Достоинства и недостатки. Структура гипотетического микропроцессорного вычислительного устройства. Микропроцессорные комплекты. Микроконтроллеры</p>

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 4.

Таблица 4 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	№ раздела дисциплины
Учебным планом не предусмотрено				
Всего:				

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	№ раздела дисциплины
Семестр 4			
1	Исследование биполярных транзисторов в схеме с общим эмиттером	4	2
2	Исследование полевых транзисторов	4	2
3	Исследование усилителей низкой частоты на биполярных транзисторах и ОУ	4	3
4	Функциональные преобразователи на ОУ	4	3
5	Активные фильтры на операционном усилителе	4	3
6	LC и RC –генераторы гармонических колебаний	4	3
7	Выпрямители и стабилизаторы	4	4
8	Преобразователь напряжение – частота	4	4
9	Исследование логических элементов	2	4
Всего:		34	

4.5. Курсовое проектирование (работа)

Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 6.

Таблица 6 Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 4, час

1	2	3
Самостоятельная работа, всего	76	76
изучение теоретического материала дисциплины (ТО)	76	76
курсовое проектирование (КП, КР)		
расчетно-графические задания (РГЗ)		
выполнение реферата (Р)		
Подготовка к текущему контролю (ТК)		
домашнее задание (ДЗ)		
контрольные работы заочников (КРЗ)		

5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 8-10.

6. Перечень основной и дополнительной литературы

6.1. Основная литература

Перечень основной литературы приведен в таблице 7.

Таблица 7 – Перечень основной литературы

Шифр	Библиографическая ссылка / URL адрес	Количество экземпляров в библиотеке
621.38 Г 96	Гусев В.Г., Гусев Ю.М. Электроника и микропроцессорная техника. Учебн. для вузов/ М.: Высш. шк., 2008, - 799 с.	18
621.396. О-60	Опадчий Ю.Ф., Глудкин О.П., Гуров А.И. Аналоговая и цифровая электроника. Учебн. для вузов, М.: Горячая линия-Телеком, 2005, - 768 с.	62
004 (075) У-27	Угрюмов Е.П. Цифровая схемотехника. Изд. БХВ-Петербург, 2010, - 816 с.	22

6.2. Дополнительная литература

Перечень дополнительной литературы приведен в таблице 8.

Таблица 8 – Перечень дополнительной литературы

Шифр	Библиографическая ссылка/ URL адрес	Количество экземпляров в библиотеке

621.3 Т45	Титце У.,Шенк К Полупроводниковая схемотехника. М.: ДМК-Пресс, 2008, 942 с. Libbib.org/poluprovodnikovaya-sxemotexnika-titce-u-shenk-k/	22
621.372 П12	Павлов В.Н. Схемотехника аналоговых электронных устройств. Учебн. пос. для вузов-М.:Изд.дом “Академия,”2008,-288 с. www.twirpx.com/fill/70743	42

7. Перечень ресурсов информационно-телекоммуникационной сети ИНТЕРНЕТ, необходимых для освоения дисциплины

Перечень ресурсов информационно-телекоммуникационной сети ИНТЕРНЕТ, необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень ресурсов информационно-телекоммуникационной сети ИНТЕРНЕТ, необходимых для освоения дисциплины

URL адрес	Наименование
	Не предусмотрено

8. Перечень информационных технологий, используемых при осуществлении образовательного процесса по дисциплине

8.1.Перечень программного обеспечения

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10 – Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2.Перечень информационно-справочных систем

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11 – Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база, необходимая для осуществления образовательного процесса по дисциплине

Состав материально-технической базы представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Мультимедийная аудитория	

10. Фонд оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине

10.1. Состав фонда оценочных средств приведен в таблице 13

Таблица 13 - Состав фонда оценочных средств для промежуточной аттестации

Вид промежуточной аттестации	Примерный перечень оценочных средств
Экзамен	Список вопросов к экзамену;

10.2. Перечень компетенций, относящихся к дисциплине, и этапы их формирования в процессе освоения образовательной программы приведены в таблице 14.

Таблица 14 – Перечень компетенций с указанием этапов их формирования в процессе освоения образовательной программы

Номер семестра	Этапы формирования компетенций по дисциплинам/практикам в процессе освоения ОП
ОПК-3 «способность применять систему фундаментальных знаний (математических, естественнонаучных, инженерных и экономических) для идентификации, формулирования и решения технических и технологических проблем в области технологии, организации, планирования и управ»	
1	Физика
1	Математика. Аналитическая геометрия и линейная алгебра
1	Химия
1	Математика. Математический анализ
2	Физика
2	Инженерная и компьютерная графика
2	Математика. Математический анализ
3	Физика
3	Электротехника
3	Математика. Теория вероятностей и математическая статистика
3	Прикладная механика
4	Математика. Теория вероятностей и математическая статистика
4	Прикладная механика
4	Электроника

10.3. В качестве критериев оценки уровня сформированности (освоения) у обучающихся компетенций применяется шкала модульно–рейтинговой системы университета. В таблице 15 представлена 100–балльная и 4–балльная шкалы для оценки сформированности компетенций.

Таблица 15 –Критерии оценки уровня сформированности компетенций

Оценка компетенции		Характеристика сформированных компетенций
100-балльная шкала	4-балльная шкала	
$85 \leq K \leq 100$	«отлично» «зачтено»	<ul style="list-style-type: none"> - обучающийся глубоко и всесторонне усвоил программный материал; - уверенно, логично, последовательно и грамотно его излагает; - опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; - умело обосновывает и аргументирует выдвигаемые им идеи; - делает выводы и обобщения; - свободно владеет системой специализированных понятий.
$70 \leq K \leq 84$	«хорошо» «зачтено»	<ul style="list-style-type: none"> - обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; - не допускает существенных неточностей; - увязывает усвоенные знания с практической деятельностью направления; - аргументирует научные положения; - делает выводы и обобщения; - владеет системой специализированных понятий.
$55 \leq K \leq 69$	«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> - обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; - допускает несущественные ошибки и неточности; - испытывает затруднения в практическом применении знаний направления; - слабо аргументирует научные положения; - затрудняется в формулировании выводов и обобщений; - частично владеет системой специализированных понятий.
$K \leq 54$	«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> - обучающийся не усвоил значительной части программного материала; - допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; - испытывает трудности в практическом применении знаний; - не может аргументировать научные положения; - не формулирует выводов и обобщений.

10.4. Типовые контрольные задания или иные материалы:

1. Вопросы (задачи) для экзамена (таблица 16)

Таблица 16 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена
	<ol style="list-style-type: none"> 1. Структурная схема электронного устройства. Понятие об аналоговом и цифровом методах. 2. Пассивные элементы электронных схем (R,C,L) 3. Физические основы полупроводников. р-n переход при отсутствии и наличии внешнего поля. 4. Полупроводниковые диоды 5. Биполярные транзисторы. Принцип действия. Статические характеристики.

	6. Три схемы включения биполярных транзисторов. Частотные свойства 7. Полевой транзистор с затвором в виде р-n перехода 8. МОП- транзисторы 9. Тиристоры 10. Усилители. Классификация, основные параметры и характеристики 11. Режимы работы усилительного элемента. Принцип построения усилительного каскада 12. RC-усилитель на биполярных транзисторах. Типовая схема. Назначение элементов. Построение нагрузочных характеристик. Элементы расчета 13. Обратная связь в усилителях. Классификация. Влияние ОС на коэффициенты усиления (вывод). 14. Влияние ОС на параметры усилителя. Повторители. 15. Устойчивость усилителя с ОС. 16. УПТ. Дрейф нуля. Дифференциальный каскад. УПТ с преобразованием частоты сигнала 17. Операционный усилитель (ОУ). Структура, характеристики и параметры. Частотная коррекция 18. Схемы включения ОУ 19. ОУ в качестве усилителя переменного тока, интегратора и дифференциатора 20. ОУ в качестве сумматора, логарифматора, умножителя 21. Избирательные усилители 22. Трансформаторные усилители мощности 23. Бестрансформаторные усилители мощности 24. Автогенераторы гармонических колебаний. Условие автогенерации. Структурная схема. 25. LC- генераторы гармонических колебаний 26. RC-генераторы 27. Структурная схема источника питания. Выпрямители и фильтры.
--	---

2. Вопросы (задачи) для зачета / дифференцированного зачета (таблица 17)

Таблица 17 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифференцированного зачета
	Учебным планом не предусмотрено

3. Темы и задание для выполнения курсовой работы / выполнения курсового проекта (таблица 18)

Таблица 18 – Примерный перечень тем для выполнения курсовой работы / выполнения курсового проекта

№ п/п	Примерный перечень тем для выполнения курсовой работы / выполнения курсового проекта
	Учебным планом не предусмотрено

4. Вопросы для проведения промежуточной аттестации при тестировании (таблица 19)

Таблица 19 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов
	Не предусмотрено

5. Контрольные и практические задачи / задания по дисциплине (таблица 20)

Таблица 20 – Примерный перечень контрольных и практических задач / заданий

№ п/п	Примерный перечень контрольных и практических задач / заданий
	Не предусмотрено

10.5. Методические материалы, определяющие процедуры оценивания знаний, умений, навыков и / или опыта деятельности, характеризующих этапы формирования компетенций, содержатся в Положениях «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программам высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

11. Методические указания для обучающихся по освоению дисциплины

Основной целью дисциплины «Электроника» является изучение студентами теоретических и практических основ современной полупроводниковой схемотехники, используемой при проектировании информационно-вычислительных систем, авиационных приборов и средств автоматики, что позволит им успешно решать теоретические и практические задачи в их профессиональной деятельности, связанной с проектированием, испытаниями и эксплуатацией различных электронных устройств

Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

– получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;

- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально–деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Методические указания для обучающихся по прохождению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом и относится к средствам, обеспечивающим решение следующих основных задач у обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Лабораторные работы проводятся в соответствии методическими указаниями для каждой работы. Перед выполнением лабораторных работ проводится инструктаж по технике безопасности и предварительный опрос студентов на усвоение методики проведения экспериментов с использованием лабораторного оборудования и измерительных приборов. По результатам проведенных экспериментов составляется протокол, который заверяется преподавателем.

Структура и форма отчета о лабораторной работе

- 1. титульный лист;
- 2. цель лабораторной работы;
- 3. описание исследуемой системы;
- 4. структура исследуемых параметров;
- 5. методика проведения экспериментальных исследований;
- 6. протокол эксперимента;
- 7. результаты обработки экспериментальных данных;
- 8. выводы по работе.

Требования к оформлению отчета о лабораторной работе

Отчет оформляется по ГОСТ 7.32-2001 издания 2008 года. Титульный лист оформляется по утвержденной форме. Форма титульного листа размещена на сайте ГУАП.

На кафедре имеется учебно-методическая литература для выполнения лабораторных работ:

1.Дмитриев Ю.И., Неделин П.Н. Исследование электронных устройств на операционных усилителях. Метод. указ. к вып.лаб.работ /ГУАП,СПб,2008-43с.

2.Дмитриев Ю.И., Неделин П.Н. Исследование цифровых схем. Метод.указ. к вып. лаб.работ / ГУАП, СПб, 2013-39 с.

Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

Если методические указания по прохождению самостоятельной работы имеются в изданном виде, в виде электронных ресурсов библиотеки ГУАП, системы LMS, кафедры и т.д., необходимо дать на них ссылку или привести URL адрес.

Методические указания для обучающихся по прохождению промежуточной аттестации

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

– зачет – это форма оценки знаний, полученных обучающимся в ходе изучения учебной дисциплины в целом или промежуточная (по окончании семестра) оценка знаний обучающимся по отдельным разделам дисциплины с аттестационной оценкой «зачтено» или «не зачтено».

– дифференцированный зачет – это форма оценки знаний, полученных обучающимся при изучении дисциплины, при выполнении курсовых проектов, курсовых работ, научно-исследовательских работ и прохождении практик с аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программам высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой