

## Аннотация

Дисциплина «Архитектура ЭВМ» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.02 «Информационные системы и технологии » направленности «Информационные технологии в дизайне». Дисциплина реализуется кафедрой «№53».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-6 «Способен разрабатывать алгоритмы и программы, пригодные для практического применения в области информационных систем и технологий»

ПК-3 «Способен разрабатывать программное обеспечение, выполнять интеграцию программных модулей и компонентов»

Содержание дисциплины охватывает круг вопросов, связанных с изучением основных классов архитектур ЭВМ, основных характеристик архитектур ЭВМ, а также с принципами организации и функционирования программного обеспечения ЭВМ.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часа.

Язык обучения по дисциплине «русский».