

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ  
ФЕДЕРАЦИИ  
федеральное государственное автономное образовательное учреждение высшего  
образования  
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ  
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 14

УТВЕРЖДАЮ  
Руководитель направления  
д.т.н., проф. \_\_\_\_\_  
(должность, уч. степень, звание)

М.Б. Сергеев  
\_\_\_\_\_  
(инициалы, фамилия)  
\_\_\_\_\_  
(подпись)  
«24» июня 2021 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ


«Схемотехника»  
(Наименование дисциплины)

Код направления подготовки/ специальности	09.03.01
Наименование направления подготовки/ специальности	Информатика и вычислительная техника
Наименование направленности	Автоматизированные системы обработки информации и управления
Форма обучения	очная

Лист согласования рабочей программы дисциплины

Программу составил (а)

доц., к.т.н., доц. \_\_\_\_\_  
(должность, уч. степень, звание)

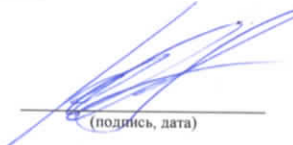
  
(подпись, дата)

С.И. Ковалев  
\_\_\_\_\_  
(инициалы, фамилия)

Программа одобрена на заседании кафедры № 14  
«15» июня 2021 г, протокол № 11

Заведующий кафедрой № 14

к.т.н., доц. \_\_\_\_\_  
(уч. степень, звание)

  
(подпись, дата)

В.Л. Оленев  
\_\_\_\_\_  
(инициалы, фамилия)

Ответственный за ОП ВО 09.03.01(01)

доц., к.т.н., доц. \_\_\_\_\_  
(должность, уч. степень, звание)

  
(подпись, дата)

А.В. Шахомиров  
\_\_\_\_\_  
(инициалы, фамилия)

Заместитель директора института №1 по методической работе

ст. преподаватель \_\_\_\_\_  
(должность, уч. степень, звание)

  
(подпись, дата)

В.Е. Таратун  
\_\_\_\_\_  
(инициалы, фамилия)

## Аннотация

Дисциплина «Схемотехника» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.01 «Информатика и вычислительная техника» направленности «Автоматизированные системы обработки информации и управления». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-2 «Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности»

Содержание дисциплины охватывает круг вопросов, связанных с областью современных теоретических и практических методов проектирования и реализации электронных схем и устройств на современной элементной базе.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента, консультации, курсовое проектирование.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 6 зачетных единиц, 216 часов.

Язык обучения по дисциплине русский »

## 1. Перечень планируемых результатов обучения по дисциплине

### 1.1. Цели преподавания дисциплины

Целью преподавания дисциплины «Схемотехника» является получение студентами теоретических и практических знаний для формирования навыков проектирования и реализации электронных схем и устройств на современной элементной базе. Теоретическая часть включает изучение принципов работы типовых и специализированных электронных схем, расчет их характеристик. Практическая часть предполагает составление принципиальных схем аналоговых, цифровых и смешанных устройств и исследование их параметров.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-2 Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности	ПК-2.3.1 знать методы концептуального, функционального и логического проектирования, принципы разработки технико-экономических характеристик вариантов концептуальной архитектуры ПК-2.У.1 уметь разрабатывать технико-экономическое обоснование, определять ключевые свойства системы, определять ограничения системы, варианты концептуальной архитектуры системы ПК-2.В.1 владеть определением ключевых свойств системы, определением ограничений системы, вариантами концептуальной архитектуры системы, описанием технико-экономического обоснования

## 2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- Информатика
- Физика
- Основы программирования
- Технология программирования
- Электротехника
- Электроника

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- Компьютерная обработка экспериментальных данных
- Микропроцессорные системы

### 3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№5	№6
1	2	3	4
<b>Общая трудоемкость дисциплины, ЗЕ/ (час)</b>	6/ 216	4/ 144	2/ 72
<b>Аудиторные занятия, всего час.</b>	68	51	17
в том числе:			
лекции (Л), (час)	34	34	
практические/семинарские занятия (ПЗ), (час)			
лабораторные работы (ЛР), (час)	17	17	
курсовой проект (работа) (КП, КР), (час)	17		17
экзамен, (час)	45	45	
<b>Самостоятельная работа, всего (час)</b>	103	48	55
<b>Вид промежуточной аттестации:</b> зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.,	Экз.	

Примечание: \*\* кандидатский экзамен

### 4. Содержание дисциплины

#### 4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
<b>Семестр 5</b>					
Раздел 1. Полевые транзисторы.	6		2		9
Раздел 2. Операционные усилители (ОУ)	6		4		9
Раздел 3. Генераторы гармонических и импульсных сигналов	5		3		10
Раздел 4. Основы цифровой техники.	6		4		10
Раздел 5. Цифровые устройства с элементами памяти. Преобразователи цифро-аналоговые преобразователи (ЦАП) и аналого-цифровые преобразователи (АЦП).	6		4		10
Раздел 6. Программируемые логические матрицы. Основы Verilog. Примеры реализации простых логических модулей.	5				
<b>Итого в семестре:</b>	<b>34</b>		<b>17</b>		<b>48</b>
<b>Семестр 6</b>					
Выполнение курсового проекта				17	55
<b>Итого в семестре:</b>				<b>17</b>	<b>55</b>
<b>Итого</b>	<b>34</b>	<b>0</b>	<b>17</b>	<b>17</b>	<b>103</b>

#### 4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
<b>1</b>	<b>Полевые транзисторы.</b> Основные характеристики. Структура и принцип работы. Основные статические характеристики. МДП-транзисторы с индуцированным и встроенным каналами. Характеристики и параметры. Особенности работы на высоких частотах. Ключи на полевых транзисторах. Статические и динамические характеристики ключа. Способы повышения быстродействия.
<b>2</b>	<b>Операционные усилители (ОУ).</b> Схемотехника различных поколений. Усилители постоянного и переменного тока. Эквивалентные схемы, параметры, область применения. Схемы суммирования, интегрирования, дифференцирования, логарифмирования, перемножения сигналов. Интегральные аналоговые умножители и их основные применения. Схемы управляемых источников тока и напряжения, схемы функционального преобразования сигналов.
<b>3</b>	<b>Генераторы гармонических и импульсных сигналов.</b> Виды генераторов. Определение условий возникновения колебаний. Стабилизация частоты и амплитуды.
<b>4</b>	<b>Основы цифровой техники.</b> Синтез комбинационных цифровых устройств Алгебра логики, основные законы, постулаты. Разновидности комбинационных схем: шифраторы, компараторы, дешифраторы, схемы контроля четности, драйверы, сумматоры, мультиплексоры, арифметико-логические устройства. Принципы построения, практическое применение.
<b>5</b>	<b>Цифровые устройства с элементами памяти. Преобразователи ЦАП и АЦП.</b> Элементарные цифровые автоматы (триггеры). Устройства последовательного действия : регистры, счетчики, делители. Функциональные и принципиальные схемы, области применения. Назначение ЦАП и АЦП. Принцип аналогово-цифрового преобразования информации. Схемотехника аналогово-цифровых преобразователей.
<b>6</b>	<b>Программируемые логические матрицы. Основы Verilog. Примеры реализации простых логических модулей.</b> Принцип программирования ПЛИС. Типовые узлы цифровых устройств на ПЛИС. Построение цифровых устройств с заданными параметрами. Verilog, типы данных, выражения, синтаксис. Типы присваиваний, модельное время. Синхронный и асинхронный дизайн. Verilog, gate-level, RTL, синтезируемое описание. Модули, иерархия. Verilog, моделирование с задержками, системные функции, директивы компилятора, несинтезируемые конструкции.

#### 4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	№ раздела дисциплины
Учебным планом не предусмотрено				

#### 4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	№ раздела дисциплины
Семестр 5			
1	Ознакомление со средой моделирования MicroCap с учетом специфики моделирования цифровых устройств и устройств смешанного типа.. Ознакомление с типом генераторов для моделирования цифровых схем	2	4
2	Реализация комбинационных логических блоков.	2	4
3	Реализация генераторов на простых логических блоках	2	3,4
4	Моделирование ЦАП на базе ОУ со взвешивающими резисторами	2	2,4,5
5	Моделирование параллельного аналого-цифрового преобразователя.	3	2,4,5
6	Моделирование аналого-цифрового преобразователя последовательного счета	3	2,4,5
7	Моделирование аналого-цифрового преобразователя последовательного приближения	3	4,5
Всего		17	

#### 4.5. Курсовое проектирование/ выполнение курсовой работы

Цель курсового проекта:

Примерные темы заданий на курсовой проект приведены в разделе 10 РПД.

#### 4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 5, час	Семестр 6, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)	30	30	
Курсовое проектирование (КП, КР)	55		55
Расчетно-графические задания (РГЗ)			
Выполнение реферата (Р)			
Подготовка к текущему контролю успеваемости (ТКУ)	18	18	
Домашнее задание (ДЗ)			
Контрольные работы заочников (КРЗ)			
Подготовка к промежуточной аттестации (ПА)			

Всего:	103	48	55
--------	-----	----	----

#### 5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

#### 6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
621.372 П 12	Павлов, В.Н. Схемотехника аналоговых электронных устройств – М. : Академия, 2008 с. : рис. – (Высшее профессиональное образование. Радиотехника).	100
004.3 В 68	Волович, Г.И. Схемотехника аналоговых и аналого-цифровых электронных устройств. 2-е изд. – М. : ДОДЭКА-XXI, 2007. – 527 с.	19
621.38 К 17	Калашников, В.И. Электроника и микропроцессорная техника – М. : Академия, 2012. – 268 с.	25
004 А 62	Амосов, В.В. Схемотехника и средства проектирования цифровых устройств. СПб. : БХВ – Петербург, 2012. – 560 с.	10
	Ковалев С.И. Методические указания к выполнению лабораторных работ (Л.Р.1-Л.Р.2) Учебное пособие в электронном виде (Инф. ресурс кафедры). 2014	
	Угрюмов, Евгений Павлович. Цифровая схемотехника : учебное пособие. – 2-е изд., перераб. И доп. – СПб. : БХВ – Петербург, 2004. – 782 с.	24
	Соловьев Валерий Васильевич. Проектирование цифровых систем на основе программируемых логических интегральных схем. – 2-е изд., стер. – М. : Горячая линия – Телеком, 2007. -637 с.	15
	Стешенко, В.Б. ПЛИС фирмы ALTERA : проектирование устройств обработки сигналов. – М. : ДОДЭКА, 2000. – 124 с.	21
	Уэйкерли, Дж. Ф. Проектирование цифровых устройств. Пер. с англ. Е.ВВ. Воронов, А.Л. Ларин. – Progr. – М. : Постмаркет, 2002. – 544 с.	9
004.3 В 68	Волович, Г. И. Схемотехника аналоговых и аналого-цифровых электронных устройств. 2-е изд. – М. : ДОДЭКА-XXI, 2007. – 527с.	19
	Стешенко, В.Б. ПЛИС фирмы ALTERA : проектирование устройств обработки сигналов. – М. : ДОДЭКА, 2000. – 124 с.	21

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
libbib/poluprovodnikovaya-sxemotexnika-titce-u-shenk-k	Универсальная техническая библиотека
Easyelectronics.ru/p-xorovic-u-xill-iskusstvo-sxemotexniki.html	EASY ELECTRONICS. Электроника для всех

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
1	MicroCap (свободно распространяются студенческие версии с урезанным функционалом, достаточным для учебно- ознакомительных целей)
2	Программная среда Modelsim для отладки программ на Verilog

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Компьютерный класс	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств

Экзамен	Список вопросов к экзамену
Выполнение курсового проекта	Экспертная оценка на основе требований к содержанию курсового проекта.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции 5-балльная шкала	Характеристика сформированных компетенций
«отлично» «зачтено»	– обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	– обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	– обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	– обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена
1	Особенности полевых транзисторов по сравнению с биполярными транзисторами. Полевые транзисторы с управляющим переходом.

2	Полевые транзисторы с изолированным затвором.
3	Полевые транзисторы со встроенным каналом.
4	Полевые транзисторы с индуцированным каналом.
5	Графические изображения на схемах и вольтамперные характеристики различных типов полевых транзисторов.
6	Схемы включения полевых транзисторов в режиме усиления.
7	Работа полевого транзистора в импульсном режиме. Драйверы затвора полевого транзистора.
8	Свойства идеального операционного усилителя. Инвертирующий и не инвертирующий усилитель на базе операционного усилителя.
9	Триггер Шмитта на базе операционного усилителя (инвертирующий и не инвертирующий варианты).
10	Автоколебательный мультивибратор на базе операционного усилителя.
11	Ждущий мультивибратор (одновибратор) на базе операционного усилителя.
12	Генератор прямоугольного и треугольного напряжений.
13	RC генератор синусоидальных колебаний. Баланс амплитуд и баланс фаз.
14	Генератор синусоидальных колебаний на базе моста Вина-Робинсона.
15	Генератор на базе моста Вина с нелинейной обратной связью.
16	Генератор на основе сдвига фаз с одним операционным усилителем.
17	Разновидности комбинационных схем. Шифраторы.
18	Разновидности комбинационных схем. Дешифраторы.
19	Разновидности комбинационных схем. Цифровые компараторы.
20	Аналого-цифровые преобразователи (АЦП) и цифро-аналоговые преобразователи (ЦАП). Принципы построения.
21	Устройство ЦАП на базе суммирующего ОУ.
22	Устройство АЦП параллельного преобразования на базе компараторов.
23	АЦП последовательного счета.
24	АЦП последовательного приближения.
25	Многоступенчатые АЦП.
26	Многотактные последовательно-параллельные АЦП.
27	Конвейерные АЦП.

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета
	Учебным планом не предусмотрено

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
1	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы дешифратора на базе микросхемы 74154 (дешифратор

	«1 в 16») совместно с четырехразрядным счетчиком 74161.
2	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы преобразователя двоичного кода в двоично-десятичный на базе микросхемы 74185
3	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы преобразователя двоично-десятичного кода в двоичный на базе 74184.
4	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы мультиплексора на базе микросхемы 74150 совместно с четырехразрядным счетчиком 74161.
5	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы демультимплексора на базе микросхемы 74154 совместно с четырехразрядным счетчиком 74161
6	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы цифрового компаратора на базе микросхемы 7485 совместно с двумя четырехразрядными счетчиками 74161.
7	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы полного цифрового сумматора на базе микросхемы 7483 совместно с двумя четырехразрядными счетчиками 74161.
8	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы цифрового умножителя для двух четырехразрядных двоичных цифр на базе микросхемы 7483 совместно с двумя четырехразрядными счетчиками 74161.
9	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы декадного счетчика на базе микросхемы 7490.
10	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы реверсивного декадного счетчика на базе микросхемы 74190.
11	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы реверсивного регистра сдвига на базе микросхемы 74194.
12	Программа на верилоге, реализующая схему моделирования в среде Modelsim работы простого четырехразрядного генератора псевдослучайной последовательности на базе регистра сдвига 74194.

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов
	Не предусмотрено

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
-------	----------------------------

Не предусмотрено
------------------

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

#### 11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходиться к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

11.2. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;

- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

#### Задание и требования к проведению лабораторных работ

- Каждая ЛР выполняется по индивидуальному заданию, выданному студенту преподавателем;
- В задании должно быть четко сформулирована задача, выполняемая в ЛР;
- Описаны входные и выходные данные для проведения ЛР;
- ЛР должна выполняться на основе полученных теоретических знаниях;
- Выполнение ЛР должно осуществляться на основе методических указаний, предоставляемых преподавателем;
- ЛР должна выполняться в специализированном компьютерном классе и может быть доработана студентом в домашних условиях, если позволяет ПО;
- Итогом выполнения ЛР является отчет или демонстрация результатов работы преподавателю в электронном виде (на усмотрение преподавателя) либо демонстрация эпюр напряжения или осциллограмм, полученных в среде MicroCap, Modelsim или реальном осциллографе (если они требуются).

#### Структура и форма отчета о лабораторной работе

- Постановка задачи;
- Особенности решения и используемые методы (если они потребовались)
- Программа на языке программирования с комментариями
- Список литературы

#### Требования к оформлению отчета о лабораторной работе

- ЛР представляется в печатном и электронном виде;
- ЛР должна соответствовать структуре и форме отчета, представленной выше;
- ЛР должна иметь титульный лист (ГОСТ 7,32-2001 издания 2008 года) с названием и подписью студента, который ее сделал и оформил;
- Студент должен защитить ЛР. Отметка о защите должна находиться на титульном листе вместе с подписью преподавателя.

Для выполнения лабораторных работ, помимо указанных в таблице 8 источников, студент может использовать следующие методические материалы, изданные кафедрой в электронном виде:

- Ковалев С.И. Методические указания к выполнению лабораторных работ. Учебное пособие в электронном виде. [Электронный ресурс кафедры.]

11.3. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы

Курсовой проект/ работа проводится с целью формирования у обучающихся опыта комплексного решения конкретных задач профессиональной деятельности.

Курсовой проект/ работа позволяет обучающемуся:

#### Структура пояснительной записки курсового проекта/ работы

- Формулировка задачи
- Описание возможных вариантов решения поставленной задачи. Обзор литературы. Обоснование выбора одного из методов.
- Детальное рассмотрение выбранного метода. Описание математических методов, применяемых в выбранном решении (если они есть)
- Формирование и описание структурной схемы устройства.
- Создание и подробное описание функциональной и (или) принципиальной схемы устройства.
- Написание программы на языке Верилог, реализующей данное устройство. Привести графики основных сигналов действующих в схеме.
- Заключение (выводы по работе)
- Список используемой литературы.

#### Требования к оформлению пояснительной записки курсового проекта/ работы

- Курсовая работа предоставляется в печатном и электронном виде;
- Курсовая работа должна соответствовать структуре и форме пояснительной записки описанной выше;
- Курсовая работа должна иметь титульный лист (ГОСТ 7.32-2001 издания 2008 года) с названием и подписью студента, который ее сделал и оформил.

#### 11.4. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

#### 11.5. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

#### 11.6. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

- экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

- зачет – это форма оценки знаний, полученных обучающимся в ходе изучения учебной дисциплины в целом или промежуточная (по окончании семестра) оценка знаний обучающимся по отдельным разделам дисциплины с аттестационной оценкой «зачтено» или «не зачтено».

- дифференцированный зачет – это форма оценки знаний, полученных обучающимся при изучении дисциплины, при выполнении курсовых проектов, курсовых работ, научно-исследовательских работ и прохождении практик с аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».



Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой