

Аннотация

Дисциплина «Схемотехника и микропроцессорные устройства в радиоэлектронных системах» входит в базовую часть образовательной программы подготовки обучающихся по специальности «25.05.05 «Эксплуатация воздушных судов и организация воздушного движения» направленность «Организация радиотехнического обеспечения полетов воздушных судов». Дисциплина реализуется кафедрой №22.

Дисциплина нацелена на формирование у выпускника

общекультурных компетенций:

ОК-48 «способность совершенствовать и развивать свой интеллектуальный и общекультурный уровень»;

общепрофессиональных компетенций:

ОПК-21 «способность и готовность использовать основные законы естественнонаучных дисциплин в профессиональной деятельности, применять методы математического анализа и моделирования, теоретического и экспериментального исследования при решении профессиональных задач»,

ОПК-25 «умение использовать основные приемы обработки экспериментальных данных при решении профессиональных задач»,

ОПК-29 «способность и готовность работать с программными средствами общего назначения при решении профессиональных задач»,

ОПК-30 «способность использовать языки и системы программирования, инструментальные средства компьютерного моделирования для решения различных исследовательских и производственных задач»;

профессиональных компетенций:

ПК-156 «готовность выполнять опытно-конструкторские разработки»,

ПК-172 «умение организовывать и осуществлять сбор и анализ информационных исходных данных для проектирования»,

ПК-173 «способность осуществлять расчет и проектирование в соответствии с техническим заданием с использованием стандартных средств автоматизации проектирования»;

профессионально-специализированных компетенций:

ПСК-4.4 «способность и готовность организовывать и осуществлять техническое обслуживание радиотехнических средств и средств связи»,

ПСК-4.6 «способность осуществлять проверку работоспособности радиотехнических средств и средств связи».

Содержание дисциплины охватывает круг вопросов, связанных с формированием у студентов знаний принципов построения и характеристик современных цифровых устройств, микропроцессорных систем и вычислительных устройств, являющихся основой для построения устройств цифровой обработки сигналов, устройств цифрового управления радиотехнических и радиоэлектронных систем.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, практические занятия, самостоятельная работа обучающегося, курсовое проектирование.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 8 зачетных единиц, 288 часов.

Язык обучения по дисциплине «русский».