

## Аннотация

Дисциплина «Программируемые логические интегральные схемы» входит в образовательную программу высшего образования по направлению подготовки/ специальности 11.03.01 «Радиотехника» направленности «Радиотехнические средства передачи, приема и обработки сигналов». Дисциплина реализуется кафедрой «№22».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-4 «Способен применять современные компьютерные технологии для подготовки текстовой и конструкторско-технологической документации с учетом требований нормативной документации»

Содержание дисциплины охватывает круг вопросов, связанных с изучением современной методологии разработки и средств реализации устройств цифровой обработки сигналов с использованием микросхем программируемой логики.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме дифференцированного зачета.

Общая трудоемкость освоения дисциплины составляет 6 зачетных единицы, 216 часов.

Язык обучения по дисциплине «русский»