Аннотация

Дисциплина «Схемотехника микропроцессорных систем» входит в образовательную программу высшего образования по направлению подготовки/ специальности 11.03.02 «Инфокоммуникационные технологии и системы связи» направленности «Общая направленность». Дисциплина реализуется кафедрой «№22».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-1 «Способен организовывать и проводить анализ работы, оценку эффективности различных методов, алгоритмов, протоколов и технологий сбора, передачи и обработки информации в системах Интернета вещей»

ПК-3 «Способен применять современные теоретические и экспериментальные методы исследования с целью создания новых перспективных средств инфокоммуникаций, использованию и внедрению результатов исследований»

ПК-4 «Способен осуществлять мониторинг состояния и проверку качества работы, проведение измерений и диагностику ошибок и отказов телекоммуникационного оборудования, сетевых устройств, программного обеспечения инфокоммуникаций»

ПК-6 «Способен осуществлять подготовку типовых технических проектов и первичный контроль соответствия разрабатываемых проектов и технической документации на различные инфокоммуникационные объекты национальным и международным стандартам и техническим регламентам»

Содержание дисциплины охватывает круг вопросов, связанных с формированием у студентов знаний принципов построения и характеристик микропроцессорных систем и вычислительных устройств, являющихся основой для построения устройств цифровой обработки сигналов, цифровых устройств управления и измерительных систем общего и военного назначения.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы и самостоятельная работа студента.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часов.

Язык обучения по дисциплине «русский».