

Аннотация

Дисциплина «Проектирование систем обработки и передачи информации» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.01 «Информатика и вычислительная техника» направленности «Вычислительные машины, комплексы, системы и сети». Дисциплина реализуется кафедрой «№44».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-1 «Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности»

ПК-2 «Способен проектировать пользовательские интерфейсы по готовому образцу или концепции интерфейса»

Содержание дисциплины охватывает круг вопросов, связанных с проектированием программно-аппаратных систем и устройств на основе специализированных программно-управляемых платформ (сигнальные процессоры – DSP, процессоры с сокращенным набором команд – RISC, процессоры широкого применения для систем встраиваемого класса) и на основе программируемых логических интегральных схем.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента, консультации. Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 6 зачетных единиц, 216 часов.

Язык обучения по дисциплине «русский»