

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 13

УТВЕРЖДАЮ

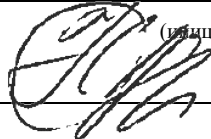
Руководитель направления

ДОЦ., К.Т.Н., ДОЦ.

(должность, уч. степень, звание)

Н.А. Овчинникова

(инициалы, фамилия)



(подпись)

«17» июня 2021 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Электротехника и электроника. Электроника»
(Наименование дисциплины)

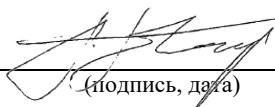
Код направления подготовки/ специальности	25.05.02
Наименование направления подготовки/ специальности	Техническая эксплуатация и восстановление электросистем и пилотажно-навигационных комплексов боевых летательных аппаратов
Наименование направленности	Техническая эксплуатация и ремонт авиационных электросистем и пилотажно-навигационных комплексов
Форма обучения	очная

Лист согласования рабочей программы дисциплины

Программу составил (а)

ДОЦ., К.Т.Н.ДОЦ.

(должность, уч. степень, звание)


(подпись, дата)

А.С. Голосий

(инициалы, фамилия)

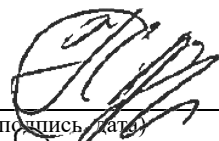
Программа одобрена на заседании кафедры № 13

«15» июня 2021 г, протокол № 11

Заведующий кафедрой № 13

К.Т.Н., ДОЦ.

(уч. степень, звание)


(подпись, дата)

Н.А. Овчинникова

(инициалы, фамилия)

Ответственный за ОП ВО 25.05.02(02)

ДОЦ., К.Т.Н.

(должность, уч. степень, звание)


(подпись, дата)

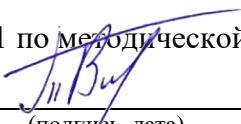
С.Г. Бурлуцкий

(инициалы, фамилия)

Заместитель директора института №1 по методической работе

ст.преподаватель

(должность, уч. степень, звание)


(подпись, дата)

В.Е. Таратун

(инициалы, фамилия)

Аннотация

Дисциплина «Электротехника и электроника. Электроника» входит в образовательную программу высшего образования – программу специалитета по направлению подготовки/ специальности 25.05.02 «Техническая эксплуатация и восстановление электросистем и пилотажно-навигационных комплексов боевых летательных аппаратов » направленности «Техническая эксплуатация и ремонт авиационных электросистем и пилотажно-навигационных комплексов». Дисциплина реализуется кафедрой «№13».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-1 «Способен выявлять естественнонаучную сущность проблем, возникающих в ходе профессиональной деятельности, и применять соответствующий физико-математический аппарат для их формализации, анализа и выработки решений»

ОПК-5 «Способен применять методы теоретических и экспериментальных исследований объектов и процессов профессиональной деятельности»

ПК-4 «Способность разрабатывать чертежи, схемы и электронные модели особо сложных систем комплексов и систем бортового оборудования авиационных комплексов»

Содержание дисциплины охватывает круг вопросов, связанных с исследованиями и разработками, направленными на улучшение эксплуатационно-технических характеристик авиационных электросистем и пилотажно-навигационных комплексов, повышение эффективности системы технической эксплуатации, совершенствование нормативно-технической документации и информационной базы, в том числе в научно-исследовательских институтах.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, практические занятия, самостоятельную работу студентов.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 7 зачетных единиц, 252 часа.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины является надление студентов компетенциями, связанными с исследованиями и разработками, направленными на улучшение эксплуатационно-технических характеристик авиационных электросистем и пилотажно-навигационных комплексов, повышение эффективности системы технической эксплуатации, совершенствование нормативно-технической документации и информационной базы, в том числе в научно-исследовательских институтах.

1.2. Дисциплина входит в состав обязательной части образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Общепрофессиональные компетенции	ОПК-1 Способен выявлять естественнонаучную сущность проблем, возникающих в ходе профессиональной деятельности, и применять соответствующий физико-математический аппарат для их формализации, анализа и выработки решений	ОПК-1.3.1 знать теорию и основные законы в области естественнонаучных и инженерных дисциплин ОПК-1.У.1 уметь применять основные законы, положения и методы высшей математики, физики и химии при решении прикладных и практических задач, возникающих в ходе профессиональной деятельности ОПК-1.В.2 владеть навыками проведения эксперимента и обработки его результатов опираясь на основные законы физических и химических процессов
Общепрофессиональные компетенции	ОПК-5 Способен применять методы теоретических и экспериментальных исследований объектов и процессов профессиональной деятельности	ОПК-5.3.1 знать основные этапы теоретических и экспериментальных исследований объектов и процессов профессиональной деятельности
Профессиональные компетенции	ПК-4 Способность разрабатывать чертежи, схемы и электронные модели особо сложных систем комплексов и систем бортового оборудования авиационных комплексов	ПК-4.3.2 знать основы схемотехники и конструирования измерительных устройств

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- Математика;
- Введение в направление
- Физика
- Химия
- Физика
- Электротехника
- Теоретическая механика
- Электроника
- Электротехника
- Физика
- Авиационные и космические комплексы и системы
- Информационные технологии

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- Авиационные приборы и измерительно-вычислительные комплексы
- Основы радиотехники, радиотелеметрии и радиосвязи в ракетно-космической технике
- Основы радиотехники
- Авиационные электрические машины
- Бортовые цифровые вычислительные устройства и машины
- Системы электроснабжения ВС
- Основы измерительной техники
- Служебные системы космических аппаратов
- Автоматика и управление
- Служебные системы космических аппаратов
- Основы конструкции космических аппаратов
- Бортовые радиоэлектронные системы ракетно-космической техники
- Основы теории надежности
- Дискретные информационно-измерительные системы
- Системы отображения информации
- Бортовые радиоэлектронные системы
- Авиационные электрические машины
- Бортовые цифровые вычислительные устройства и машины
- Пилотажно-навигационные комплексы
- Системы стабилизации и ориентации космических аппаратов
- Микромеханические датчики авионики
- Системы стабилизации, ориентации и навигации
- Бортовые вычислительные комплексы навигации и самолетовождения
- Техническая диагностика
- Основы технической эксплуатации
- Энергетические системы космических аппаратов
- Системы автоматического управления летательных аппаратов и их силовых установок
- Авиационные тренажеры
- Энергетические системы космических аппаратов
- Системы автоматического управления летательных аппаратов и их силовых установок

- Система сбора и обработки полетной информации
- Системы сбора и обработки информации при наземных и летных испытаниях ракетно-космической техники

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№3	№4
1	2	3	4
Общая трудоемкость дисциплины, ЗЕ/ (час)	7/ 252	3/ 108	4/ 144
Из них часов практической подготовки	22	11	11
Аудиторные занятия, всего час.	102	51	51
в том числе:			
лекции (Л), (час)	34	17	17
практические/семинарские занятия (ПЗ), (час)	34	17	17
лабораторные работы (ЛР), (час)	34	17	17
курсовой проект (работа) (КП, КР), (час)			
экзамен, (час)	81	36	45
Самостоятельная работа, всего (час)	69	21	48
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз., Экз.	Экз.	Экз.

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 3					
Раздел 1 Электроника в современном приборостроении Тема 1.1. Вводное занятие. Тема 1.2. Пассивные элементы электроники. Тема 1.3. Полупроводниковые диоды Тема 1.4. Эволюция элементной базы электроники Тема 1.5 Элементы интегральных схем. Тема.1.6. Программируемые аналоговые интегральные схемы	4	4	4		5
Раздел 2. Элементная база электронных устройств Тема 2.1. Биполярные транзисторы. Тема 2.2. Полевые транзисторы. Тема 2.3. Тиристоры.	4	4	4		5

Раздел 3 Аналоговые электронные устройства Тема 3.1 Электрические сигналы. Тема 3.2. Генераторы электрических сигналов Тема 3.3. Усилители. Классификация, параметры и характеристики. Тема 3.4. Усилители постоянного тока Тема.3.5. Усилители мощности Тема 3.6. Операционные усилители Тема.3.7. Избирательные усилители. Активные фильтры	5	5	5		6
Раздел 4 Источники питания Тема 4.1. Структура вторичных источников питания Тема 4.2. Выпрямители, фильтры, стабилизаторы Тема 4.3. Интегральные стабилизаторы напряжения	4	4	4		5
Итого в семестре:	17	17	17		21
Семестр 4					
Раздел 5 Теоретические основы цифровых устройств Тема 5.1. Основные положения алгебры логики Тема 5.2. Реализация логических элементов	4	4	4		12
Раздел 6 Основные типы цифровых устройств Тема 6.1. Цифровые устройства комбинационного типа Тема 6.2. Цифровые устройства последовательного типа Тема 6.3. Устройства сопряжения аналоговых и цифровых сигналов.	5	5	5		14
Раздел 7 Микроэлектронные запоминающие устройства Тема 7. Микроэлектронные запоминающие устройства	4	4	4		10
Раздел 8 Способы конструирования цифровых устройств Тема 8.1. Программируемые логические интегральные схемы Тема 8.2. Микропроцессоры	4	4	4		12
Итого в семестре:	17	17	17		48
Итого	34	34	34	0	69

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
Семестр 3	
1	<p>Раздел 1 Электроника в современном приборостроении</p> <p>Тема 1.1. Вводное занятие.</p> <p>Содержание дисциплины. Классификация электронных устройств. Структура типового электронного устройства</p> <p>Тема 1.2. Пассивные элементы электроники.</p> <p>Дискретные пассивные элементы. Резисторы и конденсаторы. Типы, параметры, обозначение. Нелинейные пассивные элементы.</p> <p>Тема 1.3. Полупроводниковые диоды</p> <p>Основные понятия зонной теории. p-n переход, его вольтамперная характеристика. Типы диодов, их характеристики и параметры. Стабилитрон, варикап, туннельный диод. Свето- и фотодиоды.</p> <p>Тема 1.4 Эволюция элементной базы электроники</p> <p>Электронные лампы, транзисторы, интегральные микросхемы. Степень интеграции и система обозначений микросхем.</p> <p>Тема 1.5 Элементы интегральных схем.</p> <p>Основные интегральные технологии. Уровень сложности микросхем. Перспективные направления.</p> <p>Тема.1.6. Программируемые аналоговые интегральные схемы</p> <p>Возможности программирования параметров аналоговых микросхем. Особенности структуры и перспективы применения.</p>
2	<p>Раздел 2. Элементная база электронных устройств</p> <p>Тема 2.1. Биполярные транзисторы.</p> <p>Классификация транзисторов. Принцип действия, параметры и характеристики биполярного транзистора. Три схемы включения. Методы расчета схем на биполярных транзисторах (эквивалентные схемы, графический метод, представление в виде 4-х полюсника)</p> <p>Тема 2.2. Полевые транзисторы.</p> <p>Полевые транзисторы с затвором в виде p-n перехода и МОП – транзисторы. Их принцип действия, характеристики и параметры.</p> <p>Тема 2.3. Тиристоры.</p> <p>Четырехслойные полупроводниковые структуры. Динисторы, тринисторы и симисторы. Характеристики и параметры. Применение в силовой электронике</p>
3	<p>Раздел 3 Аналоговые электронные устройства</p> <p>Тема 3.1 Электрические сигналы.</p> <p>Классификация, физические характеристики , спектры электрических сигналов. Методы преобразования сигналов. Случайные сигналы. «Белый» шум.</p>

	<p>Тема 3.2. Генераторы электрических сигналов</p> <p>Принцип построения автогенераторов электрических сигналов. Условие автогенерации. Баланс фаз и баланс амплитуд. LC и RC – автогенераторы гармонических сигналов. Стабилизация амплитуды и частоты колебаний.</p> <p>Тема 3.3. Усилители. Классификация, параметры и характеристики.</p> <p>Принцип построения усилительного каскада. Классификация электронных усилителей. Режимы работы усилительного элемента. Параметры и характеристики. Обратная связь в усилителях и ее влияние на параметры усилителя. Усилители переменного тока на транзисторах.</p> <p>Тема 3.4. Усилители постоянного тока</p> <p>Дрейф нуля в усилителях постоянного тока. Причины и методы борьбы с дрейфом. Дифференциальный каскад. Подавление синфазной помехи. Усилители с преобразованием частоты входного сигнала.</p> <p>Тема.3.5. Усилители мощности</p> <p>Особенности построения мощных усилительных каскадов. Двухтактные бестрансформаторные усилители мощности на комплементарных транзисторах.</p> <p>Тема 3.6.Операционные усилители</p> <p>Структура, параметры и характеристики операционного усилителя (ОУ). Схемы включения. Расчет параметров каскада на ОУ. Примеры использования ОУ (интегратор, дифференциатор, сумматор, умножитель и т.д.).</p> <p>Тема.3.7. Избирательные усилители. Активные фильтры</p> <p>Резонансный усилитель с LC-контуром Активные фильтры на операционных усилителях с различными RC-звеньями в обратной связи. Использование 2Т-моста в обратной связи для низкочастотных избирательных усилителей</p>
4	<p>Раздел 4 Источники питания</p> <p>Тема 4.1. Структура вторичных источников питания</p> <p>Параметры и структурная схема источника питания. Назначение блоков и требования к ним. Бестрансформаторные источники питания.</p> <p>Тема 4.2. Выпрямители, фильтры, стабилизаторы</p> <p>Типы выпрямителей и сглаживающих фильтров. Параметрические стабилизаторы напряжения. Стабилизаторы компенсационного типа с последовательным и параллельным включением регулирующего элемента импульсные. Импульсные источники питания.</p> <p>Тема 4.3. Интегральные стабилизаторы напряжения</p> <p>Структура и параметры интегральных стабилизаторов. Возможность регулирования выходного напряжения. Схемы включения. Основные этапы расчета вторичного источника питания.</p>
Семестр 4	
5	<p>Раздел 5. Теоретические основы цифровых устройств</p> <p>Тема 5.1. Основы алгебры логики</p>

	<p>Основные понятия. Таблицы истинности для операций конъюнкции, дизъюнкции и инверсии. Совершенные нормальные формы. Минимизация функций. Аксиомы, теоремы и законы двоичной алгебры.</p> <p>Тема 5.2. Реализация логических элементов</p> <p>Способы реализации логических элементов. Типы логик. Параметры и сравнительные характеристики логических элементов различных типов.</p>
6	<p>Раздел 6 Основные типы цифровых устройств</p> <p>Тема 6.1 Цифровые устройства комбинационного типа</p> <p>Понятие о комбинационных устройствах. Задачи синтеза, сумматоры, компараторы, шифраторы и дешифраторы, мультиплексоры, преобразователи кодов.</p> <p>Тема 6.2 Цифровые устройства последовательностного типа</p> <p>Синтез автоматов с памятью. Триггеры, регистры. Двоичные счетчики. Способы построения недвоичных счетчиков. Программируемые делители.</p> <p>Тема 6.3 Устройства сопряжения аналоговых и цифровых сигналов.</p> <p>Аналого-цифровые и цифро-аналоговые преобразователи (АЦП и ЦАП). Способы построения, виды, параметры. Микросхемы АЦП и ЦАП.</p>
7	<p>Раздел 7 Микроэлектронные запоминающие устройства</p> <p>Тема 7. Микроэлектронные запоминающие устройства</p> <p>Классификация микросхем памяти. Статическая и динамическая оперативная память. Принципы организации и виды ПЗУ.</p>
8	<p>Раздел 8 Способы конструирования цифровых устройств</p> <p>Тема 8.1. Программируемые логические интегральные схемы.</p> <p>Структура и особенности применения программируемых логических интегральных схем. Параметры и перспективы использования.</p> <p>Тема 8.2 Микропроцессоры</p> <p>Аппаратный и программный способы реализации алгоритма. Достоинства и недостатки. Структура гипотетического микропроцессорного вычислительного устройства. Микропроцессорные комплекты. Микроконтроллеры.</p>

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 3					
1	Расчет схем, включающих диоды	Расчет и моделирование	4	1	1.3
2	Расчет схем на биполярных транзисторах	Расчет и моделирование	4	1	2.1

	(эквивалентные схемы, графический метод, представление в виде 4-х полюсника)				
3	Вычисление коэффициента усиления трехкаскадного усилителя с учетом входных и выходных сопротивлений	Расчет и моделирование	2	-	3.3
4	Расчет параметров каскада на ОУ. Примеры использования ОУ (интегратор, дифференциатор, сумматор, умножитель и т.д.).	Расчет и моделирование	3	1	3.6
5	Основные этапы расчета вторичного источника питания.	Расчет и моделирование	4	1	4.1
Семестр 4					
1	Перевод чисел из одной системы счисления в другую	Расчет	3	1	5.1
2	Разработка схемы цифрового устройства, реализующего таблицу истинности с помощью СДНФ	Расчет и моделирование	4	1	5.1
3	Разработка схем с использованием комбинационных логических элементов	Расчет и моделирование	2	1	6.1
4	Разработка схем с использованием интегральных триггеров	Расчет и моделирование	2	1	6.2
5	Разработка схем счетчиков на интегральных элементах	Расчет и моделирование	4	1	6.2
6	Разработка схем регистров на интегральных элементах	Расчет и моделирование	4	1	6.2
Всего			34		

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 3				
1	Исследование полупроводниковых диодов	2	1	1.3
2	Исследование основных параметров полевого транзистора в схеме с общим истоком	4	3	2.2
3	Исследование операционного усилителя	2	1	3.6
4	Линейные вычислительные схемы на основе ОУ	3	2	3.6
5	Исследование активных фильтров низких и высоких частот	3	2	4.2
6	Исследование однофазных неуправляемых и управляемых выпрямителей	3	2	4.2
Семестр 4				
1	Исследование комбинационных логических элементов	2	2	6.1
2	Исследование интегральных триггеров	2	2	6.2
3	Исследование комбинационных устройств» (сумматор, компаратор, мультиплексор)	2	2	6.1
4	Исследование счетчиков на интегральных элементах	3	2	6.2
5	Исследование регистров на интегральных элементах	3	2	6.2
6	Исследование цифро-аналоговых преобразователей	2	2	6.3
7	Исследование преобразователя «напряжение – частота	2	2	6.3
Всего		34		

4.5. Курсовое проектирование/ выполнение курсовой работы
Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся
Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 3, час	Семестр 4, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)		13	30
Подготовка к текущему контролю успеваемости (ТКУ)		4	10
Подготовка к промежуточной аттестации (ПА)		4	8
Всего:	69	21	48

5. Перечень учебно-методического обеспечения
для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
621.38 Г 96	Гусев В.Г., Гусев Ю.М. Электроника и микропроцессорная техника. Учебн. для вузов/ М.:Высш.шк., 2008,- 799с.	18
621.396. О-60	Опадчий Ю.Ф., Глудкин О.П., Гуров А.И. Аналоговая и цифровая электроника. Учебн. для вузов, М.: Горячая линия-Телеком, 2005,- 768 с.	62
004 (075) У-27	Угрюмов Е.П. Цифровая схемотехника. Изд. БХВ-Петербург, 2010,- 816 с.	22

7. Перечень электронных образовательных ресурсов

информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
	Не предусмотрено

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Мультимедийная лекционная аудитория	12-03
2	Специализированная лаборатория «Электроники и микропроцессорной техники»	12-08
3	Лабораторная установка «Исследование полупроводниковых диодов»	12-08
4	Лабораторная установка «Исследование полевого транзистора»	12-08
5	Стенд «НТЦ-02.05.1»	12-08
6	Стенд «Лабораторная установка УМ 11»	12-08

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Экзаменационные билеты; Задачи; Тесты.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 – Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
	3 семестр	
	<p>Резистивное сопротивление, ВАХ, УГО. Индуктивный элемент и его характеристики. Емкость и ее характеристики. Источник напряжения, его характеристика и обозначение. Источник тока, его характеристика и обозначение. Диод, определение, контакты, обозначение, материалы изготовления. Свойства p-n перехода. ВАХ p-n перехода. Биполярный транзистор. Определение, выводы, УГО. Биполярный транзистор. Основные характеристики. Биполярный транзистор. Режимы работы. Схемы включения биполярных транзисторов: с ОБ. Схемы включения биполярных транзисторов: с ОЭ. Схемы включения биполярных транзисторов: ОК. Полевой транзистор. Определение, выводы, УГО. Полевой транзистор. Основные характеристики. Динистор. Определение, основные характеристики, ВАХ. Тринистор. Определение, основные характеристики, ВАХ. Усилитель. Общая структурная схема. Определение. Усилитель. Принцип действия.</p>	<p>ОПК-1.3.1 ОПК-1.У.1 ОПК-1.В.2 ОПК-5.3.1 ПК-4.3.2</p>

	<p>УГО усилителей. Классификация усилителей. Основные характеристики усилителя (++). Обратная связь в усилителях. ПОС. Обратная связь в усилителях. ООС. Усилитель постоянного тока. Определение. Усилитель постоянного тока. Схема (пример). Усилитель постоянного тока. АЧХ. УПТ. Дрейф нуля. УПТ. Методы уменьшения дрейфа нуля. Дифференциальный усилитель. Подавление синфазной помехи. Усилитель мощности. Определение. УМ. Класс «А». УМ. Класс «В». Операционный усилитель. Определение. Операционный усилитель. Функциональная схема. ОУ. Амплитудная характеристика. ОУ. АЧХ. ОУ. Коэффициент усиления без ОС. Коэффициент ослабления синфазной помехи. ОУ. Входное и выходное сопротивления. ОУ. Эксплуатационные параметры. Интегратор на ОУ. Дифференциатор на ОУ. Сумматор на ОУ. Умножитель на ОУ. Резонансный усилитель. Определение. Колебательный контур. Условие резонанса в последовательном колебательном контуре. Фильтры. Определение. Типы. АЧХ фильтра нижних частот. АЧХ фильтра верхних частот. Фильтры. Полоса пропускания и подавления. АЧХ гребенчатого фильтра. Эволюция элементной базы. Основные события. Эволюция элементной базы. Закон Мура. Интегральная микросхема, микроэлектроника. Определения. Основные технологические операции создания ИМС. Направления развития микроэлектроники. Суть ПЛИС. Особенности создания.</p>	
	4 семестр	
	<p>Основы систем счисления. Основные понятия алгебры логики. Операции конъюнкции, дизъюнкции и инверсии. Таблицы истинности. Элементарные формы алгебры логики Нормальные формы алгебры логики Совершенная дизъюнктивная нормальная форма Совершенная конъюнктивная нормальная форма Аксиомы (тождества) алгебры логики: аксиомы операции отрицания, аксиомы операций с константами 0 и 1; Переместительный, Сочетательный и Распределительный законы.</p>	

Сложные логические выражения. Штрих Шеффера.
Сложные логические выражения. Стрелка Пирса.
Сложные логические выражения. Импликация, эквивалентность, строгая дизъюнкция.
Типы логик. Эмиттерно-связанная логика.
Типы логик. Транзисторно-транзисторная логика.
Типы логик. Диодно-транзисторная логика.
Типы логик. Резисторно-транзисторная логика и резисторно-емкостная транзисторная логика.
Типы логик. Технология КМОП.
Асинхронный RS-триггер.
Синхронный RS-триггер.
D-триггер.
JK триггер.
Общая классификация логических элементов.
Регистр и его микрооперации.
Параллельный регистр. Схема 4-разрядного параллельного регистра на D-триггерах.
Сдвигающий регистр. Схема и обозначение четырехразрядного регистра сдвига.
Функционирование сдвигающего регистра.
Счетчик и его основные параметры.
Последовательные двоичные счетчики. Схема последовательного счетчика на JK-триггерах.
Последовательные двоичные счетчики. Функционирование.
Параллельные двоичные счетчики. Схема параллельного двоичного СТ на JK-триггерах.
Параллельные двоичные счетчики. Функционирование.
Определение и классификация микросхем памяти.
Основные функциональные характеристики микросхем памяти.
Типовая структура микросхемы памяти.
Оперативная память.
Структурная схема ОЗУ.
Временные диаграммы записи и чтения статического ОЗУ.
Шинный формирователь.
ПЗУ. Принципы организации и виды.
ПРОМ-ПЗУ.
Репрограммируемые постоянные запоминающие устройства.
Общие сведения о комбинационных и последовательных логических устройствах.
Применение совершенной дизъюнктивной нормальной формы при синтезе цифровой схемы.
Принципиальная схема цифрового устройства, реализующая таблицу истинности с помощью СДНФ.
Сумматор. Алгоритм двоичного арифметического сложения.
Таблицы истинности полусумматора и полного двоичного одноразрядного сумматора.
Компаратор.
Шифратор.
Дешифратор.
Общие сведения о ЦАП и АЦП.
Критерий дискретизации по Котельникову.

<p>АЦП. Схема временного преобразования. АЦП последовательного счета. АЦП последовательного приближения. АЦП параллельного действия. ЦАП с двоично взвешенными резисторами и суммированием токов. ЦАП с резистивной матрицей R-2R. Классификация ПЛИС. Программируемые логические матрицы. Сложные программируемые логические устройства. Понятие алгоритма. Классификация микропроцессоров. Микроконтроллеры. Команды микропроцессора. CISC процессоры. RISC процессоры. Трёхшинная структура операционного блока микропроцессора. Двухшинная структура операционного блока микропроцессора. Одношинная структура операционного блока микропроцессора. Собрать схему и продемонстрировать работу асинхронного RS-триггера. Собрать схему и продемонстрировать работу синхронного RS-триггера. Собрать схему 4-х разрядного последовательного регистра сдвига и продемонстрировать работу. Собрать схему последовательного СТ на JK-триггерах и продемонстрировать работу. Собрать схему цифрового компаратора и продемонстрировать работу. Собрать схему сумматора и продемонстрировать работу. Собрать схему ЦАП и продемонстрировать работу.</p>	
---	--

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
	3 семестр	
	Структурная схема электронного устройства. Понятие об аналоговом и цифровом методах. Пассивные элементы электронных схем (R,C,L)	

	<p>Физические основы полупроводников. р-n переход при отсутствии и наличии внешнего поля.</p> <p>Полупроводниковые диоды</p> <p>Биполярные транзисторы. Принцип действия. Статические характеристики.</p> <p>Три схемы включения биполярных транзисторов. Частотные свойства</p> <p>Полевой транзистор с затвором в виде р-n перехода</p> <p>МОП- транзисторы</p> <p>Тиристоры</p> <p>Усилители. Классификация, основные параметры и характеристики</p> <p>Режимы работы усилительного элемента. Принцип построения усилительного каскада</p> <p>РС-усилитель на биполярных транзисторах. Типовая схема.</p> <p>Назначение элементов. Построение нагрузочных характеристик.</p> <p>Элементы расчета</p> <p>Обратная связь в усилителях. Классификация. Влияние ОС на коэффициенты усиления (вывод).</p> <p>Влияние ОС на параметры усилителя. Повторители.</p> <p>Устойчивость усилителя с ОС.</p> <p>УПТ. Дрейф нуля. Дифференциальный каскад. УПТ с преобразованием частоты сигнала</p> <p>Операционный усилитель (ОУ). Структура, характеристики и параметры. Частотная коррекция</p> <p>Схемы включения ОУ</p> <p>ОУ в качестве усилителя переменного тока, интегратора и дифференциатора</p> <p>ОУ в качестве сумматора, логарифматора, умножителя</p> <p>Избирательные усилители</p> <p>Трансформаторные усилители мощности</p> <p>Бестрансформаторные усилители мощности</p> <p>Автогенераторы гармонических колебаний. Условие автогенерации. Структурная схема.</p> <p>LC- генераторы гармонических колебаний</p> <p>РС-генераторы</p> <p>Структурная схема источника питания. Выпрямители и фильтры.</p> <p>Компенсационные стабилизаторы напряжения</p>	
	<p style="text-align: center;">4 семестр</p> <p>Логические операции (основные и комбинированные)</p> <p>Аксиомы, законы, тождества и теоремы алгебры логики</p> <p>Реализация основных логических операций с помощью элементов И-НЕ, ИЛИ- НЕ</p> <p>Типы логический элементов</p> <p>Параметры логических элементов</p> <p>Классификация триггеров на логических элементах. RS и RST- триггеры</p> <p>Двухступенчатые RS и T-триггеры</p> <p>D и JK-триггеры</p> <p>Регистры хранения</p> <p>Сдвиговые регистры</p> <p>Кольцевой и реверсивный регистры</p>	

Последовательный и параллельный двоичные счетчики Реверсивный двоичный счетчик Способы построения недвоичных счетчиков Двоично-десятичный счетчик Программируемые делители Сумматоры и цифровые компараторы Шифратор и дешифратор Мультиплексор и демультимплексор Цифро-аналоговые преобразователи Аналого-цифровые преобразователи Аппаратный и программный способы реализации алгоритма. Достоинства и недостатки. Микропроцессоры. Элементная база. Структура микроЭВМ. Обобщенная структурная схема микропроцессора	
---	--

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- контрольный опрос предыдущего материала;
- наименование лекции, введение в лекцию, перечень рассматриваемых вопросов;
- изложение вопросов лекции, основные выводы по каждому вопросу;
- подведение итогов, контрольный опрос;
- ответы на вопросы;
- объявление вопросов следующей лекции.

11.2. Методические указания для обучающихся по прохождению практических занятий

Практическое занятие является одной из основных форм организации учебного процесса, заключающаяся в выполнении обучающимися под руководством преподавателя комплекса учебных заданий с целью усвоения научно-теоретических основ учебной дисциплины, приобретения умений и навыков, опыта творческой деятельности.

Целью практического занятия для обучающегося является привитие обучающимся умений и навыков практической деятельности по изучаемой дисциплине.

Планируемые результаты при освоении обучающимся практических занятий:

- закрепление, углубление, расширение и детализация знаний при решении конкретных задач;
- развитие познавательных способностей, самостоятельности мышления, творческой активности;
- овладение новыми методами и методиками изучения конкретной учебной дисциплины;
- выработка способности логического осмысления полученных знаний для выполнения заданий;
- обеспечение рационального сочетания коллективной и индивидуальной форм обучения.

Требования к проведению практических занятий

- контрольная оценка степени усвоения теоретического материала, относящегося к ПЗ;
- объявление цели ПЗ, порядка проведения и отчетности;
- изложение сути ПЗ (решение практических задач, разработка схем, составление алгоритмов и т.п.);
- подготовка отчетных материалов;
- проверка результатов, выставление оценок.

11.3. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;

- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Лабораторные работы проводятся в соответствии методическими указаниями для каждой работы. Перед выполнением лабораторных работ проводится инструктаж по технике безопасности и предварительный опрос студентов на усвоение методики проведения экспериментов с использованием лабораторного оборудования и измерительных приборов. По результатам проведенных экспериментов составляется протокол, который заверяется преподавателем.

Структура и форма отчета о лабораторной работе

- 1. титульный лист;
- 2. цель лабораторной работы;
- 3. описание исследуемой системы;
- 4. структура исследуемых параметров;
- 5. методика проведения экспериментальных исследований;
- 6. протокол эксперимента;
- 7. результаты обработки экспериментальных данных;
- 8. выводы по работе.

Требования к оформлению отчета о лабораторной работе

- Отчет оформляется по ГОСТ 7.32-2001 издания 2008года. Титульный лист оформляется по утвержденной форме. Форма титульного листа размещена на сайте ГУАП.
- На кафедре имеется учебно-методическая литература для выполнения лабораторных работ:
 1. Дмитриев Ю.И. Неделин П.Н. Исследование электронных устройств на операционных усилителях. Метод.указ. к вып.лаб.работ/ГУАП,СПб,2008-43с.
 2. Дмитриев Ю.И., Неделин П.Н. Исследование цифровых схем. Метод.указ. к вып. лаб.работ/ ГУАП,СПб,2013-39 с.

11.4. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;

– методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

11.5. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

11.6. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

– зачет – это форма оценки знаний, полученных обучающимся в ходе изучения учебной дисциплины в целом или промежуточная (по окончании семестра) оценка знаний обучающимся по отдельным разделам дисциплины с аттестационной оценкой «зачтено» или «не зачтено».

– дифференцированный зачет – это форма оценки знаний, полученных обучающимся при изучении дисциплины, при выполнении курсовых проектов, курсовых работ, научно-исследовательских работ и прохождении практик с аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программы высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой