

Аннотация

Дисциплина «Программируемые логические интегральные схемы» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.01 «Информатика и вычислительная техника» направленности «Интегрированные автоматизированные информационные системы». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-4 «Способен разрабатывать технические спецификации на программные компоненты и их взаимодействие, способен проектировать программное обеспечение»

Содержание дисциплины охватывает круг вопросов, связанных с знаниями о основных типах и сериях программируемых логических устройств, подходах, основных этапах и особенностях проектирования как схемотехнических подсистем, так и в целом программно-аппаратных комплексов для различных применений; о состоянии и тенденциях развития программируемых логических устройств, направлениях развития архитектур программируемых логических устройств; о возможных подходах к автоматизированному проектированию программируемых логических устройств.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме зачета.

Общая трудоемкость освоения дисциплины составляет 2 зачетных единицы, 72 часа.

Язык обучения по дисциплине «русский»