

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
 ФЕДЕРАЦИИ
 федеральное государственное автономное образовательное учреждение высшего
 образования
 "САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
 АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 14

УТВЕРЖДАЮ
 Руководитель направления
 д.т.н., проф. _____
 (должность, уч. степень, звание)

М.Б. Сергеев

 (инициалы, фамилия)

 (подпись)
 «24» июня 2021 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Микропроцессорные системы»
 (Наименование дисциплины)

| | |
|---|--|
| Код направления подготовки/ специальности | 09.03.01 |
| Наименование направления подготовки/ специальности | Информатика и вычислительная техника |
| Наименование направленности | Интегрированные автоматизированные информационные системы |
| Форма обучения | очная |

Санкт-Петербург– 2021

Лист согласования рабочей программы дисциплины

Программу составил (а)
 доц., к.т.н., доц. _____ С.И. Ковалев
 (должность, уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Программа одобрена на заседании кафедры № 14
 «15» июня 2021 г, протокол № 11

Заведующий кафедрой № 14
 к.т.н., доц. _____ В.Л. Оленев
 (уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Ответственный за ОП ВО 09.03.01(03)
 доц., к.т.н., доц. _____ А.В. Шагомиров
 (должность, уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Заместитель директора института №1 по методической работе
 ст. преподаватель _____ В.Е. Таратун
 (должность, уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Аннотация

Дисциплина «Микропроцессорные системы» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.01 «Информатика и вычислительная техника» направленности «Интегрированные автоматизированные информационные системы». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-2 «Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности»

Содержание дисциплины охватывает круг вопросов, связанных с методами проектирования и реализации систем на базе современной микропроцессорной техники.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента, консультации, курсовое проектирование

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часа.

Язык обучения по дисциплине русский

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Целью преподавания дисциплины «Микропроцессорные системы» является получение студентами теоретических и практических знаний для формирования профессиональных навыков проектирования и реализации систем на базе современной микропроцессорной техники. Теоретическая часть включает изучение однокристальных микроконтроллеров, особенности их архитектуры и внешних интерфейсов. Практическая часть предполагает построение на их базе универсальных микроконтроллерных систем по сбору и обработке информации и управлению сложными системами.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

| Категория (группа) компетенции | Код и наименование компетенции | Код и наименование индикатора достижения компетенции |
|--------------------------------|---|---|
| Профессиональные компетенции | ПК-2 Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности | ПК-2.3.1 знать методы концептуального, функционального и логического проектирования, принципы разработки технико-экономических характеристик вариантов концептуальной архитектуры ПК-2.У.1 уметь разрабатывать технико-экономическое обоснование, определять ключевые свойства системы, определять ограничения системы, варианты концептуальной архитектуры системы ПК-2.В.1 владеть навыками определения ключевых свойств и ограничений системы, навыками определения вариантов концептуальной архитектуры системы, навыками описания технико-экономического обоснования |

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- Информатика
- Основы программирования
- Технология программирования
- Программирование на языках высокого уровня
- Программирование на языке Ассемблера
- Организация ЭВМ и вычислительных систем

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- Сетевые технологии
- Сети ЭВМ и телекоммуникации

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

| Вид учебной работы | Всего | Трудоемкость по семестрам | |
|---|--------|---------------------------|-------|
| | | №6 | №7 |
| 1 | 2 | 3 | 4 |
| Общая трудоемкость дисциплины, ЗЕ/ (час) | 4/ 144 | 3/ 108 | 1/ 36 |
| Из них часов практической подготовки | 51 | 34 | 17 |
| Аудиторные занятия, всего час. | 85 | 68 | 17 |
| в том числе: | | | |
| лекции (Л), (час) | 34 | 34 | |
| практические/семинарские занятия (ПЗ), (час) | | | |
| лабораторные работы (ЛР), (час) | 34 | 34 | |
| курсовой проект (работа) (КП, КР), (час) | 17 | | 17 |
| экзамен, (час) | 36 | 36 | |
| Самостоятельная работа, всего (час) | 23 | 4 | 19 |
| Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**) | Экз., | Экз. | |

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

| Разделы, темы дисциплины | Лекции (час) | ПЗ (СЗ) (час) | ЛР (час) | КП (час) | СРС (час) |
|--|--------------|---------------|----------|----------|-----------|
| Семестр 6 | | | | | |
| Раздел 1. Однокристалльные микроконтроллеры Тема 1.1 Обзор рынка 8-разрядных однокристалльных микроконтроллеров Тема 1.2 Однокристалльные микроконтроллеры Microchip Technology Области применения | 2 | | | | 0,5 |
| Раздел 2. Однокристалльные 8-и разрядные микроконтроллеры Тема 2.1 Особенности однокристалльных PIC-контроллеров Тема 2.2 Основные параметры PIC-контроллеров. Характеристики. | 2 | | | | 0,5 |
| Раздел 3. Однокристалльный микроконтроллер PIC16F84 Тема 3.1. Архитектура. Внутренние | 4 | | 8 | | 0,5 |

| | | | | | |
|--|----|---|----|----|-----|
| регистры Тема 3.2 Обозначения данного PIC-контроллера Тема 3.3 Конфигурация памяти программ Тема 3.4 Конфигурация памяти данных | | | | | |
| Раздел 4. Система команды микроконтроллера Тема 4.1 Команды микроконтроллера Тема 4.2 Примеры программирования Тема 4.3 Порты ввода-вывода | 4 | | 4 | | 0,5 |
| Раздел 5. Приемы программирования внутренней периферии PIC-контроллера Тема 5.1. Работа с массивами в памяти PIC16F84 Тема 5.2 Макросы в ассемблере PIC16F84 Тема 5.3 Механизм прерываний. Тема 5.4 Работа с энергонезависимой памятью в PIC16F84 Тема 5.5 Режим Sleep | 8 | | 10 | | 0,5 |
| Раздел 6. Однокристалльный 8-и разрядный микроконтроллер PIC16F87х с расширенными возможностями Тема 8.1. Регистры общего назначения PIC16F87х Тема 8.2 Регистры специального назначения PIC16F87х | 4 | | 8 | | 0,5 |
| Раздел 7. Режимы работы ССР-модуля Тема 7.1 Режим Capture ССР-модуля Тема 7.2 Режим Compare ССР-модуля Тема 7.3 Режим PWM ССР-модуля | 6 | | | | 0,5 |
| Раздел 8. Работа с аналоговыми сигналами. Тема 8.1 Компараторы Тема 8.2 Многоканальный АЦП | 4 | | 4 | | 0,5 |
| Итого в семестре: | 34 | | 34 | | 4 |
| Семестр 7 | | | | | |
| Выполнение курсового проекта | | | | 17 | 19 |
| Итого в семестре: | | | | 17 | 19 |
| Итого: | 34 | 0 | 34 | 17 | 23 |

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

| Номер раздела | Название и содержание разделов и тем лекционных занятий |
|---------------|--|
| 1 | Однокристалльные микроконтроллеры Тема 1.1 Обзор рынка 8-разрядных однокристалльных микроконтроллеров. Микроконтроллеры компаний MICROCHIP PICmicro family, |

| | |
|---|--|
| | ATMEL AVR, Scenix Semiconductors, XEMICS CoolRISC, ОАО «Ангстрем», CYGNAL Integrated Тема 1.2 Однокристалльные микроконтроллеры Microchip Technology. Области применения в промышленной и бытовой технике. |
| 2 | Однокристалльные 8-и разрядные микроконтроллеры Тема 2.1 Особенности однокристалльных PIC-контроллеров. Достоинства. Недостатки. Тема 2.2 Основные параметры PIC-контроллеров: размер памяти программ и тип памяти программ, объем оперативной памяти, количество портов, тип устройства, реализуемые особенности, эксплуатации, тип корпуса, специальные дополнительные обозначения. Условное обозначение на принципиальной схеме. Основные понятия. Характеристики размера ОЗУ, ПЗУ, EEPROM, максимальная и минимальная тактовые частоты, температурный диапазон. |
| 3 | Однокристалльный микроконтроллер PIC16F84 Тема 3.1. Архитектура. Внутренние регистры. Обзор архитектуры PIC16F84. Структурная схема. Способы формирования тактовой частоты. Тема 3.2 Обозначение данного PIC-контроллера. Условное обозначение на принципиальной схеме Назначение выводов. Тема 3.3 Конфигурация памяти программ. Программная модель. Организация памяти ПЗУ PIC16F84. Структура конфигурационного слова. Тема 3.4 Конфигурация памяти данных. Структура оперативной памяти PIC16F84. Организация косвенной адресации. Ввод-вывод данных. Вспомогательные регистры. Регистры STATUS, OPTION, TMR0, , INTCON |
| 4 | Система команды микроконтроллера Тема 4.1 Команды микроконтроллера. Арифметические команды, Логические операции. Операции с константами. Сдвиги. Пересылка. Команды с битами. Команды передачи управления. Тема 4.2 Примеры программирования. Структура программы. Тело программы. Подпрограммы. Тема 4.3 Порты ввода-вывода. PORT A/B. Регистры TRISx. |
| 5 | Приемы программирования внутренней периферии PIC-контроллера Тема 5.1. Работа с массивами в памяти PIC16F84. Работа с массивами в постоянной памяти. Подпрограммы-массивы. Косвенная адресация. Работа с массивами в оперативной памяти. Тема 5.2 Макросы в ассемблере PIC16F84. Примеры полезных макросов. Тема 5.3 Механизм прерываний. Имитация внешних воздействий на PIC-контроллер. Внешние и внутренние прерывания. Регистр INTCON Тема 5.4 Работа с энергонезависимой памятью в PIC16F84. Работа с энергонезависимой памятью EEPROM. Регистры EEADR, EEDATA, EECON1, EECON2. Пример программы чтения и записи данных. Тема 5.5 Режим Sleep. Особенности Работы PIC16F в режиме Sleep. Способы вывода микроконтроллера из режима Sleep. |

| | |
|---|--|
| 6 | Однокристалльный 8-и разрядный микроконтроллер PIC16F87х с расширенными возможностями Тема 6.1. Регистры общего назначения PIC16F87х. Особенности распределения по банкам памяти для различных представителей этого семейства. Тема 6.2 Регистры специального назначения PIC16F87х. Совместимость с PIC16F84. Регистр OPTION, Регистр TMR0, Регистр STATUS, Регистр INTCON, Регистры энергонезависимой памяти, Порты ввода-вывода, Конфигурационный регистр прерываний |
| 7 | Режимы работы ССР-модуля Тема 7.1 Режим Capture ССР-модуля. Схема поясняющая режим работы. Тема 7.2 Режим Compare ССР-модуля. Схема поясняющая режим работы. Тема 7.3 Режим PWM ССР-модуля. Схема поясняющая режим работы. |
| 8 | Работа с аналоговыми сигналами. Тема 8.1. Компараторы. Настройка микроконтроллера для работы с аналоговым видом сигналов. Выбор источника опорного напряжения. Тема 8.2. Многоканальный АЦП. Принцип работы. Способ программного переключения каналов. Точность преобразования. Время преобразования. |

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

| № п/п | Темы практических занятий | Формы практических занятий | Трудоемкость, (час) | № раздела дисциплины |
|---------------------------------|---------------------------|----------------------------|---------------------|----------------------|
| Учебным планом не предусмотрено | | | | |

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

| № /п | Наименование лабораторных работ | Трудоемкость, (час) | № раздела дисциплины |
|-----------|---|---------------------|----------------------|
| Семестр 6 | | | |
| | MPLAB –среда разработки программ для микропроцессорных систем. | 4 | 1,2 |
| | Архитектура PIC16F84. Основные приемы программирования. | 4 | 1,3 |
| | Архитектура PIC16F84. Вывод информации на светодиоды. Опрос кнопок. | 4 | 3,4 |
| | Прерывания. | 4 | 5 |
| | Динамическая индикация. | 4 | 3,5 |
| | Подпрограммы-массивы. ASCII код символа. | 4 | 4 |
| | Вывод информации на семисегментированный индикатор. | 4 | 5,6,7 |

| | | | |
|--|---|----|-------|
| | Типы последовательных интерфейсов. | 2 | 6 |
| | Связь с персональным компьютером по последовательному интерфейсу. | 4 | 6,7,8 |
| | Всего: | 34 | |

4.5. Курсовое проектирование/ выполнение курсовой работы Цель курсового проекта:

Выполнение индивидуального проектного задания по теме: «Разработка и отладка взаимодействия микропроцессорной системы с различными видами источников информации и интерфейсов (указать тип информации и интерфейса)». Например, «Разработка и отладка системы ввода»

Примерные темы заданий на курсовой проект приведены в разделе 10 РПД.

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

| Вид самостоятельной работы | Всего, час | Семестр 6, час | Семестр 7, час |
|---|------------|----------------|----------------|
| 1 | 2 | 3 | 4 |
| Изучение теоретического материала дисциплины (ТО) | 1 | 1 | |
| Курсовое проектирование (КП, КР) | 19 | | 19 |
| Расчетно-графические задания (РГЗ) | | | |
| Выполнение реферата (Р) | | | |
| Подготовка к текущему контролю успеваемости (ТКУ) | 1 | 1 | |
| Домашнее задание (ДЗ) | | | |
| Контрольные работы заочников (КРЗ) | | | |
| Подготовка к промежуточной аттестации (ПА) | 2 | 2 | |
| Всего: | 23 | 4 | 19 |

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

| Шифр/ URL адрес | Библиографическая ссылка | Количество экземпляров в библиотеке (кроме электронных экземпляров) |
|--------------------|--|--|
| 004.312 Я 92 | Яценков, В.С. Микроконтроллеры MicroChip: практическое руководство/ В.С. Яценков. – 2-е изд. – М.: Горячая | 2 |

| | | |
|--------------------|--|----------------------------|
| | линия – Телеком, 2008. – 280с. | |
| 004.312.46 В19 | Васильев, А.Е. Микроконтроллеры. Разработка встраиваемых приложений: Учебное пособие/ А.Е. Васильев; с.- Петерб. гос. политехн. ун-т. – СПб.: Изд-во СПбГПУ, 2003. – 211 с. | 17 |
| 004 М 12 | Магда, Ю.С. Микроконтроллеры серии 8051 : практический подход/ Ю.С. Магда. – М.: ДМК Пресс, 2008. – 228 с. | 2 |
| 004.3 Е 26 | Евстифеев, А.В. Микроконтроллеры AVR семейства Т1ру и Mega фирмы АТМЕL/ А.В. Евстифеев. – 4-е изд. – М.: ДОДЭКА-XXI, 2007. – 560 с. | 1 |
| 004.3 Г 52 | Гладштейн, М.А. Микроконтроллеры смешанного сигнала С8051Fxxx фирмы Silicon Laboratories и их применение : описание алгоритмов программ / М. А. Гладштейн. – Прогр. - М.: ДОДЭКА-XXI, 2008. | 7 |
| | Ковалев С.И. Методические указания к выполнению лабораторных работ (Л.Р.1-Л.Р.9). 2012г. | Электронный ресурс кафедры |
| | Ковалев С.И. Методические указания к выполнению курсовых работ (Описание лабораторного отладочного комплекса). Учебное пособие в электронном виде. 2008г. | Электронный ресурс кафедры |
| 004.312 3-16 | Заец, Н.И. Радиолубительские конструкции на PIC-микроконтроллерах. кн.4/Н.И. Заец. – Киев: МК-Пресс, 2008. – 336 с.: | 8 |
| 681.511 (ГУАП)/П79 | Проектирование средств контроля и диагностики с элементами высокой интеграции: Методические указания к выполнению лабораторных работ / С.- Петерб. гос. ун-т аэрокосм. приборостроения; Сост. С. И. Ковалев, В. А. Голубков. - СПб.: РИО ГУАП, 2005. - 22 с.: рис., табл.. | 10 |
| С 71 | Сперанский, В. С. Сигнальные микропроцессоры и их применение в системах телекоммуникаций и электроники: учебное пособие/ В. С. Сперанский. - М.: Горячая линия - Телеком, 2008. - 168 с | 20 |

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

| URL адрес | Наименование |
|------------------|-----------------------|
| www.microchip.ru | Microchip Technology. |

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

| № п/п | Наименование |
|-------|---|
| 1 | программа отладчик Microchip MPLAB 8.5 – бесплатная для учебных целей |
| 1 | ОС Windows XP и выше |
| 2 | Пакет MS Office |

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

| № п/п | Наименование |
|-------|------------------|
| | Не предусмотрено |

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице12.

Таблица 12 – Состав материально-технической базы

| № п/п | Наименование составной части материально-технической базы | Номер аудитории (при необходимости) |
|-------|---|-------------------------------------|
| 1 | Лекционная аудитория | |
| 2 | Компьютерный класс | |

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

| Вид промежуточной аттестации | Перечень оценочных средств |
|------------------------------|--|
| Экзамен | Список вопросов к экзамену |
| Выполнение курсового проекта | Экспертная оценка на основе требований к содержанию курсового проекта. |

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

| Оценка компетенции 5-балльная шкала | Характеристика сформированных компетенций |
|--|---|
| «отлично» «зачтено» | – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий. |
| «хорошо» «зачтено» | – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий. |
| «удовлетворительно» «зачтено» | – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий. |
| «неудовлетворительно» «не зачтено» | – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений. |

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

| № п/п | Перечень вопросов (задач) для экзамена |
|-------|---|
| 1 | Обзор рынка 8-и разрядных однокристальных микроконтроллеров |
| 2 | Семейства однокристальных микроконтроллеров фирмы Microchip Technology. Основные параметры PIC-контроллеров |
| 3 | Условные обозначения PIC-контроллеров |
| 4 | Обзор архитектуры PIC16F84 |

| | |
|----|---|
| 5 | Условное обозначение PIC16F84. Назначение выводов. |
| 6 | Способы формирования тактовой частоты для PIC16F84 |
| 7 | Структура конфигурационного слова PIC16F84 |
| 8 | Структура оперативной памяти PIC16F84 |
| 9 | Регистр STATUS PIC16F84 |
| 10 | Регистр OPTION PIC16F84 |
| 11 | Система команд PIC16F84 |
| 12 | Работа с массивами в постоянной памяти PIC16F84 |
| 13 | Работа с массивами в оперативной памяти PIC16F84 |
| 14 | Макросы в ассемблере PIC16F84 |
| 15 | Имитация внешних событий в MPLAB |
| 16 | Механизм прерываний в PIC16F84 |
| 17 | Регистр INTCON в PIC16F84 |
| 18 | Типы сбросов в PIC16F84 |
| 19 | Работа с энергонезависимой памятью в PIC16F84 |
| 20 | Работа PIC16F84 в режиме Sleep |
| 21 | Организация асинхронной последовательной передачи данных для PIC16F84 |
| 22 | Основные характеристики семейства PIC16F87х |
| 23 | Внутренняя структура PIC16F87х |
| 24 | Описание выводов PIC16F87х |
| 25 | Организация памяти ПЗУ PIC16F87х |
| 26 | Организация памяти ОЗУ PIC16F87х |
| 27 | Регистр STATUS PIC16F87х |
| 28 | Регистр OPTION PIC16F87х |
| 29 | Регистр INTCON в PIC16F87х |
| 30 | Особенности выполнения команды GOTO в PIC16F87х |
| 31 | Особенности выполнения команды CALL в PIC16F87х |
| 32 | Работа таймера-счетчика TMR0 в PIC16F87х |
| 33 | Работа таймера-счетчика TMR0 в PIC16F84 |
| 34 | Работа таймера-счетчика TMR1 в PIC16F87х |
| 35 | Работа таймера-счетчика TMR2 в PIC16F87х |
| 36 | Структура конфигурационного слова T1CON |
| 37 | Структура конфигурационного слова T2CON |
| 38 | Режимы работы ССР-модуля |
| 39 | Режим Capture ССР-модуля |
| 40 | Режим Compare ССР-модуля |
| 41 | Режим PWM ССР-модуля |
| 42 | Организация асинхронной последовательности передачи в PIC16F87х |

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

| № п/п | Перечень вопросов (задач) для зачета / дифф. зачета |
|-------|---|
| | Учебным планом не предусмотрено |

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

| № п/п | Примерный перечень тем для курсового проектирования/выполнения курсовой работы |
|-------|--|
| 1 | Часть 1. Выбор в меню. 2 яруса. Первый- 5 эл-тов, второй – 3 эл-та. |

| | |
|---|---|
| | После выбора нижнего уровня – звонок. Т.е. примерно как в сотовом телефоне. (например: в первом ярусе 5 фамилий, во втором ярусе – для каждой фамилии 3 телефона (дом., раб., моб.), выбор телефона – имитация тел. звонка) Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 2 | Часть 1. Вводится шестнадцатеричное число в верхней строчке. При нажатии на кнопку-окончание ввода и в нижней строке должно появиться 10-ичное число, равное верхнему. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 3 | Часть 1. Реклама – организовать бегущую строку. 1-я кнопка управляет направлением бега, кн.2 – переводит строку вверх или вниз, 3-я кнопка режим циклического сдвига, когда две строки объединяются в одну длинную 32-х символьную строку, по которой циклически движется рекламная строка. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 4 | Часть 1. Ввод и преобразование двоичного числа (в первой строке) в десятичное (во второй строке) Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 5 | Часть 1. Произведение двух чисел. Ввод первого числа в первой строке, второго - во второй, результат – во второй. Если результат не помещается во вторую строку - звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 6 | Часть 1. Упорядочивание цифр в строке. Исходное число (десятичное) вводится в верхней строке. По окончании ввода в нижней строке появляется упорядоченный набор цифр этого числа. (доп. задание - выбросить одинаковые цифры) Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 7 | Часть 1. Выводится строка “BOSS” в середине верхней строки. Кнопками осуществляется сдвиг строки в четырех направлениях. Все сдвиги циклические. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |

| | |
|----|---|
| 8 | <p>Часть 1. Вводится число, которое расценивается как десятичное значение ASCII – кода (в интервале 30..50). На второй строке отображается символ с таким кодом. Можно ввести несколько чисел подряд, при этом все, что ранее выведено, сдвигается вправо.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 9 | <p>Часть 1. В верхней строке выводится фраза (любая - придумать самим). Кнопками курсор подводится под нужную букву, которая при ее выборе опускается на нижнюю строку и сдвигается вплотную к левому краю (к ранее выбранным буквам), где формируется слово из выбранных букв.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 10 | <p>Часть 1. Вводится шестнадцатеричное число в верхней строчке. При нажатии на кнопку-окончание ввода и в нижней строке появляется двоичное число, равное верхнему.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 11 | <p>Часть 1. Вводится шестнадцатеричное число в верхней строчке. При нажатии на кнопку-окончание ввода и в нижней строке появляется 8-ричное число, равное верхнему.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 12 | <p>Часть 1. Вводится восьмеричное число в верхней строчке. При нажатии на кнопку-окончание ввода и в нижней строке появляется 10-ичное число, равное верхнему.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 13 | <p>Часть 1. Вводится восьмеричное число в верхней строчке. При нажатии на кнопку-окончание ввода и в нижней строке появляется троичное число, равное верхнему. Если не помещается в строку – звонок.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 14 | <p>Часть 1. Вводятся два числа. Первое – в верхней строке – второе – в нижней. Требуется определить, можно ли второе получить из первого перестановкой цифр. Если да – звонок.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |

| | |
|----|--|
| 15 | <p>Часть 1. Вводятся два числа. Первое – в верхней строке – второе – в нижней. Требуется определить, можно ли второе получить из первого зеркальным отражением последовательности цифр. (например : числа 127556 и 655721 - звонок)</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 16 | <p>Часть 1. Вводятся число в верхней строке. Во второй строке надо вывести сообщение - простое это число или нет. (Число <999. Использовать список простых чисел до 31 и проверять их как делители введенного числа.)</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 17 | <p>Часть 1. Тест реакции человека. С помощью генератора псевдослучайных чисел организовать вывод случайных двоичных чисел в верхнюю строку. Время фиксации числа – 1 сек. За это время надо определить четно или нет число единиц в числе и нажать одну из двух кнопок. При неправильном нажатии – звонок. Во второй строке выводятся числа правильных и неправильных нажатий.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 18 | <p>Часть 1. Тест реакции человека. С помощью генератора псевдослучайных чисел организовать случайный вывод слов “левая кнопка” и “правая кнопка”. Время показа слова – 0.5 сек. За это время надо нажать одну из двух кнопок. При неправильном нажатии – звонок. Во второй строке выводятся числа правильных и неправильных нажатий.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 19 | <p>Часть 1. Тест реакции человека. С помощью генератора псевдослучайных чисел организовать случайный вывод слов “левая кнопка” и “правая кнопка”. Измеряется время до нажатия на правильную кнопку. Во второй строке выводится среднее время реакции (в десятых долях секунды.)</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C.</p> |
| 20 | <p>Часть 1. Сложение двух чисел. Ввод первого числа в первой строке, второго - во второй, результат – во второй. Если результат не помещается во вторую строку - звонок.</p> <p>Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы.</p> |

| | |
|----|---|
| | Связь с внешней памятью – по протоколу I2C. |
| 21 | Часть 1. Вычитание двух чисел. Ввод первого числа в первой строке, второго - во второй, результат – во второй. Если результат не помещается во вторую строку - звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 22 | Часть 1. Деление (целочисленное) двух чисел. Ввод первого числа в первой строке, второго - во второй, результат – во второй строке. При ненулевом остатке – короткий звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 23 | Часть 1. Определение наличия заданного фрагмента в массиве. Ввод первого числа в первой строке, второго - во второй. Если второе число является фрагментом первого – короткий звонок. (Например: первое число 11345832996 , второе 329 - звонок) Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 24 | Часть 1. Ввод десятичного числа. Если цифры в нем упорядочены по возрастанию – короткий звонок, по убыванию – два звонка, если другое – один длинный звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 25 | Часть 1. Ввод десятичного числа. Во второй строке – сумма введенных цифр. Если сумма оканчивается на 0 - один длинный звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 26 | Часть 1. Вводятся 8 десятичных цифр. Определить, есть ли тройка цифр, которая в сумме дает число 20. Если есть – вывести эти три цифры во второй строке и один длинный звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 27 | Часть 1. Вводятся 8 десятичных цифр. Определить, три наибольшие цифры, Вывести эти три цифры во второй строке и дать столько коротких звонков, какова максимальная цифра. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 28 | Часть 1. Вводятся 8 десятичных цифр. Вывести нечетные цифры во второй строке. Если их нет, то один длинный звонок. |

| | |
|----|--|
| | Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 29 | Часть 1. Вводятся 5 десятичных цифр. Определить, равна ли их сумма или разность нулю. Т.е. допускается любая комбинация знаков (плюс или минус) перед каждой цифрой. Если =0 – вывести эти цифры во второй строке с нужными знаками и дать один длинный звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |
| 30 | Часть 1. Вводится число из 6 цифр, затем вводится второе число. Надо поделить первое на второе и выдать сообщение : результат деления – xxxx.xxx. Если результат деления целый – звонок. Часть 2. Сохранение во внешней энергонезависимой памяти промежуточных данных и последнего результата работы программы. Связь с внешней памятью – по протоколу I2C. |

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

| № п/п | Примерный перечень вопросов для тестов |
|-------|--|
| | |

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

| № п/п | Перечень контрольных работ |
|-------|----------------------------|
| | Не предусмотрено |

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат

конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
 - получение опыта творческой работы совместно с преподавателем;
 - развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
 - появление необходимого интереса, необходимого для самостоятельной работы;
 - получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
 - научиться методически обрабатывать материал (выделять главные мысли и положения, приходиться к конкретным выводам, повторять их в различных формулировках);
 - получение точного понимания всех необходимых терминов и понятий.
- Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- Изложение лекционного материала;
- Освоение теоретического материала по вопросам, представленным в таблице 15

11.2. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

- Каждая ЛР выполняется по индивидуальному заданию, выданному студенту преподавателем;
- В задании должно быть четко сформулирована задача, выполняемая в ЛР;
- Описаны входные и выходные данные для проведения ЛР;
- ЛР должна выполняться на основе полученных теоретических знаниях;
- Выполнение ЛР должно осуществляться на основе методических указаний, предоставляемых преподавателем;

- ЛР должна выполняться в специализированном компьютерном классе и может быть доработана студентом в домашних условиях, если позволяет ПО;
- Итогом выполнения ЛР является отчет или демонстрация результатов работы преподавателю в электронном виде (на усмотрение преподавателя) **и демонстрация работы программы на лабораторном макете.**

Структура и форма отчета о лабораторной работе

- Постановка задачи;
- Особенности решения и используемые методы (если они потребовались)
- ;Схема алгоритма
- Комментированный листинг программы
- Программа на языке программирования с комментариями
- Файл прошивки для лабораторного макета
- Список литературы

Требования к оформлению отчета о лабораторной работе

- ЛР представляется в печатном и электронном виде;
- ЛР должна соответствовать структуре и форме отчета, представленной выше;
- ЛР должна иметь титульный лист (ГОСТ 7,32-2001 издания 2008 года) с названием и подписью студента, который ее сделал и оформил;
- Студент должен защитить ЛР. Отметка о защите должна находиться на титульном листе вместе с подписью преподавателя.

Для выполнения лабораторных работ, помимо указанных в таблице 8 источников, студент может использовать следующие методические материалы, изданные кафедрой в электронном виде:

1. Ковалев С.И. Методические указания к лабораторной работе №1. Ознакомление с интегрированной средой разработки MPLAB – СПб 2005
2. Ковалев С.И. Методические указания к лабораторной работе №2,3. Изучение основ программирования для микроконтроллеров фирмы Microchip Technology. – СПб 2005.
3. Ковалев С.И. Методические указания к лабораторной работе №4,5. Работа с прерываниями, сторожевой таймер, прескалер, универсальный таймер-счетчик. – СПб 2005.
4. Ковалев С.И. Методические указания к лабораторной работе №6,7. Работа с массивами. Динамическая индикация. – СПб 2005.
5. Ковалев С.И. Методические указания к лабораторной работе №8,9. Последовательная передача данных. – СПб 2005.

11.3. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы

Курсовой проект/ работа проводится с целью формирования у обучающихся опыта комплексного решения конкретных задач профессиональной деятельности.

Курсовой проект/ работа позволяет обучающемуся:

- систематизировать и закрепить полученные теоретические знания и практические умения по профессиональным учебным дисциплинам и модулям в

соответствии с требованиями к уровню подготовки, установленными программой учебной дисциплины, программой подготовки специалиста соответствующего уровня, квалификации;

- применить полученные знания, умения и практический опыт при решении комплексных задач, в соответствии с основными видами профессиональной деятельности по направлению/ специальности/ программе;
- углубить теоретические знания в соответствии с заданной темой;
- сформировать умения применять теоретические знания при решении нестандартных задач;
- приобрести опыт аналитической, расчётной, конструкторской работы и сформировать соответствующие умения;
- сформировать умения работы со специальной литературой, справочной, нормативной и правовой документацией и иными информационными источниками;
- сформировать умения формулировать логически обоснованные выводы, предложения и рекомендации по результатам выполнения работы;
- развить профессиональную письменную и устную речь обучающегося;
- развить системное мышление, творческую инициативу, самостоятельность, организованность и ответственность за принимаемые решения;
- сформировать навыки планомерной регулярной работы над решением поставленных задач.

Структура пояснительной записки курсового проекта/ работы

- Формулировка задачи
- Описание возможных вариантов решения поставленной задачи. Обзор литературы. Обоснование выбора одного из методов.
- Детальное рассмотрение выбранного метода. Описание математических методов, применяемых в выбранном решении (если они есть)
- Формирование и описание структурной схемы устройства.
- Создание и подробное описание функциональной и (или) принципиальной схемы устройства.
- Написание фрагмента программного обеспечения (1-2 страницы на Ассемблере).
- Заключение (выводы по работе)
- Список используемой литературы.

Требования к оформлению пояснительной записки курсового проекта/ работы

- Курсовая работа предоставляется в печатном и электронном виде;
- Курсовая работа должна соответствовать структуре и форме пояснительной записки описанной выше;
- Курсовая работа должна иметь титульный лист (ГОСТ 7.32-2001 издания 2008 года) с названием и подписью студента, который ее сделал и оформил.
- Студент должен защитить курсовую работу. Отметка о защите должна находиться на титульном листе вместе с подписью преподавателя.

Для выполнения курсовой работы, помимо указанных в таблице 8 источников, студент может использовать следующие методические материалы, изданные кафедрой в электронном виде:

Ковалев С.И. Методические указания к выполнению лабораторных работ и курсового проектирования . Описание лабораторного-отладочного комплекса ЛОК-1 (ЛОК-2) .-СПб 2009

11.4. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются учебно-методический материал по дисциплине.

11.5. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

11.6. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

- экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Лист внесения изменений в рабочую программу дисциплины

| Дата внесения изменений и дополнений. Подпись внесшего изменения | Содержание изменений и дополнений | Дата и № протокола заседания кафедры | Подпись зав. кафедрой |
|---|-----------------------------------|--------------------------------------|-----------------------|
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |