

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение
высшего образования
«САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ»

Кафедра конструирования и технологий электронных и лазерных средств (№23)

«УТВЕРЖДАЮ»

Руководитель направления

проф., д.т.н., проф.

(должность, уч. степень, звание)



В.П.Ларин

«23» июня 2021 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Интегральные устройства микроэлектроники»

(Наименование дисциплины)

Код направления подготовки/ специальности	11.03.03
Наименование направления подготовки/ специальности	Конструирование и технология электронных средств
Наименование направленности	Проектирование и технология электронно- вычислительных средств
Форма обучения	очная


Лист согласования рабочей программы дисциплины

Программу составил (а)

<u>ст. преподаватель</u> (должность, уч. степень, звание)	 (подпись, дата) 20.06.21	<u>С.И. Ян</u> (инициалы, фамилия)
--	--	---------------------------------------

Программа одобрена на заседании кафедры № 23


«17» мая 2021 г, протокол № 9/21

<u>д.т.н., проф.</u> (уч. степень, звание)	 (подпись, дата) 20.06.21	<u>А.Р. Бестугин</u> (инициалы, фамилия)
---	--	---

Ответственный за ОП ВО 11.03.03(01)

<u>проф., д.т.н., проф.</u> (должность, уч. степень, звание)	 (подпись, дата) 20.06.21	<u>В.П. Ларин</u> (инициалы, фамилия)
---	--	--

Заместитель директора института №2 по методической работе

<u>доц., к.т.н., доц.</u> (должность, уч. степень, звание)	 (подпись, дата) 20.06.21	<u>О.Л. Бальшева</u> (инициалы, фамилия)
---	--	---

Аннотация

Дисциплина «Интегральные устройства микроэлектроники» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 11.03.03 «Конструирование и технология электронных средств» направленности «Проектирование и технология электронно-вычислительных средств». Дисциплина реализуется кафедрой «№23».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-3 «Способен выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения»

ПК-5 «Способен выполнять работы по технологической подготовке производства электронных средств»

Содержание дисциплины охватывает круг вопросов, связанных с изучением теоретических основ и практических методик проектирования конструкций и технологических процессов изготовления интегральных микросхем и микросборок.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося, курсовое проектирование.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 5 зачетных единиц, 180 часов.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины «Интегральные устройства микроэлектроники»: формирование у обучающихся профессиональной подготовки по проектированию интегральных микросхем и микроэлектроники, получение необходимых знаний, умений и навыков в области расчета элементов интегральных микросхем, их сборки, монтажа и герметизации.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-3 Способен выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения	ПК-3.3.1 знает принципы конструирования отдельных блоков электронных приборов ПК-3.У.1 умеет проводить оценочные расчеты характеристик электронных приборов ПК-3.В.1 владеет навыками подготовки принципиальных и монтажных электрических схем
Профессиональные компетенции	ПК-5 Способен выполнять работы по технологической подготовке производства электронных средств	ПК-5.3.2 знает методическую базу измерений параметров технологических процессов и тестирования продукта производства

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Введение в направление»,
- «Физика»,
- «Материаловедение»,
- «Электроника».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- « Элементная база и базовые несущие конструкции электронных средств»,
- « Конструирование модулей электронных средств»,
- «Технология сборки и монтажа электронных средств».

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№5	№6
1	2	3	4
Общая трудоемкость дисциплины, ЗЕ/ (час)	5/ 180	4/ 144	1/ 36
Из них часов практической подготовки	51	34	17
Аудиторные занятия, всего час.	85	68	17
в том числе:			
лекции (Л), (час)	34	34	
практические/семинарские занятия (ПЗ), (час)			
лабораторные работы (ЛР), (час)	34	34	
курсовой проект (работа) (КП, КР), (час)	17		17
экзамен, (час)	54	54	
Самостоятельная работа, всего (час)	41	22	19
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.,	Экз.	

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ)	ЛР (час)	КП (час)	СРС (час)
Семестр 5					
Раздел 1. БИС и СБИС	3		2		2
Раздел 2. Конструкции гибридных ИМС и МСБ	4		10		5
Раздел 3. Конструкции элементов полупроводниковых интегральных микросхем на биполярных транзисторах	4		12		5
Раздел 4. Конструкции элементов полупроводниковых интегральных микросхем на МОП-структурах	6		10		5
Раздел 5. Конструирование и расчет элементов гибридных ИМС.					
Тема 5.1. Проектирование гибридных ИМС и МСБ	17				5
Тема 5.2. Пленочные элементы гибридных ИМС и МСБ					
Тема 5.3. Топология гибридных ИМС и МСБ					
Итого в семестре:	34		34		22
Семестр 6					
Выполнение курсового проекта				17	
Итого в семестре:				17	19
Итого	34	0	34	17	41

--	--	--	--	--	--

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p>БИС и СБИС. Тема 1.1 Общая характеристика БИС: стандартные, заказные, полузаказные. Тема 1.2 БИС на базовых матричных кристаллах (БМК). Тема 1.3 Назначение и требования к металлизации в производстве БИС. Многослойная металлизация. СБИС. УБИС. Системы на кристалле. Тема 1.4 Классификация современных САПР БИС. Принципы построения САПР БИС.</p>
2	<p>Конструкции гибридных ИМС и МСБ. Тема 2.1 Классификация и области применения гибридных ИМС. Конструктивные элементы гибридных интегральных схем. Тема 2.2 Классификация коммутационных оснований ГИС. Тема 2.3 Виды и варианты конструкций пассивных элементов ГИС. Классификация и особенности применения материалов для создания пленочных элементов. Тема 2.4 Компоненты гибридных интегральных схем.</p>
3	<p>Конструкции активных компонентов. Бескорпусные компоненты. Конструкции элементов полупроводниковых интегральных микросхем на биполярных транзисторах. Тема 1.1 Классификация микросхем. Элементы полупроводниковых ИМС на биполярных транзисторах. Тема 1.2 Изоляции элементов. Методы изоляции элементов полупроводниковых ИМС. Тема 1.3 Транзисторы n-p-n типа. Разновидности n-p-n транзисторов: с барьером Шоттки, супер-бета транзисторы, многоэмиттерные, многоколлекторные. Тема 1.4 Транзисторы p-n-p типа. Конструкции транзисторов: планарные, вертикальные, на изоляторе. Интегральные диоды. Диоды Шоттки.</p>
4	<p>Полупроводниковые резисторы: диффузионные, ионно-легированные. Полупроводниковые конденсаторы. Конструкции элементов полупроводниковых интегральных микросхем на МОП-структурах. Тема 4.1 Элементы полупроводниковых ИМС на МОП-структурах. Тема 4.2 Униполярные транзисторы: МОП, полевые, транзисторы с плавающим затвором. Тема 4.3 Области применения ИМС на полевых структурах. МОП – транзисторные ключи. Простейшие усилители на МОП - транзисторах. Тема 4.4 Логические элементы на МОП – транзисторах. Элементы памяти на КМОП-структурах.</p>
5	<p>Конструирование и расчет элементов гибридных ИМС. Тема 5.1 Проектирование гибридных ИМС и МСБ. Тема 5.1.1 Расчет теплового режима МСБ. Тема 5.1.2 Расчет надежности МСБ.</p>

	<p><i>Тема 5.1.3 Конструкторская и технологическая документация на МСБ.</i></p> <p>Тема 5.2 Пленочные элементы гибридных ИМС и МСБ</p> <p><i>Тема 5.2.1 Выбор конструкции и материалов пленочных резисторов.</i></p> <p><i>Тема 5.2.2 Расчет геометрических размеров пленочных резисторов.</i></p> <p><i>Тема 5.2.3 Выбор конструкции и материалов пленочных конденсаторов.</i></p> <p><i>Тема 5.2.4 Расчет геометрических размеров пленочных конденсаторов.</i></p> <p>Тема 5.3 Разработка топологии гибридных ИМС и МСБ</p> <p><i>Тема 5.3.1 Выбор навесных компонентов.</i></p> <p><i>Тема 5.3.2 Разработка топологии микроэлектроники.</i></p> <p><i>Тема 5.3.3 Герметизация МСБ.</i></p>
--	---

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 5				
1	Изучение планарно-эпитаксиальной технологии изготовления полупроводниковых ИМС.	4		1,3
2	Исследование топологии полупроводниковых ИМС.	4		2,3
3	Исследование топологии тонкопленочных ГИМС.	4		2,3
4	Исследование топологии толстопленочных ГИМС.	4		2,3
5	Материалы для полупроводниковых и гибридных микросхем.	4		3
6	Методы и технология изготовления фотошаблонов.	4		2, 3
7	Исследование методов контроля фотошаблонов.	4		2, 3
8	Исследование технических средств приемочного контроля ИМС.	4		2

9	Анализ и разработка технологической схемы сборки МСБ	2		1-5
Всего		34		

4.5. Курсовое проектирование/ выполнение курсовой работы

Цель курсового проекта:

Часов практической подготовки:

Примерные темы заданий на курсовой проект приведены в разделе 10 РПД.

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 5, час	Семестр 6, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)	20	20	0
Курсовое проектирование (КП, КР)	19	0	19
Подготовка к промежуточной аттестации (ПА)	2	2	0
Всего:	41	22	19

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
	<p>1. Ларин В.П., Филатов Б.Г., Шелест Д.К. Конструирование приборов и электронных средств. Практикум разработчика, ч.1: метод. указания к курсовому проектированию и конструкторско-технологической части выпускных квалификационных работ. СПб.: ГУАП, 2017. – 89 с.</p> <p>Филатов Б.Г.:</p> <p>2. ИУМ_Конспект</p> <p>3. Филатов ИУМ_МУ по ЛР</p> <p>4. ИУМ_МУ к КП</p> <p>5. ИУМ_МУ по СРС</p> <p>Доп. литература</p>	

	<p>1. Коледов Л.А. Технология и конструкции микросхем, микропроцессоров и микросборок. Учебное пособие-СПб. Издательство «Лань», 2007.- 400 с</p> <p>3. Торгонский Л.А. Проектирование интегральных микросхем и микропроцессоров: Учебное пособие. В 3-х разделах. — Томск: Томский межвузовский центр дистанционного образования, 2007.</p> <p>4. Электроника и микропроцессорная техника /Калашников В.И., Нефедов С.В.; под ред. Г.Г.Раннева.- М.: Изд. центр «Академия» . 2012.- 368с.</p> <p>5. Меркулов А. И. Основы конструирования интегральных микросхем: учеб. для студентов вузов / А.И. Меркулов, В.А. Меркулов. - Самара: Изд-во Самар. гос. аэрокосм. ун-та, 2013. - 270 с.</p> <p>6. Электроника и микропроцессорная техника. Учебник /В.Г.Гусев, Ю.М.Гусев. М. Высшая школа.2005, 790с.</p>	
--	---	--

7. Перечень электронных образовательных ресурсов

информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
http://lib.aanet.ru/	<p>Доступ в ЭБС «Лань» осуществляется по договору № 27, №28 от 27.01.2021</p> <p>Доступ в ЭБС «ZNANIUM» осуществляется по договору № 071 от 24.02.2021</p> <p>Доступ в ЭБС «ЮРАЙТ» осуществляется по договору № 070 от 24.02.2021</p>

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
2	Мультимедийная лекционная аудитория	14-06Г
5	Специализированная лаборатория «Технология микроэлектроники и микросистемной техники»	14-06Д
6	Стенды	14-06Г, 13-07

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Экзаменационные билеты; Задачи; Тесты.
Выполнение курсового проекта	Экспертная оценка на основе требований к содержанию курсового проекта.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	– обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
1	Микроэлектроника. Преимущества. Проблемы.	ПК-3.3.1
2	Классификация и обозначение интегральных схем.	ПК-3.У.1
3	Конструирование ИМС. Этапы. Исходные данные. Порядок конструирования	ПК-3.В.1
4	Полупроводниковые ИМС. Материалы ПИМС. Изоляция элементов ИМС	ПК-5.3.2
5	Изоляция элементов ИМС Изоляция p-n-переходом	ПК-5.3.2
6	Изоляция тонкой пленкой SiO ₂ .	ПК-5.3.2
7	Изоляция воздушными промежутками. КНС технология	ПК-5.3.2
8	Комбинированная изоляция: изопланарная технология	ПК-3.У.1
9	Комбинированная изоляция: изоляция V и U-образными канавками	ПК-3.У.1
10	Контакт металл-полупроводник. Выпрямляющие контакты (диод Шоттки).	ПК-3.3.1
11	Контакт металл-полупроводник. Омический контакт	ПК-3.В.1
12	Электронно-дырочные переходы	ПК-3.В.1
13	Конструкции диодов ПИМС. Стабилитроны. Диоды Шоттки	ПК-3.У.1
14	Биполярные транзисторы. Типовая структура и эквивалентная схема вертикального транзистора	ПК-3.3.1
15	Разновидности n-p-n-транзисторов. Многоэмиттерный и многоколлекторный транзистор.	ПК-3.В.1

16	Разновидности n-p-n-транзисторов. Транзистор с барьером Шоттки.	ПК-3.У.1
17	P-n-p-транзисторы. Паразитный p-n-p-транзистор.	ПК-3.3.1
18	Разновидности p-n-p-транзисторов. Горизонтальные p-n-p-транзисторы.	ПК-3.В.1
19	Вертикальные p-n-p-транзисторы. P-n-p-транзисторы по технологии КНС.	ПК-3.3.1
20	МОП-транзисторы со встроенным и с индуцированным каналом. Преимущества МОП-транзисторов.	ПК-3.3.1
21	МОП-транзисторы. Проблемы при создании n-канальных транзисторов.	ПК-3.У.1
22	Разновидности МОП-транзисторов. МОП-транзистор с алюминиевым затвором.	ПК-3.В.1
23	МОП-транзистор с самосовмещенным алюминиевым затвором.	ПК-3.В.1
24	МОП-транзистор с самосовмещенным поликремниевым затвором	ПК-3.3.1
25	МНОП-транзистор. Перепрограммируемые запоминающие устройства с электрическим стиранием.	ПК-3.В.1
26	Перепрограммируемые запоминающие устройства с УФ стиранием	ПК-3.У.1
27	КМОП-ИМС. Структура и топология. Преимущества.	ПК-3.В.1
28	Смешанные ИМС.	ПК-3.3.1
29	Резисторы ПИМС	ПК-3.В.1
30	Конденсаторы ПИМС. Конденсаторы на основе p-n-перехода. МОП- конденсаторы.	ПК-3.В.1
31	Гибридные ИМС. Подложки. Требования к подложкам. Материалы подложек.	ПК-3.В.1
32	ГИМС. Проектирование резисторов. Выбор материала. Выбор конфигурации.	ПК-3.3.1
33	ГИМС. Проектирование резисторов. Порядок расчета.	ПК-3.В.1
34	ГИМС. Конденсаторы. Выбор материала. Выбор конфигурации.	ПК-3.У.1
35	ГИМС. Конденсаторы. Порядок расчета.	ПК-3.У.1
36	Катушки индуктивности.	ПК-3.У.1
37	РС-структуры.	ПК-3.В.1
38	ГИМС. Конструкции навесных компонентов.	ПК-3.В.1
39	Корпуса ИМС. Классификация по форме. Корпуса типов 1, 2, 3.	ПК-5.3.2
40	Корпуса ИМС. Классификация по форме. Корпуса типов 4, 5, 6.	ПК-5.3.2
41	Корпуса ИМС. Классификация по материалам. Контроль герметичности.	ПК-5.3.2
42	БИС и СБИС. Преимущества. Проблемы	ПК-3.В.1
43	Классификация ИМС по признаку методов проектирования. Стандартные (универсальные) БИС.	ПК-3.3.1
44	Специализированные БИС. Полузаказные БИС. Базовые матричные кристаллы (БМК).	ПК-3.У.1
45	Заказные БИС. Полностью заказные. На стандартных ячейках.	ПК-3.В.1
46	Программируемые логические ИС. Однократно программируемые ПЛИС.	ПК-3.У.1
47	Программируемые логические ИС. Репрограммируемые ПЛИС.	ПК-3.В.1
48	Большие гибридные ИС (БГИС). Многослойные коммутационные подложки.	ПК-5.3.2

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.
Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	<u>Общая тема проекта «Разработка МСБ»</u> Исходные данные: сборочный чертеж электронного узла. Содержание проекта зависит от варианта конструкции МСБ. Типовое содержание – в разделе 11.5 РПД

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	Разработать коммутационную схему МСБ.	
2	Рассчитать конструкцию резистора с коэффициентом формы меньше 10.	
3	Рассчитать конструкцию резистора с коэффициентом формы больше 10.	
4	Рассчитать конструкцию пленочного конденсатора.	
5	Разработать топологию МСБ по заданным данным элементов.	
6	Рассчитать надежность МСБ.	
7	Разработать последовательность операций ТП изготовления платы МСБ.	
8	Разработать последовательность операций ТП монтажа МСБ.	

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины содержатся в МУ по видам занятий дисциплины.

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой