

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 43

УТВЕРЖДАЮ

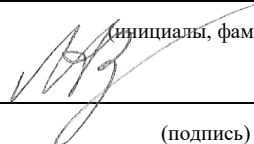
Руководитель направления

доц., к.т.н., доц.

(должность, уч. степень, звание)

В.А. Матьяш

(инициалы, фамилия)



(подпись)

«15» июня 2021 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Программирование встроенных приложений»
(Наименование дисциплины)

Код направления подготовки/ специальности	02.03.03
Наименование направления подготовки/ специальности	Математическое обеспечение и администрирование информационных систем
Наименование направленности	Системный анализ в информационных технологиях
Форма обучения	очная

Санкт-Петербург – 2021

Лист согласования рабочей программы дисциплины

Программу составил (а)

ДОЦ., К.Т.Н.
(должность, уч. степень, звание)

 01 июня 2021 г.
(подпись, дата)

А.А. Попов
(инициалы, фамилия)

Программа одобрена на заседании кафедры № 43

«15» июня 2021 г, протокол № 09-2020/21

Заведующий кафедрой № 43

Д.Т.Н., проф.
(уч. степень, звание)

 15 июня 2021 г.
(подпись, дата)

М.Ю. Охтилев
(инициалы, фамилия)

Ответственный за ОП ВО 02.03.03(02)

старший преподаватель
(должность, уч. степень, звание)

 15 июня 2021 г.
(подпись, дата)

А.А. Фоменкова
(инициалы, фамилия)

Заместитель директора института №4 по методической работе

ДОЦ., К.Т.Н., ДОЦ.
(должность, уч. степень, звание)

 15 июня 2021 г.
(подпись, дата)

А.А. Ключарев
(инициалы, фамилия)

Аннотация

Дисциплина «Программирование встроенных приложений» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 02.03.03 «Математическое обеспечение и администрирование информационных систем» направленности «Системный анализ в информационных технологиях». Дисциплина реализуется кафедрой «№43».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-3 «Способен использовать знания направлений развития компьютеров с традиционной (нетрадиционной) архитектурой; современных системных программных средств; операционных систем, операционных и сетевых оболочек, сервисных программ; тенденции развития функций и архитектур проблемно ориентированных программных систем и комплексов в профессиональной деятельности»

Содержание дисциплины охватывает круг вопросов, связанных с изучением организации программного обеспечения встраиваемых систем, получением знаний, о структуре, функциях и основах программирования микроконтроллеров.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося, курсовое проектирование.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 6 зачетных единиц, 216 часов.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Целью изучения дисциплины является получение обучающимися необходимых навыков в области архитектуры и программного обеспечения встроенных систем, получением знаний, о структуре, функциях и основах программирования микроконтроллеров, позволяющих решать вопросы анализа функционирования и обоснования требований к архитектуре и программному обеспечению встраиваемых систем.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-3 Способен использовать знания направлений развития компьютеров с традиционной (нетрадиционной) архитектурой; современных системных программных средств; операционных систем, операционных и сетевых оболочек, сервисных программ; тенденции развития функций и архитектур проблемно ориентированных программных систем и комплексов в профессиональной деятельности	ПК-3.3.1 знает направления развития компьютеров с традиционной и нетрадиционной архитектурой ПК-3.У.1 умеет анализировать тенденции развития функций и архитектур проблемно-ориентированных программных систем и комплексов в профессиональной деятельности ПК-3.У.2 умеет использовать в профессиональной деятельности современные системные программные средства, операционные системы и оболочки, сервисные программы ПК-3.В.1 владеет навыками программирования компьютеров с различной современной архитектурой

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Информатика»,
- «Дискретная математика»,
- «Основы программирования»,
- «Структуры и алгоритмы обработки данных»,
- «Архитектура ЭВМ и систем».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- «Программирование мобильных устройств»,
- «Операционные системы».

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№6	№7
1	2	3	4
Общая трудоемкость дисциплины, ЗЕ/ (час)	6/ 216	4/ 144	2/ 72
Из них часов практической подготовки	51	34	17
Аудиторные занятия, всего час.	85	68	17
в том числе:			
лекции (Л), (час)	34	34	
практические/семинарские занятия (ПЗ), (час)			
лабораторные работы (ЛР), (час)	34	34	
курсовой проект (работа) (КП, КР), (час)	17		17
экзамен, (час)	36	36	
Самостоятельная работа, всего (час)	95	40	55
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.,	Экз.	

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 6					
Раздел 1. Архитектура встроенных систем. Тема 1.1. Основные понятия и принципы построения встроенных систем. Тема 1.2. Организация и принципы работы RISC-процессоров.	10		8		10

Раздел 2. Принципы программирования встроенных приложений. Тема 2.1. Принципы программного управления подсистемами микроконтроллера. Тема 2.2. Методы передачи данных. Организация интерфейсов. Тема 2.3. Аналого-цифровые и цифро-аналоговые преобразователи.	20		24		22
Раздел 3. Принципы разработки приложений для встроенных систем. Тема 3.1. Основные подходы к программированию встроенных систем.	4		2		8
Итого в семестре:	34		34		40
Семестр 7					
Выполнение курсового проекта				17	55
Итого в семестре:				17	55
Итого	34	0	34	17	95

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p style="text-align: center;">Архитектура встроенных систем.</p> <p>Тема 1.1. Основные понятия и принципы построения встроенных систем. Лекция №1. Общие понятия проектирования и программирования встроенных систем. Понятие программного управления. Системы автоматического управления. Встраиваемые системы. Проектирование встраиваемых систем. Микроконтроллеры (МК).</p> <p>Тема 1.2. Организация и принципы работы RISC-процессоров. Лекция №2. Организация взаимодействия банка регистров с операционным устройством(ОУ) в RISC-процессоре. Структурная схема ОУ, принцип кодирования операций. Принципы взаимодействия процессора с памятью. Форматы команд. Лекция №3. Формирование архитектуры системы команд. Дешифратор команд. Принцип совмещения операций академика С.А. Лебедева. Лекция №4. Элементы архитектуры процессоров ARM Cortex-M. Режимы работы и состояния. Программная модель. Модель памяти. Система команд. Методы адресации. Лекция №5. Номенклатура МК STM32. Структурная схема STM32F3x, STM32F1x, назначение подсистем. Стандарт CMSIS.</p>

<p>2</p>	<p style="text-align: center;">Принципы программирования встроенных приложений.</p> <p>Тема 2.1. Принципы программного управления подсистемами микроконтроллера.</p> <p>Лекция №6. Классификация памяти. Основные характеристики памяти. Сегментация памяти. Подсистема тактирования и сброса МК STM32F3x (RCC). Назначение, структурная схема, регистры управления подсистемой.</p> <p>Лекция №7. Понятие дискретных цифровых сигналов, логических входов/выходов. Основные схемы организации линий порта ввода/вывода (GPIO). Регистры управления GPIO.</p> <p>Лекция №8. Организация системы прерываний. Контроллер вложенных векторных прерываний (NVIC). Регистры настройки NVIC.</p> <p>Лекция №9. Диаграмма работы системы прерываний NVIC. Расширенный контроллер прерываний и событий EXTI, блок-схема, назначение. Регистры EXTI. Порядок настройки внешнего прерывания. Системный таймер SYSTICK.</p> <p>Лекция №10. Понятие таймера на основе счётчика. Принцип работы простого таймера, таймера общего назначения. Каскадирование таймеров.</p> <p>Лекция №11. Структурная схема таймера с расширенным функционалом. Понятие ШИМ. Энкодер. Стандартная библиотека периферии. Низкоуровневые драйверы периферии библиотеки HAL LL. Стандарт вызова процедур для архитектуры ARM (AAPCS).</p> <p>Тема 2.2. Методы передачи данных. Организация интерфейсов.</p> <p>Лекция №12. Спецификации ARM AMBA. Шина периферии APB. Высокопроизводительная шина AHB. Организация прямого доступа к памяти, контроллер DMA.</p> <p>Лекция №13. Принцип работы жидкокристаллического экрана. Шинный интерфейс Intel 8080. Методы передачи данных. Понятие интерфейса. Контроллер UART, сигнальные линии, формат кадра, детали приёма/передачи данных.</p> <p>Лекция №14. Интерфейс I2C, подключение к шине, физический протокол. Интерфейс SPI. Понятие дифференциального сигнала. Интерфейс CAN.</p> <p>Тема 2.3. Аналого-цифровые и цифро-аналоговые преобразователи.</p> <p>Лекция №15. Материализация информации. Аналогово-кодовое кодирование, этапы преобразования. Параметры АЦП. Аналого-цифровые и цифро-аналоговые преобразователи, принцип работы.</p>
<p>3</p>	<p style="text-align: center;">Принципы разработки приложений для встроенных систем.</p> <p>Тема 3.1. Основные подходы к программированию встроенных систем.</p> <p>Лекция №16. Принципы автоматного программирования. Понятие программного конечного автомата, сообщения, виртуальные таймеры. Понятие мультизадачной системы, встраиваемой операционной системы (ОС), процесса (задачи). Планирование задач, реентерабельность.</p> <p>Лекция №17. Понятие ядра встраиваемой ОС и его функции. ОС реального времени CMSIS-RTOS RTX.</p>

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 6				
1	Вводное занятие, инструктаж по технике безопасности. Изучение цифрового осциллографа и отладочного комплекта. Установка, настройка и порядок работы с интегрированной средой разработки MDK Keil µVision, изучение средств отладки.	6	6	1
2	Изучение основных принципов разработки и отладки программ микроконтроллера (МК) в интегрированной среде разработки Keil.	4	4	1,2
3	Изучение принципов программной настройки подсистемы сброса и тактирования МК.	4	4	2
4	Изучение принципов программной настройки подсистемы прерываний МК.	4	4	2
5	Изучение принципов программной настройки таймеров микроконтроллера.	6	6	2
6	Изучение принципов программной настройки универсального асинхронного приёмопередатчика (UART), протокола последовательной связи (I2C), сопряжение МК с жидкокристаллическим экраном.	4	4	2
7	Изучение принципов программной настройки аналого-цифрового и цифро-аналогового преобразователей. Применение операционной системы CMSIS-RTOS RTX.	6	6	2,3
Всего		34	34	

4.5. Курсовое проектирование/ выполнение курсовой работы

Цель курсового проекта: получение практических навыков программирования основных элементов встраиваемых приложений в ходе разработки конкретного прототипа устройства.

Часов практической подготовки: 17.

Примерные темы заданий на курсовой проект приведены в разделе 10 РПД.

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 6, час	Семестр 7, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)	36	36	
Курсовое проектирование (КП, КР)	55		55
Расчетно-графические задания (РГЗ)			
Выполнение реферата (Р)			
Подготовка к текущему контролю успеваемости (ТКУ)	2	2	
Домашнее задание (ДЗ)			
Контрольные работы заочников (КРЗ)			
Подготовка к промежуточной аттестации (ПА)	2	2	
Всего:	95	40	55

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
https://urait.ru/bcode/453337	Огородников, И. Н. Микропроцессорная техника: введение в Cortex-M3 : учебное пособие для вузов / И. Н. Огородников. — Москва : Издательство Юрайт, 2020. — 116 с. — (Высшее образование). — ISBN 978-5-534-08420-7. — Текст : электронный // ЭБС Юрайт. — URL: https://urait.ru/bcode/453337	

https://e.lanbook.com/book/69941	Джозеф, Ю. Ядро Cortex-M3 компании ARM. Полное руководство : руководство / Ю. Джозеф ; перевод с английского А. В. Евстифеева. — Москва : ДМК Пресс, 2012. — 552 с. — ISBN 978-5-97060-307-9. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/69941	
https://znanium.com/catalog/product/406520	Барретт, С. Ф. Встраиваемые системы. Проектирование приложений на микроконтроллерах семейства 68HC12 / HCS12 с применением языка С [Электронный ресурс] / С. Ф. Барретт, Д. Дж. Пак. - Москва : ДМК пресс, 2010. - 640 с. - ISBN 5-9706-0034-2. - Текст : электронный. - URL: https://znanium.com/catalog/product/406520	

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
http://www.keil.com/demo/	Keil MDK-ARM Development Software (бесплатная версия)
https://www.keil.com/dd2/stmicroelectronics/stm32f103c8/	Пакет Keil.STM32F1xx_DFP.2.3.0.pack
https://www.keil.com/dd2/stmicroelectronics/stm32f303vctx/	Пакет Keil.STM32F3xx_DFP.2.1.0.pack
https://www.st.com/en/microcontrollers-microprocessors/stm32f303vc.html#documentation	Перечень документации на микроконтроллер STM32F303VC
https://www.st.com/en/microcontrollers-microprocessors/stm32f103c8.html#documentation	Перечень документации на микроконтроллер STM32F103C8

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
1	Операционная система Microsoft Windows
2	Keil MDK-ARM Development Software (бесплатная версия)

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Мультимедийная лекционная аудитория	
2	Специализированная лаборатория «Микропроцессорных систем»	
3	Отладочный комплект Open32F3-D	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Задачи; Тесты.
Выполнение курсового проекта	Экспертная оценка на основе требований к содержанию курсового проекта.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции 5-балльная шкала	Характеристика сформированных компетенций
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.
Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
1.	Понятие программного управления. Система автоматического управления. Принципы программного управления Лебедева-Глушкова-Неймана. Понятие встраиваемой системы. Типы встраиваемых систем и их характерные отличия от остальных систем.	ПК-3.3.1
2.	Общая формулировка задачи проектирования встроенной системы. Проблемы при проектировании встроенных приложений. Структура процесса проектирования встраиваемой системы. Понятие микроконтроллера (МК) и его место среди вычислителей. Классификационные признаки. Семейства МК. Маршрут создания ПО.	ПК-3.3.1
3.	Понятия: архитектура вычислительной системы, процессора, тактирования. Гарвардская архитектура с редуцированной системой команд (RISC). Принципы построения архитектуры RISC процессора, основные элементы процессора и их взаимодействие.	ПК-3.3.1
4.	Понятие архитектура системы команд. Форматы команд. Общая схема работы RISC процессора при взаимодействии с памятью. Принцип совмещения операций академика С.А. Лебедева. Понятие критического пути выполнения команды. Назначение основных стадий конвейера RISC процессора.	ПК-3.3.1

5.	Элементы архитектуры процессоров с точки зрения программиста. Процессор Cortex-M3/4, блок-схема процессора, конвейер команд. Понятие, арифметика с насыщением.	ПК-3.У.1
6.	Программная модель процессора Cortex-M3/4. Режимы работы и состояния процессора Cortex-M3/4.	ПК-3.В.1
7.	Модель памяти процессора Cortex-M3/4. Карта памяти STM32F303xC, STM32F103x. Основные шины процессора. Адресация с прямым и обратным порядком байт.	ПК-3.В.1
8.	Виды адресации. Способы адресации процессора Cortex-M3/4. Блок-схема МК STM32F303xC, STM32F103x. Назначение подсистем МК.	ПК-3.В.1
9.	Стандартизация восприятия адресации. Стандарт CMSIS. Типы данных определенные стандартом. Область стандартизации. Уровни абстракции. Компоненты CMSIS в проекте, их структура и назначение.	ПК-3.3.1
10.	Иерархия организации памяти. Основные шины и сигналы управления памятью. Классификация памяти. Характеристики памяти. Сегментация памяти, основные сегменты.	ПК-3.3.1
11.	Подсистема сброса и тактирования. Понятие HSI, HSE, LSI, LSE, PLL, SYSCLK, HCLK их назначение. Назначение генератора опорной частоты с фазовой автоподстройкой частоты.	ПК-3.В.1
12.	Общая схема настройки PLLCLK, SYSCLK, HCLK. Регистры, используемые для настройки. Структурная схема сброса МК. Назначение и принцип работы системы сброса.	ПК-3.В.1
13.	Дискретные электрические сигналы. Понятие логических входов/выходов. Порты и сигнальные линии. Двухтактный выход. Структурная схема, принцип функционирования, достоинства, недостатки.	ПК-3.3.1
14.	Однотактный выход с пассивной нагрузкой. Схема, принцип функционирования, достоинства, недостатки. Состояние линий низкое (Low), высокое (High), конфликта (X), плавающее (Z). Принцип использования Z состояния выхода с открытым стоком. Подтягивающие резисторы и их назначение.	ПК-3.3.1
15.	Структурная схема бита порта ввода/вывода МК STM32. Принцип настройки и работы схемы. Триггер Шмидта.	ПК-3.В.1
16.	Режимы работы линий порта ввода/вывода МК STM32 и регистры их настройки.	ПК-3.В.1
17.	Система прерываний. Определения: прерывания, запроса прерывания, обработчика прерывания, вектор прерывания, приоритет прерывания, события, исключения. Виды прерываний. Издержки в организации системы прерываний. Системные исключения ARM Cortex_M3/4. Внешние прерывания. Принцип настройки прерываний.	ПК-3.3.1
18.	Контроллер вложенных векторных прерываний (NVIC). Регистры разрешения и запрещения прерываний NVIC. Регистры установки/сброса признака отложенного прерывания NVIC. Активное состояние. Взаимосвязь таблица векторов прерываний с номерами прерываний.	ПК-3.В.1
19.	Уровни приоритета, группировка приоритетов, регистры настройки. Базовые средства конфигурации прерываний библиотеки CMSIS. Программные прерывания.	ПК-3.В.1
20.	Системный таймер, принцип работы. Регистры системного таймера.	ПК-3.В.1

21.	Расширенный контроллер прерываний и событий EXTI, блок схема, назначение, принцип работы. Регистры расширенного контроллера прерываний и событий. Порядок настройки внешнего прерывания с входа ПВВ.	ПК-3.В.1
22.	Понятие таймера. Виды таймеров, основные модули, принцип работы, место в системе. Блок-схема базового таймера STM32Fх, основные регистры.	ПК-3.3.1
23.	Блок-схема таймера общего назначения STM32Fх, основные модули и их назначение. Соединение таймеров в каскадном режиме, таблица межсоединений таймеров.	ПК-3.В.1
24.	Блок-схема таймера с расширенным функционалом STM32Fх. Принцип работы. Режимы работы.	ПК-3.В.1
25.	Понятие широтно-импульсной модуляции сигнала (ШИМ). Работа таймера в режиме ШИМ. Назначение энкодера, принцип действия при измерении линейных и вращательных перемещений.	ПК-3.3.1
26.	Иерархия библиотек STM32. Стандартная библиотека периферии. Понятие слоя аппаратных абстракций (HAL). Низкоуровневые драйверы библиотеки HAL (LL). Структура, порядок работы.	ПК-3.У.2
27.	Спецификации ARM AMBA. Используемые термины при рассмотрении шин. Обозначение сигналов на временных диаграммах. Назначение шины периферии APB. Назначение высокопроизводительной шины АНВ. Блок-схема шины АНВ. Принципиальные различия в построении шин APB и АНВ.	ПК-3.В.1
28.	Блок-схема шины периферии APB. Сигналы шины APB. Диаграмма состояний шины APB. Временная диаграмма транзакции чтения.	ПК-3.В.1
29.	Структурная схема и принцип работы жидкокристаллических экранов. Понятие GRAM. Стандарт протокола параллельной шины Intel 8080. Блок схема контроллера ILI9325. Принцип настройки контроллера. Регистры настройки. Временные диаграммы чтения/записи данных в контроллер. Формат РСХ.	ПК-3.3.1
30.	Контроллер прямого доступа к памяти DMA. Блок-схема, режимы работы, регистры настройки контроллера.	ПК-3.В.1
31.	Асинхронный и синхронный режим передачи данных. Режимы передачи параллельного кода со стробированием, с квитиowaniem. Понятие интерфейса.	ПК-3.3.1
32.	Универсальный асинхронный приёмопередатчик (UART). Принцип работы передатчика, приёмника UART. Формат байта данных UART. Основные регистры управления.	ПК-3.В.1
33.	Интерфейс I2C, схема подключения к шине, протокол шины. Блок схема модуля I2C в STM32, регистры настройки работы модуля.	ПК-3.В.1
34.	Интерфейс SPI, схема подключения к шине, протокол шины. Понятие «дифференциальный сигнал». CAN интерфейс, общие сведения. CAN интерфейс, общие сведения.	ПК-3.В.1
35.	Методологическая схема формирования и материализации информации. Квантование информации. Методы дискретизации сигналов. Выводы теоремы Котельникова В.А. для функций с ограниченным спектром.	ПК-3.3.1
36.	Аналогово-кодовое кодирование сигналов. Статические параметры АЦП. Структурная схема и принцип работы ЦАП.	ПК-3.3.1
37.	Классификация АЦП. Структурная схема и принцип работы параллельного АЦП.	ПК-3.3.1
38.	Структурная схема и принцип работы: АЦП последовательного приближения; сигма-дельта АЦП.	ПК-3.3.1

39.	Понятие программного конечного автомата. Принципы автоматного программирования. Понятие мультизадачной системы, встраиваемой ОС, процесса (задачи), потока. Ресурсы процесса. Планировщик задач. Состояния задачи. Однопоточные и многопоточные системы. Реентерабельность.	ПК-3.У.1
40.	ОС реального времени (RTOS). Архитектура ОС. Понятие ядра встраиваемой ОС и его функции. Функции блока управления процессом(задачей). Очередь заданий. Доступ к разделяемым ресурсам. Файловая структура внедряемой CMSIS-RTOS RTX. Конфигурация ядра.	ПК-3.В.1
41.	Каков результат выполнения следующего кода: <pre>typedef unsigned int uint32_t; int main(){ *(uint32_t*)(0x40021018) = 0x00000010; *(uint32_t*)(0x40011004)&= 0xFF0FFFFFFF; *(uint32_t*)(0x40011004) = 0x00200000; for(;;){ *(uint32_t*)(0x40011010) = 0x00002000; *(uint32_t*)(0x40011014) = 0x00002000;}} </pre> Разъяснить результаты выполнения каждой строчки кода.	ПК-3.У.2
42.	Написать программу опроса каждую секунду состояния линии PA0 и вывода результата в окно отладчика.	ПК-3.У.2
43.	Рассчитать коэффициенты настройки подсистемы тактирования и базового таймера TIMx для настройки прерывания от таймера каждые 3 минуты.	ПК-3.У.2
44.	Рассчитать коэффициенты настройки таймера с расширенным функционалом TIMx для настройки ШИМ сигнала частотой 720 Гц и коэффициентом заполнения kw=0,235. Частота тактирования таймера FCK_INT = FCK_PSC = 144 МГц.	ПК-3.У.2
45.	Осуществить дискретизацию по времени на частоте 5 Гц сигнала $e(t)=5*\sin(900*t)$, затем перевести в цифровую форму и записать в виде таблицы. Величина кванта по уровню 0.5В, временной отрезок [0;1] секунд. Указать в таблице ошибку квантования по уровню каждого отсчёта.	ПК-3.У.2

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
1.	Калькулятор арифметических операций.
2.	Логический двоичный калькулятор
3.	Калькулятор графиков степенных функций.
4.	Цифровой самописец.

5.	Выносной пульт контроля.
6.	Часы.
7.	Сторожевой пульт.
8.	Генератор ШИМ звуковой частоты.
9.	Таймер обратного отсчёта.
10.	Транслятор числа в код Морзе.
11.	Генератор прямоугольных импульсов.
12.	Гирлянда из 8-ми светодиодов. Управление движением огоньков.

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1.	Понятие программного управления.	ПК-3.3.1
2.	Принципы программного управления.	ПК-3.3.1
3.	Различия микроконтроллеров по набору инструкций.	ПК-3.3.1
4.	Характерные черты процессоров с RISC-архитектурой.	ПК-3.3.1
5.	Этапы конвейера ARMv7.	ПК-3.В.1
6.	Модель процессора с точки зрения программиста.	ПК-3.3.1
7.	Функции кнопок в режиме отладки.	ПК-3.В.1
8.	Типы памяти SRAM и DRAM.	ПК-3.3.1
9.	Особенности чтения/записи флэш-памяти.	ПК-3.3.1
10.	Разделы адресного пространства микроконтроллеров ARM Cortex-M.	ПК-3.В.1
11.	Понятие «точка входа» («Entry point») в приложении.	ПК-3.В.1
12.	Влияние уровней оптимизации при компиляции.	ПК-3.3.1
13.	Размещение компилятором переменных разного типа.	ПК-3.3.1
14.	Размер разных типов данных в архитектуре ARM.	ПК-3.В.1
15.	Понятие операнда.	ПК-3.3.1
16.	Регистровая память микроконтроллеров ARM Cortex-M, назначение.	ПК-3.В.1
17.	Назначение регистра счётчика команд.	ПК-3.3.1
18.	Назначение регистра указателя стека.	ПК-3.3.1
19.	Назначение регистра состояния программы.	ПК-3.3.1
20.	Расположение стека и “heap” в памяти.	ПК-3.3.1
21.	Назначение флагов в регистра состояния программы.	ПК-3.3.1
22.	Понятие кварцевого резонатора, тактового генератора HSE	ПК-3.3.1
23.	Понятие ФАПЧ (PLL), назначение.	ПК-3.3.1
24.	Назначение HSE, HSI, MCO, LSE, LSI.	ПК-3.В.1
25.	Внутренние нагрузочные резисторы Pull-up (down) микроконтроллера, назначение.	ПК-3.В.1
26.	Назначение триггера Шмитта.	ПК-3.3.1
27.	Расстановка приоритетов прерываний по умолчанию после сброса МК.	
28.	Возможности системы прерываний МК по настройке внешних прерываний.	ПК-3.3.1
29.	Временные характеристики системы прерываний МК.	ПК-3.3.1
30.	Регистры МК управления системой прерываний, разрешения, запрещения, маскирования, приоритета, группировки приоритетов.	ПК-3.В.1
31.	Состояния прерывания и порядок его изменения.	ПК-3.В.1
32.	Функции CMSIS управления системой прерываний.	ПК-3.В.1

33.	Системный таймера (SYSTICK), назначение, разрядность, направление счёта.	ПК-3.В.1
34.	Назначение таймеров, типы таймеров в МК.	ПК-3.В.1
35.	Принцип организации работы базового таймера, основные регистры.	ПК-3.В.1
36.	Принцип организации работы канала захвата-сравнения таймера общего назначения, основные регистры.	ПК-3.В.1
37.	Расчёта значения частоты тактирования таймера в зависимости от настроек регистров подсистемы тактирования.	ПК-3.У.2
38.	Расчёта значения регистра авто-перезагрузки таймера в зависимости от частоты тактирования, значений предделителей и частоты события.	ПК-3.У.2
39.	Виды интерфейсов периферийных устройств.	ПК-3.3.1
40.	Организация интерфейса USART.	ПК-3.В.1
41.	Организация интерфейса I ² C.	ПК-3.В.1
42.	Организация интерфейса SPI.	ПК-3.В.1

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

11.2. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

Структура и форма отчета о лабораторной работе

Приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

Требования к оформлению отчета о лабораторной работе

Приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

11.3. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы

Курсовой проект/ работа проводится с целью формирования у обучающихся опыта комплексного решения конкретных задач профессиональной деятельности.

Курсовой проект/ работа позволяет обучающемуся:

- применить полученные знания, умения и практический опыт при решении комплексных задач, в соответствии с основными видами профессиональной деятельности по направлению 02.03.03;
- приобрести опыт аналитической, расчётной, конструкторской работы и сформировать соответствующие умения;
- сформировать умения работы со специальной литературой, справочной, нормативной и правовой документацией и иными информационными источниками;
- сформировать умения формулировать логически обоснованные выводы, предложения и рекомендации по результатам выполнения работы;
- развить системное мышление, творческую инициативу, самостоятельность, организованность и ответственность за принимаемые решения;
- сформировать навыки планомерной регулярной работы над решением поставленных задач.

Структура пояснительной записки курсового проекта/ работы

Приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

Требования к оформлению пояснительной записки курсового проекта/ работы

Приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

11.4. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются учебно-методические материалы по дисциплине приведенные на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Программирование встроенных приложений/

11.5. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Текущий контроль проводится в течение семестра по итогам выполнения студентами лабораторных занятий в виде защиты. Защита лабораторной работы происходит после ее выполнения на основе электронного отчета, который должен содержать основные структурные элементы: название, тему, цель, задачи, расчетные формулы, код программы, осциллограммы сигналов.

«Отлично» ставится, если студент демонстрирует знания о методах содержания, обобщения и систематизации приведенного в отчете материала на уровне 90-100%

«Хорошо» - если студент демонстрирует знания о методах получения, обобщения и систематизации приведенного в отчете материала на уровне 75-90%;

«Удовлетворительно» - если студент демонстрирует знания о методах получения, обобщения и систематизации приведенного в отчете материала на уровне 50-75%;

«Неудовлетворительно» - если студент не знает о методах получения, обобщения и систематизации более половины приведенного в отчете материала.

Результаты текущего контроля успеваемости отражаются в личном кабинете в автоматизированной информационной системе.

Низкие результаты текущего контроля (оценка «удовлетворительно» и ниже) при проведении промежуточной аттестации позволяют экзаменатору задавать дополнительные вопросы по теме лабораторных занятий, а также помимо теоретических вопросов предлагать другие задания.

11.6. Методические указания для обучающихся по прохождению промежуточной аттестации

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

– дифференцированный зачет – это форма оценки знаний, полученных обучающимся при выполнении курсового проекта с аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой