

Аннотация

Дисциплина «ИТ-модуль "Проектирование на FPGA"» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/специальности 11.03.02 «Инфокоммуникационные технологии и системы связи» направленности «Коммуникационные технологии Интернета вещей». Дисциплина реализуется кафедрой «№41».

Дисциплина направлена на углубленное формирование следующих компетенций:

УК-6 «Способен управлять своим временем, выстраивать и реализовывать траекторию саморазвития на основе принципов образования в течение всей жизни»

Содержание дисциплины охватывает круг вопросов, связанных со сферой проектирования устройств и систем на программируемых логических интегральных схемах (ПЛИС) архитектуры FPGA, с использованием возможностей современных систем автоматизированного проектирования и применением языков описания аппаратуры.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, практические занятия, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме дифференцированного зачета.

Общая трудоемкость освоения дисциплины составляет 7 зачетных единиц, 252 часа.

Язык обучения по дисциплине «русский»