

Аннотация

Дисциплина «Архитектура вычислительных систем» входит в образовательную программу высшего образования по направлению подготовки/ специальности 09.03.01 «Информатика и вычислительная техника» направленности «Программирование, аналитика данных и цифровая трансформация систем». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-2 «Способен осуществлять концептуальное, функциональное и логическое проектирование систем среднего и крупного масштаба и сложности»

Содержание дисциплины охватывает круг вопросов, связанных с развитием и эксплуатацией вычислительных машин, комплексов, систем и сетей.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента, консультации.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме зачета.

Общая трудоемкость освоения дисциплины составляет 3 зачетных единицы, 108 часов.

Язык обучения по дисциплине «русский»