

Аннотация

Дисциплина «Центральные и периферийные устройства ЭС» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 11.03.03 «Конструирование и технология электронных средств » направленности «Проектирование и технология электронно-вычислительных средств». Дисциплина реализуется кафедрой «№23».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-4 «Способен осуществлять разработку и корректировку программной и конструкторской документации (КД) на электронные средства и электронные системы с использованием систем автоматизированного проектирования (САПР)»

ПК-5 «Способен осуществлять разработку схмотехнических решений отдельных аналоговых блоков с применением аналитических и машинных методов»

ПК-6 «Способен определять численные значения основных технических характеристик отдельных аналоговых блоков, выполнять расчет уровней питающих, входных и выходных напряжений»

Содержание дисциплины охватывает круг вопросов, связанных с проектированием устройств, входящих в типовую архитектуру электронно-вычислительных комплексов.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, практические занятия, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часа.

Язык обучения по дисциплине «русский»