

Аннотация

Производственная преддипломная практика входит в состав обязательной части образовательной программы подготовки обучающихся по направлению подготовки/ специальности 11.04.04 «Электроника и наноэлектроника» направленность «Системы сбора, обработки и отображения информации». Организацию и проведение практики осуществляет кафедра №41.

Цель проведения производственной практики:
(вид практики)

- совершенствования навыков профессиональной деятельности при решении научно-технической проблемы;
- формирование у обучающихся практических навыков по подготовке научных публикаций.

Задачи проведения производственной практики:
(вид практики)

- изложить основную идею магистерской диссертации в формате научной статьи;
- оформить статью в соответствии с требованиями к работам, представляемым в сборнике трудов ежегодной Международной студенческой научной конференции ГУАП.

Производственная преддипломная практика обеспечивает формирование у обучающихся следующих

.универсальных компетенций:

УК-6 «Способен определять и реализовывать приоритеты собственной деятельности и способы ее совершенствования на основе самооценки»;

общепрофессиональных компетенций:

ОПК-1 «Способен представлять современную научную картину мира, выявлять естественнонаучную сущность проблем, определять пути их решения и оценивать эффективность сделанного выбора»;

ОПК-2 «Способен применять современные методы исследования, представлять и аргументировано защищать результаты выполненной работы»;

ОПК-4 «Способен разрабатывать и применять специализированное программно-математическое обеспечение для проведения исследований и решения инженерных задач»;

профессиональных компетенций:

ПК-1 «Способен осуществлять сопровождение работ по проекту, контроль требований технического задания на аналоговые сложно-функциональные блоки»;

ПК-2 «Способен осуществлять описание поведенческих моделей отдельных аналоговых узлов и всей аналоговой части электронной системы в целом, описывающих функции и временные соотношения»;

ПК-3 «Способен использовать специализированные системы автоматизированного проектирования для синтеза логических схем, моделирования и верификация моделей, написанных на языках описания аппаратуры»;

ПК-4 «Способен осуществлять характеризацию сложно-функциональных цифровых блоков и проектировать электрические схемы цифровых электронных устройств, реализующие требуемые логические функции»;

ПК-7 «Готов осуществлять публикации по результатам выполненных исследований в области разработки изделий электроники и наноэлектроники»;

ПК-8 «Способен выполнять научно-исследовательскую работу с целью сравнения результатов функционально-логического моделирования и схемотехнического

моделирования изделий электроники»

Содержание практики охватывает круг вопросов, связанных с обобщением материалов по теме магистерской диссертации с тем, чтобы и изложить ее основную идею в формате научной статьи.

Промежуточная аттестация по практике осуществляется путем защиты отчетов, составляемых обучающимися по итогам практики. Форма промежуточной аттестации по практике – дифференцированный зачет.

Общая трудоемкость практики составляет 12 зачетных единиц, 432 часа.

Язык обучения – русский.