

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ  
 ФЕДЕРАЦИИ  
 федеральное государственное автономное образовательное учреждение высшего  
 образования  
 "САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ  
 АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 13

УТВЕРЖДАЮ  
 Ответственный за образовательную  
 программу

доц., к.т.н., доц.

(должность, уч. степень, звание)

В.К. Пономарев

(инициалы, фамилия)

(подпись)

«24» июня 2024 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ


«Микропроцессорная техника в приборах, системах и комплексах»  
 (Наименование дисциплины)

Код направления подготовки/ специальности	24.03.02
Наименование направления подготовки/ специальности	Системы управления движением и навигация
Наименование направленности	Приборы и системы ориентации, стабилизации и навигации
Форма обучения	очная
Год приема	2024

Лист согласования рабочей программы дисциплины

Программу составил (а)

доц. к.т.н.  
 (должность, уч. степень, звание)



Ю.Ф. Матасов  
 (инициалы, фамилия)

Программа одобрена на заседании кафедры № 13

«24» июня 2024 г, протокол № 11

Заведующий кафедрой № 13

к.т.н.  
 (уч. степень, звание)



Н.А. Овчинникова  
 (инициалы, фамилия)

Заместитель директора института №1 по методической работе

доц., к.т.н.  
 (должность, уч. степень, звание)



В.Е. Таратун  
 (инициалы, фамилия)

## Аннотация

Дисциплина «Микропроцессорная техника в приборах, системах и комплексах» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 24.03.02 «Системы управления движением и навигация» направленности «Приборы и системы ориентации, стабилизации и навигации». Дисциплина реализуется кафедрой «№13».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-1 «Способен разрабатывать отдельные детали и узлы для приборов ориентации, навигации и стабилизации летательных аппаратов ракетно-космической техники»

Содержание дисциплины охватывает круг вопросов, связанных с формированием знаний в области теории проектирования специализированных цифровых и цифро-аналоговых вычислительных устройств приборных комплексов на основе комплектов цифровых интегральных схем различного уровня интеграции и встроенных микропроцессоров и микро ЭВМ, подготовка выпускников к решению профессиональных научно-исследовательских задач, связанных с проведением экспериментальных исследований, формирование у студентов современного научного мировоззрения, развитие творческого естественнонаучного мышления, ознакомление с методологией проектирования современных измерительных средств.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часа.

Язык обучения по дисциплине «русский».

## 1. Перечень планируемых результатов обучения по дисциплине

### 1.1. Цели преподавания дисциплины

Целью дисциплины « Микропроцессорная техника в приборах, системах и комплексах» является формирование у студентов комплекса необходимых знаний и умений в области современной микропроцессорной техники и ее применения в приборах, системах и комплексах.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-1 Способен разрабатывать отдельные детали и узлы для приборов ориентации, навигации и стабилизации летательных аппаратов ракетно-космической техники	ПК-1.3.1 знать основы проектирования и расчета элементов и узлов приборов и систем ориентации, навигации и стабилизации летательных аппаратов ПК-1.У.1 уметь выполнять необходимые расчеты, связанные с проектированием элементов и узлов приборов и систем ориентации, навигации и стабилизации летательных аппаратов ПК-1.В.1 владеть методиками проектирования, в том числе с использованием компьютерных технологий

## 2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Электротехника»,
- «Информатика»,
- «Физика»,
- «Специальные электрические машины»,
- «Электроника».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- «Техническая эксплуатация и испытания авиационных электросистем и пилотажно- навигационных комплексов»,
- «Интерфейсы интегрально-модульной авионики»,
- « Системы регистрации, контроля и обработки полетной информации».

## 3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам
		№6
1	2	3
<b>Общая трудоемкость дисциплины, ЗЕ/ (час)</b>	4/ 144	4/ 144
<b>Из них часов практической подготовки</b>	34	34
<b>Аудиторные занятия, всего час.</b>	68	68
в том числе:		
лекции (Л), (час)	34	34
практические/семинарские занятия (ПЗ), (час)		
лабораторные работы (ЛР), (час)	34	34
курсовой проект (работа) (КП, КР), (час)		
экзамен, (час)	36	36
<b>Самостоятельная работа, всего (час)</b>	40	40
<b>Вид промежуточной аттестации:</b> зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.	Экз.

#### 4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.  
Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 6					
Раздел 1.					
Тема 1.1.					
.....					
Тема 1.п.					
Раздел 2.					
Раздел 3.					
Раздел 4.					
Раздел 5.					
Итого в семестре:	34		34		40
Итого	34	0	34	0	40

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 7					
Раздел 1. Общие сведения о микропроцессорных системах					
Тема 1.1. Структура микропроцессора	12		12		16
Тема 1.2. Память микропроцессорной системы					
Тема 1.3. Система команд микропроцессора					
Тема 1.4. Интерфейс микропроцессора					

Раздел 2. Микроконтроллеры. Особенности структуры и применения Тема 2.1. Основные сведения о микроконтроллерах Тема 2.2. Структура и параметры микроконтроллера МК АТ89С2051 Тема 2.3. Последовательный обмен данными Тема 2.4. Примеры схемных решений с использованием микроконтроллера АТ 89С2051 Тема 2.5. Основные сведения по PIC микроконтроллерам	12		12		16
Раздел 3. Разработка цифровых приборов на основе микроконтроллера Microchip PIC18F4520 Тема 3.1. Архитектура и функциональные возможности микроконтроллера Тема 3.2. Программно-аппаратные средства программирования и отладки Тема 3.3. Порты цифрового ввода-вывода. Тема 3.4. Управление устройствами индикации Тема 3.5. Подключение устройств ввода дискретной информации Тема 3.6. Система прерываний микроконтроллера Тема 3.7. Интегрированные модули таймеров Тема 3.8. Интегрированный модуль АЦП Тема 3.9. Интегрированный модуль генератора тактовых импульсов Тема 3.10. Интегрированный модуль EEPROM Тема 3.11. Интегрированный модуль аппаратного умножителя Тема 3.12. Интерфейс I2C Тема 3.13. Интерфейс SPI Тема 3.14. Интегрированный модуль синхронной асинхронной последовательной передачи данных Тема 3.15. Интегрированный модуль генерации сигналов с широтно-импульсной модуляцией	10		10		8
Итого в семестре:	34		34		40
Итого	34	0	34	0	40

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

#### 4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	Раздел 1. Общие сведения о микропроцессорных системах  Тема 1.1. Структура микропроцессора Структурная схема МП системы и назначение ее

	<p>элементов: центрального процессора (ЦП), памяти, устройств ввода/вывода, системы прерываний, состав системной шины МП системы. Внутренняя структура МП и назначение ее элементов: арифметико-логического устройства, рабочих регистров, регистра состояния, счетчика команд, регистра адреса памяти и устройства управления. Порядок работы МП: стадии выборки/выполнения. Способы адресации МП.</p> <p>Тема 1.2. Память микропроцессорной систем Энергонезависимая память: базовая схема ПЗУ, масочные ПЗУ, перепрограммируемые ПЗУ. EEPROM (ФЛЭШ ПЗУ): ячейка памяти на основе МОП транзистора с плавающим затвором, параметры современных ФЛЭШ ПЗУ способ программирования, схема (организация) ФЛЭШ ПЗУ. Энергозависимая память (ОЗУ), ее виды и схемы ячеек статического и динамического ОЗУ, матрица ОЗУ, виды ОЗУ используемые в МП системах.</p> <p>Тема 1.3. Система команд микропроцессор Команды обработки данных: пересылки/загрузки данных, арифметические и логические команды. Формат команд. Команды перехода, условный и безусловный переходы, их виды. Команды вызова подпрограмм, их виды. Стек микропроцессора, команды работ со стекком.</p> <p>Тема 1.4. Интерфейс микропроцессора Интерфейс с ОЗУ и ПЗУ: пример схемного решения. Организация ввода/вывода. Параллельный интерфейс: схема параллельного ввода данных. Режим опроса при вводе данных, система прерываний: приоритет, маска прерываний.</p>
2	<p>Раздел 2. Микроконтроллеры. Особенности структуры и применения</p> <p>Тема 2.1. Основные сведения о микроконтроллерах Основные сведения о МК: МК как МП система на одном кристалле.</p> <p>Тема 2.2. Структура и параметры микроконтроллера МК AT89C2051 Структурная схема, параметры (емкость памяти, тактовая частота), таймеры MR, его рабочие регистры, порты ввода/вывода, их схемное решение.</p> <p>Тема 2.3. Последовательный обмен данными Последовательный обмен данными: шина I2C, ее протокол, схемное решение</p> <p>Тема 2.4. Примеры схемных решений с использованием микроконтроллера AT 89C2051 Схемы управления динамической индикацией на светодиодах, управления жидкокристаллическим модулем МТ-10Т7-7, исполнительным устройством на основе симистора, цифро-аналогового преобразователя и системы ввода аналоговых данных</p> <p>Тема 2.5. Основные сведения по PIC микроконтроллерам Архитектура. Система команд. Интерфейс. Характеристики МК на примере МК PIC 18F458, PIC 16C84.</p>
3	<p>Раздел 3. Разработка цифровых приборов на основе микроконтроллера Microchip PIC18F4520.</p> <p>Тема 3.1. Архитектура и функциональные возможности микроконтроллера. Архитектура, интегрированные периферийные модули, система команд, технические характеристики.</p>

	<p>Тема 3.2. Программно-аппаратные средства программирования и отладки. Системы разработки, программирования и отладки микропроцессорных систем. Отладчики, эмуляторы, программаторы.</p> <p>Тема 3.3. Порты цифрового ввода-вывода. Устройство портов цифрового ввода-вывода. Регистры конфигурации и данных.</p> <p>Тема 3.4. Устройства индикации. Устройство полупроводниковых алфавитно-цифровых и шкальных индикаторов. Подключение индикаторов к портам микроконтроллера. Разработка программного обеспечения (ПО) для отображения информации.</p> <p>Тема 3.5. Устройства ввода дискретной информации. Устройство матричной клавиатуры. Подключение кнопок, переключателей и матричной клавиатуры к портам микроконтроллера. Разработка программного обеспечения (ПО) для ввода дискретной информации.</p> <p>Тема 3.6. Система прерываний микроконтроллера Устройство обработки прерываний микроконтроллера. Система приоритетов. Регистры управления прерываниями периферийных модулей. Подпрограммы обработки прерываний.</p> <p>Тема 3.7. Интегрированные модуля таймеров Устройство и функциональные возможности модулей таймеров. Программное управление модулями. Обработка прерываний.</p> <p>Тема 3.8. Интегрированный модуль АЦП Устройство и функциональные возможности модуля АЦП. Программное управление модулем. Обработка прерываний.</p> <p>Тема 3.9. Интегрированный модуль генератора тактовых импульсов Устройство и функциональные возможности модуля. Программное управление модулем.</p> <p>Тема 3.10. Интегрированный модуль EEPROM Устройство и функциональные возможности модуля. Программное управление модулем. Обработка прерываний.</p> <p>Тема 3.11. Интегрированный модуль аппаратного умножителя Устройство и функциональные возможности модуля.</p> <p>Тема 3.12. Интерфейс I2C Устройство и функциональные возможности модуля. Программное управление модулем. Обработка прерываний. Подключение датчиков к микроконтроллеру по интерфейсу.</p> <p>Тема 3.13. Интерфейс SPI. Устройство и функциональные возможности модуля. Программное управление модулем. Обработка прерываний. Подключение датчиков к микроконтроллеру по интерфейсу.</p> <p>Тема 3.14. Интегрированный модуль синхронной асинхронной последовательной передачи данных Устройство и функциональные возможности модуля. Программное управление модулем. Обработка прерываний. Реализация интерфейсов RS232, RS422, RS485.</p> <p>Тема 3.15. Интегрированный модуль генерации сигналов с широтно-импульсной модуляцией. Устройство и функциональные возможности модуля. Программное управление модулем.</p>
--	---

#### 4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

#### 4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 7				
1	Исследование блока микропрограммного управления и центрального процессора серии K589.	8		1
2	Исследование микроконтроллера ATmega32-16A	8		2
3	Исследование программируемой логической интегральной микросхемы (ПЛИС)	8		2
4	Программирование микроконтроллера PIC18F4520 для дискретного ввода информации	6		3
	Исследование интерфейса I2C	4		3
Всего		34		

#### 4.5. Курсовое проектирование/ выполнение курсовой работы

Учебным планом не предусмотрено

#### 4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 6, час
1	2	3
Изучение теоретического материала дисциплины (ТО)	40	
Курсовое проектирование (КП, КР)		
Расчетно-графические задания (РГЗ)		
Выполнение реферата (Р)		
Подготовка к текущему контролю успеваемости (ТКУ)		



Домашнее задание (ДЗ)		
Контрольные работы заочников (КРЗ)		
Подготовка к промежуточной аттестации (ПА)		
Всего:	40	40

5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)  
Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий  
Перечень печатных и электронных учебных изданий приведен в таблице 8.  
Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
621.38 Э 45	Электроника и микропроцессорная техника. С.Г. Григорьян и др. ; ред. В. И. Лачин / учебник. -Ростов н/Д : Феникс, 2007. - 568 с.	15
Удк 004.318(075) ББК 32.973- 04я73 М59	Микропроцессорная техника в приборах, системах и комплексах: учеб. пособие / В. А. Авдеев, В. М. Ананенко, Ю. Ф. Матасов, А. В. Назаров. – СПб.: ГУАП, 2023. – с.	30
	Бойко В.И. Схемотехника электронных систем/ Микропроцессоры и микроконтроллеры.. СПб: БХВ-Петербург, 2004. 464с <a href="http://booksee.org/book/764521">booksee.org&gt;book/764521</a>	
	Белов А.В. Конструирование устройств на микроконтроллерах. СПб.: Наука и техника. 2005, 295 с. <a href="http://libbib.org/konstruirovanie-ustrojstvna...">libbib.org&gt;konstruirovanie-ustrojstvna...</a> <a href="http://belov-a-v/">belov- a-v/</a>	

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»  
Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.  
Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование

## 8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

## 9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Мультимедийная лекционная аудитория	12-08
	Специализированная лаборатория «Микропроцессорных измерительно-вычислительных систем»	12-08

## 10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Экзаменационные билеты; Задачи; Тесты.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся глубоко и всесторонне усвоил программный материал;</li> <li>– уверенно, логично, последовательно и грамотно его излагает;</li> <li>– опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления;</li> <li>– умело обосновывает и аргументирует выдвигаемые им идеи;</li> <li>– делает выводы и обобщения;</li> <li>– свободно владеет системой специализированных понятий.</li> </ul>
«хорошо» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы;</li> <li>– не допускает существенных неточностей;</li> <li>– увязывает усвоенные знания с практической деятельностью направления;</li> <li>– аргументирует научные положения;</li> <li>– делает выводы и обобщения;</li> <li>– владеет системой специализированных понятий.</li> </ul>
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы;</li> <li>– допускает несущественные ошибки и неточности;</li> <li>– испытывает затруднения в практическом применении знаний направления;</li> <li>– слабо аргументирует научные положения;</li> <li>– затрудняется в формулировании выводов и обобщений;</li> <li>– частично владеет системой специализированных понятий.</li> </ul>
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> <li>– обучающийся не усвоил значительной части программного материала;</li> <li>– допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении;</li> <li>– испытывает трудности в практическом применении знаний;</li> <li>– не может аргументировать научные положения;</li> <li>– не формулирует выводов и обобщений.</li> </ul>

### 10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
		ПК-1.3.1
		ПК-1.У.1
		ПК-1.В.1

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
1	1. Организация памяти микроконтроллера PIC18F4520. Организация стека. Регистры специального назначения. Регистровые файлы. 2. Командный цикл микроконтроллера PIC18F4520. Арифметическо-логическое устройство. Матричный множитель.	ПК-1.3.1

	<p>3. Система прерываний микроконтроллера PIC18F4520.</p> <p>4. Интегрированный электронный модули таймеров микроконтроллера PIC18F4520.</p> <p>5. Интегрированный электронный модуль генератора сигнала с широтно- импульсной модуляцией микроконтроллера PIC18F4520.</p> <p>6. Интегрированный электронный модуль АЦП микроконтроллера PIC18F4520.</p> <p>7. Архитектура и основные технические характеристики микроконтроллера «Миландр» 1986BE93</p> <p>8. Модули таймеров микроконтроллера «Миландр» 1986BE93</p>	
2	<p>9. Системный таймер SysTick микроконтроллера «Миландр» 1986BE93</p> <p>10. Порты ввода-вывода микроконтроллера «Миландр» 1986BE93</p> <p>11. Блок управления тактовой частотой микроконтроллера «Миландр» 1986BE93</p> <p>12. Интегрированный модуль АЦП микроконтроллера «Миландр» 1986BE93</p> <p>13. Интегрированный модуль ЦАП микроконтроллера «Миландр» 1986BE93</p> <p>14. Микроконтроллер Microchip PIC18F4520. Архитектура и функциональные возможности. Интегрированные электронные модули. Система команд.</p> <p>15. Обработка прерываний и исключений в микроконтроллере «Миландр» 1986BE93</p>	ПК-1.У.1
3	<p>16. Порты цифрового ввода-вывода микроконтроллера PIC18F4520.</p> <p>17. Интегрированный электронный модуль последовательной синхронной связи MSSP микроконтроллера PIC18F4520. Реализация интерфейса</p> <p>18. последовательной связи SPI (Serial Peripheral Interface).</p> <p>19. Интегрированный электронный модуль последовательной синхронной связи MSSP микроконтроллера PIC18F4520. Реализация интерфейса</p> <p>20. последовательной связи I<sup>2</sup>C (Inter-Integrated Circuit).</p> <p>21. Интегрированный электронный модуль последовательной синхронной асинхронной передачи данных EUSART микроконтроллера PIC18F4520.</p> <p>22. Реализация интерфейсов последовательной связи RS232, RS485 и RS422.</p> <p>23. Электрически стираемое программируемое постоянное запоминающее устройство EEPROM микроконтроллера PIC18F4520. Организация операций записи и чтения данных.</p>	ПК-1.В.1

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.  
Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.


Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

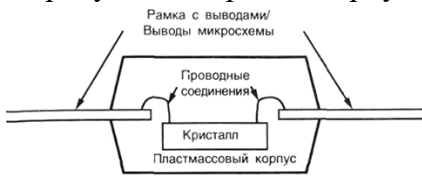
№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	К общим признакам встраиваемых микроконтроллеров можно отнести: -Компактные размеры и наличие радиаторов для эффективного отвода тепла; -Ортогональность внутренних регистров микроконтроллера, позволяющую оптимизировать структуру программы; -Такой микроконтроллер имеет архитектуру, облегчающую работу с вещественными числами; -Все необходимые ресурсы (память, устройства ввода-вывода и т.д.) располагаются на одном кристалле с процессорным ядром.	
2	В состав встраиваемых микроконтроллеров обычно входят: -Устройства индикации и средства ручной подстройки тактовой частоты; -Схема начального запуска процессора (Reset), память программ и программный интерфейс; -Декодеры сигналов, преобразующие полутороразрядный код в ШИМ сигнал.	
3	В состав встраиваемых микроконтроллеров обычно входят:  Модуль, реализующий прямое и обратное преобразование Лапласа и таймеры, фиксирующие число попыток дизассемблирования программного кода; Средства подстройки программных коэффициентов и таймеры, фиксирующие угол наклона линеаризованной характеристики внешнего датчика температуры; Средства ввода-вывода данных и таймеры, фиксирующие число командных циклов.	
4	Типичным примером микроконтроллера с внешней памятью является: -Контроллер клавиатуры; -Контроллер жесткого диска; -Контроллер управления прерываниями; -Контроллер блока питания.	
5	Процессоры, в которых набор выполняемых команд сокращен до минимума, относятся к типу: -RISC-процессоры; -Процессоры с Гарвардской архитектурой; -CISC-процессоры;	

	-Процессоры с Принстонской архитектурой.	
6	<p>На рисунке изображен корпус:</p>  <p>Рамка с выводами/ Выводы микросхемы</p> <p>Гроводные соединения</p> <p>Кристалл</p> <p>Пластмассовый корпус</p> <p>-Микроконтроллера, выполненного по технологии C4; -Микроконтроллера с ультрафиолетовым стиранием; -Микроконтроллера выполненного по технологии BGA; -Однократно программируемого микроконтроллера.</p>	
7	<p>Использование печатной платы со сквозными металлизированными отверстиями подразумевает:</p> <p>-Использование технологии поверхностного монтажа (SMT — Surface Mount Technology); -Монтаж по технологии РТН — Plated-Through Hole; -Монтаж по технологии C4; -Использование микросхемы с корпусом типа BGA (Ball Grid Array).</p>	
8	<p>Для монтажа кристаллов с очень большим количеством выводов (более 300) используется:</p> <p>-Технология поверхностного монтажа (SMT — Surface Mount -- Technology); -Монтаж по технологии РТН — Plated-Through Hole; -Монтаж по технологии C4; -Технология BGA (Ball Grid Array).</p>	
9	<p>В настоящее время практически все микроконтроллеры выпускаются по технологии:</p> <p>-CMOS; -PMOS; -NMOS; -На основе биполярных транзисторов.</p>	
10	<p>Собственная мощность — это:</p> <p>-Мощность, потребляемая устройствами ввода-вывода; -Мощность, потребляемая в «спящем» режиме, когда микроконтроллер ожидает наступления внешнего события, переключающего его в рабочий режим; -Мощность, необходимая для нормальной работы микроконтроллера.</p>	
№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	<p>К общим признакам встраиваемых микроконтроллеров можно отнести:</p> <p>-Компактные размеры и наличие радиаторов для эффективного отвода тепла; -Ортогональность внутренних регистров микроконтроллера, позволяющую оптимизировать структуру программы; -Такой микроконтроллер имеет архитектуру, облегчающую работу с вещественными числами; -Все необходимые ресурсы (память, устройства ввода-вывода и т.д.) располагаются на одном кристалле с процессорным ядром.</p>	
2	В состав встраиваемых микроконтроллеров обычно входят:	

	<ul style="list-style-type: none"> <li>-Устройства индикации и средства ручной подстройки тактовой частоты;</li> <li>-Схема начального запуска процессора (Reset), память программ и программный интерфейс;</li> <li>-Декодеры сигналов, преобразующие полутороразрядный код в ШИМ сигнал.</li> </ul>	
3	<p>В состав встраиваемых микроконтроллеров обычно входят:</p> <p>Модуль, реализующий прямое и обратное преобразование Лапласа и таймеры, фиксирующие число попыток дизассемблирования программного кода;</p> <p>Средства подстройки программных коэффициентов и таймеры, фиксирующие угол наклона линеаризованной характеристики внешнего датчика температуры;</p> <p>Средства ввода-вывода данных и таймеры, фиксирующие число командных циклов.</p>	
4	<p>Типичным примером микроконтроллера с внешней памятью является:</p> <ul style="list-style-type: none"> <li>-Контроллер клавиатуры;</li> <li>-Контроллер жесткого диска;</li> <li>-Контроллер управления прерываниями;</li> <li>-Контроллер блока питания.</li> </ul>	
5	<p>Процессоры, в которых набор выполняемых команд сокращен до минимума, относятся к типу:</p> <ul style="list-style-type: none"> <li>-RISC-процессоры;</li> <li>-Процессоры с Гарвардской архитектурой;</li> <li>-CISC-процессоры;</li> <li>-Процессоры с Принстонской архитектурой.</li> </ul>	
6	<p>На рисунке изображен корпус:</p>  <p>Рамка с выводами/ Выводы микросхемы</p> <p>Проводные соединения</p> <p>Кристалл</p> <p>Пластмассовый корпус</p> <ul style="list-style-type: none"> <li>-Микроконтроллера, выполненного по технологии С4;</li> <li>-Микроконтроллера с ультрафиолетовым стиранием;</li> <li>-Микроконтроллера выполненного по технологии ВГА;</li> <li>-Однократно программируемого микроконтроллера.</li> </ul>	
7	<p>Использование печатной платы со сквозными металлизированными отверстиями подразумевает:</p> <ul style="list-style-type: none"> <li>-Использование технологии поверхностного монтажа (SMT — Surface Mount Technology);</li> <li>-Монтаж по технологии РТН — Plated-Through Hole;</li> <li>-Монтаж по технологии С4;</li> <li>-Использование микросхемы с корпусом типа ВГА (Ball Grid Array).</li> </ul>	
8	<p>Для монтажа кристаллов с очень большим количеством выводов (более 300) используется:</p> <ul style="list-style-type: none"> <li>-Технология поверхностного монтажа (SMT — Surface Mount -- Technology);</li> <li>-Монтаж по технологии РТН — Plated-Through Hole;</li> <li>-Монтаж по технологии С4;</li> </ul>	

	-Технология BGA (Ball Grid Array).	
9	В настоящее время практически все микроконтроллеры выпускаются по технологии: -CMOS; -PMOS; -NMOS; -На основе биполярных транзисторов.	
10	Собственная мощность — это: -Мощность, потребляемая устройствами ввода-вывода; -Мощность, потребляемая в «спящем» режиме, когда микроконтроллер ожидает наступления внешнего события, переключающего его в рабочий режим; -Мощность, необходимая для нормальной работы микроконтроллера.	

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

## 11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

### Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);



- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- изложение теоретических вопросов, связанных с рассматриваемой темой;
- описание методов и алгоритмов, применяемых в современной микропроцессорной технике;
- демонстрация примеров решения конкретных задач по теме;
- обобщение изложенного материала;
- ответы на возникающие вопросы по теме лекции.

## 11.2. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Студенты разбиваются на подгруппы, по 3-4 человека. Перед проведением лабораторной работы обучающимся следует внимательно ознакомиться с методическими указаниями по ее выполнению. В соответствии с заданием обучающиеся должны подготовить необходимые данные, получить от преподавателя допуск к выполнению лабораторной работы, выполнить указанную последовательность действий, получить требуемые результаты, оформить и защитить отчет по лабораторной работе.

Структура и форма отчета о лабораторной работе

Отчет о лабораторной работе должен включать в себя: титульный лист, формулировку задания, теоретические положения, используемые при выполнении лабораторной работы, описание процесса выполнения лабораторной работы, полученные результаты и выводы

Требования к оформлению отчета о лабораторной работе

По каждой лабораторной работе выполняется отдельный отчет. Титульный лист оформляется в соответствии с шаблоном (образцом) приведенным на сайте ГУАП ([www.guap.ru](http://www.guap.ru)) в разделе «Сектор нормативной документации». Текстовые и графические материалы оформляются в соответствии с действующими ГОСТами и требованиями, приведенными на сайте ГУАП ([www.guap.ru](http://www.guap.ru)) в разделе «Сектор нормативной документации».

## 11.3. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

11.4. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

*Обязательно для заполнения преподавателем: указываются требования и методы проведения текущего контроля успеваемости, а также как результаты текущего контроля успеваемости будут учитываться при проведении промежуточной аттестации.*

11.5. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине и проводится в форме дифференцированного зачета с аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно». Система оценок при проведении промежуточной аттестации осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программы высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой