

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 22

УТВЕРЖДАЮ

Руководитель образовательной программы

доц., к.т.н.

(должность, уч. степень, звание)

Ю.В. Бакшеева

(инициалы, фамилия)



(подпись)

24 июня 2024 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Аппаратные средства реализации нейронных сетей»
(Наименование дисциплины)

Код направления подготовки/ специальности	11.03.01
Наименование направления подготовки/ специальности	Радиотехника
Наименование направленности	Радиотехнические технологии и аппаратный интерфейс нейронных сетей
Форма обучения	очная
Год приема	2024

Лист согласования рабочей программы дисциплины

Программу составил (а)

Доцент, к.т.н.

(должность, уч. степень, звание)



17.06.2024

(подпись, дата)

Ю.В.Бакшеева

(инициалы, фамилия)

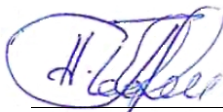
Программа одобрена на заседании кафедры № 22

17 июня 2024 г., протокол № 5

Заведующий кафедрой № 22

к.т.н., доц.

(уч. степень, звание)



17.06.2024

(подпись, дата)

Н.В. Поваренкин

(инициалы, фамилия)

Заместитель директора института №2 по методической работе

доц., к.т.н., доц.

(должность, уч. степень, звание)



17.06.2024

(подпись, дата)

Н.В. Марковская

(инициалы, фамилия)

Аннотация

Дисциплина «Аппаратные средства реализации нейронных сетей» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 11.03.01 «Радиотехника» направленности «Радиотехнические технологии и аппаратный интерфейс нейронных сетей». Дисциплина реализуется кафедрой «№22».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-3 «Способен осуществлять сбор и анализ исходных данных для расчета и проектирования деталей, узлов и устройств радиотехнических систем, аппаратного интерфейса нейронных сетей»

ПК-4 «Способен выполнять расчет деталей, узлов и устройств радиотехнических систем, аппаратного интерфейса нейронных сетей»

Содержание дисциплины охватывает круг вопросов, связанных с изучением принципов построения и функционирования микропроцессоров, а также особенностей их программирования на языках низкого и высокого уровня с целью их применения при реализации нейронных сетей в качестве элементов управления электронными устройствами, входящими в состав радиотехнических систем.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, практические занятия и самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 5 зачетных единиц, 180 часов.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Цель преподавания дисциплины - формирование базовых знаний о принципах построения и функционирования микропроцессоров, а также особенностей их программирования на языках низкого и высокого уровня с целью их применения при реализации нейронных сетей в качестве элементов управления электронными устройствами, входящими в состав радиотехнических систем.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-3 Способен осуществлять сбор и анализ исходных данных для расчета и проектирования деталей, узлов и устройств радиотехнических систем, аппаратного интерфейса нейронных сетей	ПК-3.3.1 знать основные технические характеристики радиотехнических систем
Профессиональные компетенции	ПК-4 Способен выполнять расчет деталей, узлов и устройств радиотехнических систем, аппаратного интерфейса нейронных сетей	ПК-4.У.1 уметь выполнять расчет деталей, узлов и устройств радиотехнических систем, аппаратного интерфейса нейронных сетей

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Схемотехника аналоговых электронных устройств»;
- «Цифровые устройства»;
- «Электроника»;
- "Введение в нейронные сети;"
- «Радиотехнические цепи и сигналы».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- «Современные системы связи»;

- «Интеллектуальные средства формирования навигационных радиосигналов»;
- «Цифровая обработка сигналов» и др., а также могут применять при подготовке выпускной квалификационной работы.

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам
		№6
1	2	3
Общая трудоемкость дисциплины, ЗЕ/ (час)	5/ 180	5/ 180
Из них часов практической подготовки	51	51
Аудиторные занятия, всего час.	68	68
в том числе:		
лекции (Л), (час)	17	17
практические/семинарские занятия (ПЗ), (час)	17	17
лабораторные работы (ЛР), (час)	34	34
курсовой проект (работа) (КП, КР), (час)		
экзамен, (час)	27	27
Самостоятельная работа, всего (час)	85	85
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.	Экз.

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 6					
Раздел 1. Структура и архитектура микроконтроллера	2	2	4		10
Раздел 2. Система команд микроконтроллера	2	2	4		10
Раздел 3. Работа периферийных устройств	10	11	22		45
Раздел 4. Особенности программирования микроконтроллеров	3	2	4		20
Итого в семестре:	17	17	34		85
Итого	17	17	34	0	85

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.
 Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
Раздел 1	Лекция 1. 1.1 Структурная схема микроконтроллеров разных семейств. Их сходства и различия. 1.2 Основные технические характеристики микроконтроллеров 1.3 Принцип функционирования микропроцессора 1.4 Интерфейсы, используемые для связи микропроцессоров с внешними устройствами (на самостоятельное изучение) 1.5 Тактирование и синхронизация микропроцессоров 1.6 Регистровая память микропроцессоров 1.7 Периферийные устройства 1.8 Запоминающие устройства микропроцессора (на самостоятельное изучение)
Раздел 2	Лекция 2 2.1 Команды микроконтроллеров 2.2 Способы адресации в микроконтроллерах 2.3 Команды регистровых операций 2.4 Арифметические и логические команды языка Assembler (на самостоятельное изучение) 2.5 Команды языка Assembler с обращением к регистрам ввода/вывода 2.6 Команды языка Assembler операций с битами 2.7 Команды языка Assembler для управления ходом программы 2.8 Команды пересылки данных и передачи управления языка Assembler (на самостоятельное изучение)
Раздел 3	Лекция 3 3.1 Прерывания в микроконтроллере 3.1.1 Назначение системы прерываний для обмена данными в информационных сетях 3.1.2 Механизм управления внутренними прерываниями в информационных сетях 3.1.3 Алгоритм работы системы внутренних прерываний при обработке данных 3.1.4 Векторы прерываний в микроконтроллере семейства AVR (на самостоятельное изучение) 3.1.5 Внешние прерывание как механизм повышения быстродействия

	<p>3.1.6 Базовый алгоритм обработки внешних прерываний в микроконтроллере</p> <p>3.1.7 Особенности программирования микроконтроллера в режиме обработки прерываний</p> <p>3.1.8 Обработчики прерываний на языке Assembler и C (на самостоятельное изучение)</p>
Раздел 3	<p>Лекция 4</p> <p>3.2 Порты ввода/вывода микроконтроллера</p> <p>3.2.1 Использование портов ввода в качестве универсального цифрового ввода/вывода информации в информационных сетях</p> <p>3.2.2 Устройство и работа портов ввода/вывода микроконтроллера</p> <p>3.2.3 Механизм обмена данными в информационных сетях через порты ввода/вывода микроконтроллера (на самостоятельное изучение)</p> <p>3.2.4 Альтернативные функции портов ввода/вывода</p> <p>3.2.5 Особенности программирования портов ввода/вывода при обмене информацией</p> <p>3.2.6 Настройка портов ввода в режим сна и использование неподключенных выводов (на самостоятельное изучение)</p>
Раздел 3	<p>Лекция 5</p> <p>3.3 Последовательный периферийный интерфейс Serial Peripheral Interface (SPI)</p> <p>3.3.1 Использование интерфейса SPI при обмене данными в информационных сетях</p> <p>3.3.2 Структурная схема и принцип работы модуля SPI</p> <p>3.3.3 Особенности программирования модуля SPI</p> <p>3.3.4 Использование вывода выбора активного ведомого устройства (на самостоятельное изучение)</p> <p>3.4 Последовательный двухпроводный интерфейс Two -wire Serial Interface (TWI)</p> <p>3.4.1 Использование интерфейса TWI для обмена данными в информационных сетях</p> <p>3.4.2 Принцип обмена данными по шине TWI</p> <p>3.4.3 Взаимодействие прикладной программы с модулем TWI</p> <p>3.4.4 Режимы работы модуля TWI (на самостоятельное изучение)</p>

<p>Раздел 3</p>	<p>Лекция 6 3.5 Таймеры 3.5.1 Базовый алгоритм использования прерываний, инициируемых таймерами/счетчиками 3.5.2 Использование предделителей таймеров/счетчиков для формирования тактовых сигналов 3.5.3 Структура и принцип функционирования 8 разрядных таймеров/счетчиков 3.5.4 Регистры, используемые для организации работы 8 разрядных таймеров/счетчиков (на самостоятельное изучение) 3.5.5 Структура и принцип функционирования шестнадцатиразрядных таймеров/счетчиков 3.5.6 Управление тактовым сигналом 3.5.7 Сторожевой таймер 3.5.8 Режимы работы шестнадцатиразрядных счетчиков (на самостоятельное изучение)</p>
<p>Раздел 3</p>	<p>Лекция 7 3.6 Модули обработки аналоговых сигналов 3.6.1 Аналоговый компаратор. Структурная схема и принцип работы 3.6.2 Особенности программирования аналогового компаратора 3.6.3 Регистры, используемые для программирования модулей обработки аналоговых сигналов (на самостоятельное изучение) Лекция 14 3.6.4 Аналого-цифровой преобразователь. Структура и функционирование модуля 3.6.5 Сохранение результата преобразования 3.6.6 Повышение точности преобразования 3.6.7 Параметры модуля АЦП (на самостоятельное изучение) Лекция 15 3.7 Программирование по интерфейсу Joint Test Action Group (JTAG) 3.7.1 Использование JTAG интерфейса для программирования кристалла микроконтроллера 3.7.2 Команды JTAG контроллера 3.7.3 Основы программирования JTAG модуля микроконтроллера 3.7.4 Алгоритм программирования JTAG модуля (на самостоятельное изучение)</p>
<p>Раздел 4</p>	<p>Лекция 8 4.1 Программирование памяти микроконтроллера. Биты</p>

	защиты памяти и программ 4.2 Самопрограммирование микроконтроллеров 4.2.1 Особенности организации памяти микроконтроллера 4.2.2 Функционирование загрузчика 4.2.3 Чтение конфигурированных ячеек и ячеек защиты (на самостоятельное изучение)
Раздел 4	Лекция 9 4.3 Микропроцессорные системы на ядре Эльбрус 4.3.1 Процессорное ядро 4.3.2 Организация памяти 4.3.3 Режимы работы 4.3.4 Программные средства оценки производительности (на самостоятельное изучение)

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 6					
1	Определение технических параметров и характеристик микропроцессоров	Практическое занятие	2	2	1
2	Изучение основ языка программирования Assembler	Практическое занятие	2	2	2
3	Изучение правил написания подпрограмм для функционирования микроконтроллера	Решение ситуационных задач	2	2	3
4	Изучение способов реализации режимов статической и динамической индикации	Решение ситуационных задач	2	2	3
5	Изучение управления цифровыми элементами через интерфейс SPI	Решение ситуационных задач	2	2	3
6	Изучение программного способа организации задержки	Решение ситуационных задач	2	2	3
7	Изучение механизма включения модулей обработки аналоговых сигналов	Решение ситуационных задач	2	2	3
8	Изучение возможности подачи на системы индикации сигналов с широтно-импульсной модуляцией	Практическое занятие	1	1	3
9	Изучение механизма самопрограммирования	Практическое занятие	2	2	4

	микроконтроллера			
Всего		17	17	

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 6				
1	Создание проекта в среде Microchip Studio	2	2	1
2	Исследование выполнения арифметических операций чисел со знаком в микропроцессорной системе	2	2	1
3	Изучение способов записи чисел различной длины в память микроконтроллера	2	2	2
4	Исследование функционирования микроконтроллера AVR при выполнении арифметических операций	2	2	2
5	Изучение механизма обработки прерываний	2	2	3
6	Исследование механизма обработки событий, прерывающих выполнение основной программы	2	2	3
7	Изучение механизма отображения букв на семисегментном индикаторе	2	2	3
8	Исследование устройств динамической индикации с управлением через порты ввода/вывода	2	2	3
9	Изучение схемотехнической реализации системы динамической индикации с подключением через интерфейс SPI	2	2	3
10	Исследование устройств динамической индикации с управлением через интерфейс SPI	2	2	3
11	Изучение способа измерения параметров импульсного сигнала	2	2	3
12	Реализация временных функций в микропроцессорах	2	2	3
13	Изучение механизма ввода данных в микроконтроллер с аналоговых датчиков	2	2	3
14	Исследование средств вывода аналоговой информации	2	2	3
15	Изучение механизма формирования сигналов с широтно-импульсной модуляцией.	2	2	3
16	Изучение базового алгоритма инициализации режима самопрограммирования в	2	2	4

	микроконтроллере			
17	Изучение процедуры чтения конфигурированных ячеек и ячеек защиты	2	2	4
	Всего	34	34	

4.5. Курсовое проектирование/ выполнение курсовой работы
Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся
Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 6, час
1	2	3
Изучение теоретического материала дисциплины (ТО)	55	55
Курсовое проектирование (КП, КР)		
Расчетно-графические задания (РГЗ)		
Выполнение реферата (Р)		
Подготовка к текущему контролю успеваемости (ТКУ)	20	20
Домашнее задание (ДЗ)		
Контрольные работы заочников (КРЗ)		
Подготовка к промежуточной аттестации (ПА)	10	10
Всего:	85	85

5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)
Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий
Перечень печатных и электронных учебных изданий приведен в таблице 8.
Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
ЭБ ГУАП для авторизованных пользователей	Бакшеева, Ю.В. Микропроцессоры: устройство и программирование. Принципы построения : учебное пособие / Ю. В. Бакшеева, Н. В. Поваренкин, А. К. Ермаков; С.-Петерб. гос. ун-т аэрокосм. приборостроения. - Электрон. текстовые дан. - Санкт-Петербург : Изд-во ГУАП, 2022. - 144 с. - Систем. требования: ACROBAT READER 5.X. - ISBN 978-5-8088-1691-6 : Б. ц. - Текст :	Электронный документ

	электронный.	
URL: https://e.lanbook.com/book/90223 (дата обращения: 16.08.2021)	Белов, А. В. Микроконтроллеры AVR: от азов программирования до создания практических устройств : самоучитель / А. В. Белов. — Санкт-Петербург : Наука и Техника, 2016. — 544 с. — ISBN 978-5-94387-854-1. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/90223 (дата обращения: 16.08.2021). — Режим доступа: для авториз. пользователей.	
URL: https://e.lanbook.com/book/107725 (дата обращения: 16.08.2021).	Сонькин, М. А. Микропроцессорные системы. Средства разработки программного обеспечения для микроконтроллеров семейства AVR : учебное пособие / М. А. Сонькин, А. А. Шамин. — Томск : ТПУ, 2016. — 90 с. — ISBN 978-5-4387-0676-2. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/107725 (дата обращения: 16.08.2021). — Режим доступа: для авториз. пользователей.	
URL: https://e.lanbook.com/book/61006 (дата обращения: 17.08.2021).	Евстифеев, А. В. Микроконтроллеры AVR семейств Tiny и Mega фирмы ATMEL : учебное пособие / А. В. Евстифеев. — 5-е изд. — Москва : ДМК Пресс, 2010. — 558 с. — ISBN 978-5-94120-220-1. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/61006 (дата обращения: 17.08.2021). — Режим доступа: для авториз. пользователей.	
URL: https://e.lanbook.com/book/40961 (дата обращения: 17.08.2021).	Баранов, В. Н. Применение микроконтроллеров AVR: схемы, алгоритмы, программы : учебное пособие / В. Н. Баранов. — 3-е изд., перераб. — Москва : , 2010. — 288 с. — ISBN 978-5-94120-121-1. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/40961 (дата обращения: 17.08.2021). — Режим доступа: для авториз. пользователей.	
URL: https://e.lanbook.com/book/106326 (дата обращения: 17.08.2021).	Хартов, В. Я. Микроконтроллеры AVR. Практикум для начинающих : учебное пособие / В. Я. Хартов. — 2-е изд., испр. и доп. — Москва : МГТУ им. Баумана, 2012. — 280 с. — ISBN 978-5-7038-3565-4. — Текст : электронный // Лань : электронно-библиотечная система. — URL: https://e.lanbook.com/book/106326 (дата обращения: 17.08.2021). — Режим доступа: для авториз. пользователей.	

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
	Не предусмотрено

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Условно-бесплатная интегрированная среда разработки Microchip Studio

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Мультимедийная лекционная аудитория	
2	Лаборатория цифровой схемотехники	22-08

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Тесты.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила

использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции 5-балльная шкала	Характеристика сформированных компетенций
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
	<ol style="list-style-type: none"> 1 Создание проекта в среде Microchip Studio. Создайте проект используя различные варианты GNU Compiler Collection. Проведите исследования различных вариантов создания проекта. Определите критерий, по которому будет произведена оценка. Обработайте полученные результаты. 2 Выполнение арифметических операций чисел со знаком в микропроцессорной системе. Выполните операцию сложения (A+ (-B)) Опишите процесс проведения исследования механизма выполнения арифметической операции в микроконтроллере. 3 Способ записи чисел различной длинны в память 	ПК-4.У.1

	<p>микроконтроллера. Запишите число 0хАА и 0хАААА (где А – любой символ шестнадцатиричной системы счисления) во встроенную/внешнюю память микроконтроллера. Проведите исследование механизма записи чисел в память микроконтроллера. Обоснуйте критерий, на основании которого будет проведена оценка. Обработайте полученный результат.</p> <p>4 Функционирование микроконтроллера AVR при выполнении арифметических операций. Запишите в память микроконтроллера число 0хАААА (где А – любой символ шестнадцатиричной системы счисления). Сложите ранее записанное число с числом 0хААА. Определите критерий, на основании которого будет проведена оценка. Обработайте полученный результат.</p> <p>5 Механизм обработки прерываний: опишите механизм обработки событий, прерывающих выполнение основной программы</p> <p>6 Механизм отображения символов на семисегментном индикаторе</p> <p>7 Принцип действия устройств динамической индикации с управлением через порты ввода/вывода.</p> <p>8 Схемотехническая реализация системы динамической индикации с подключением через интерфейс SPI</p> <p>9 Способ измерения параметров импульсного сигнала</p> <p>10 Принцип реализации временных функций в микропроцессорах</p> <p>11 Механизм ввода данных в микроконтроллер с аналоговых датчиков</p> <p>12 Средства вывода аналоговой информации</p> <p>13 Механизм формирования сигналов с широтно-импульсной модуляцией</p> <p>14 Базовый алгоритм инициализации режима самопрограммирования в микроконтроллере.</p> <p>15 Влияние предустановочных битов программирования на работу микроконтроллера</p>	
	<p>1 Структурная схема микроконтроллеров разных семейств. Их сходства и различия.</p> <p>2 Основные технические характеристики микроконтроллеров</p> <p>3 Принцип функционирования микропроцессора</p> <p>4 Интерфейсы, используемые для связи микропроцессоров с внешними устройствами</p> <p>5 Тактирование и синхронизация микропроцессоров</p> <p>6 Регистровая память микропроцессоров</p> <p>7 Периферийные устройства</p> <p>8 Запоминающие устройства микропроцессора</p> <p>9 Команды микроконтроллеров</p> <p>10 Способы адресации в микроконтроллерах</p> <p>11 Команды регистровых операций</p> <p>12 Арифметические и логические команды языка Assembler</p> <p>13 Команды языка Assembler с обращением к регистрам ввода/вывода</p> <p>14 Команды языка Assembler операций с битами</p> <p>15 Команды языка Assembler для управления ходом программы</p> <p>16 Команды пересылки данных и передачи управления языка</p>	ПК-3.3.1

Assembler	
17 Прерывания в микроконтроллере	
18 Назначение системы прерываний для обмена данными в информационных сетях	
19 Механизм управления внутренними прерываниями в информационных сетях	
20 Алгоритм работы системы внутренних прерываний при обработке данных	
21 Векторы прерываний в микроконтроллере семейства AVR	
22 Внешние прерывание как механизм повышения быстродействия	
23 Базовый алгоритм обработки внешних прерываний в микроконтроллере	
24 Особенности программирования микроконтроллера в режиме обработки прерываний	
25 Обработчики прерываний на языке Assembler и C	
26 Порты ввода/вывода микроконтроллера	
27 Использование портов ввода в качестве универсального цифрового ввода/вывода информации в информационных сетях	
28 Устройство и работа портов ввода/вывода микроконтроллера	
29 Механизм обмена данными в информационных сетях через порты ввода/вывода микроконтроллера	
30 Альтернативные функции портов ввода/вывода	
31 Особенности программирования портов ввода/вывода при обмене информацией	
32 Настройка портов ввода в режим сна и использование неподключенных выводов	
Последовательный периферийный интерфейс Serial Peripheral Interface (SPI)	
33 Использование интерфейса SPI при обмене данными в информационных сетях	
34 Структурная схема и принцип работы модуля SPI	
35 Особенности программирования модуля SPI	
36 Использование вывода выбора активного ведомого устройства	
Последовательный двухпроводный интерфейс Two -wire Serial Interface (TWI)	
37 Использование интерфейса TWI для обмена данными в информационных сетях	
38 Принцип обмена данными по шине TWI	
39 Взаимодействие прикладной программы с модулем TWI	
40 Режимы работы модуля TWI	
41 Базовый алгоритм использования прерываний, инициируемых таймерами/счетчиками	
42 Использование предделителей таймеров/счетчиков для формирования тактовых сигналов	
43 Структура и принцип функционирования 8 разрядных таймеров/счетчиков	
44 Регистры, используемые для организации работы 8 разрядных	

таймеров/счетчиков 45 Структура и принцип функционирования шестнадцатиразрядных таймеров/счетчиков 46 Управление тактовым сигналом 47 Сторожевой таймер 48 Режимы работы шестнадцатиразрядных счетчиков 49 Аналоговый компаратор. Структурная схема и принцип работы 50 Особенности программирования аналогового компаратора 51 Регистры, используемые для программирования модулей обработки аналоговых сигналов 52 Аналого-цифровой преобразователь. Структура и функционирование модуля 53 Сохранение результата преобразования 54 Повышение точности преобразования 55 Параметры модуля АЦП 56 Программирование памяти микроконтроллера. Биты защиты памяти и программ 57 Особенности организации памяти микроконтроллера	
--	--

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.
Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	<p>Инструкция: Прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа.</p> <p>Вопрос: Какой логический элемент может использоваться для реализации RS-триггера?</p> <ol style="list-style-type: none"> 1. Исключающее ИЛИ 2. Штрих Шеффера 3. Логическое сложение 4. Инвертор <p>Правильный ответ: 2. Штрих Шеффера</p> <p>Обоснование: Штрих Шеффера – это логический элемент, выполняющий операцию логического умножения, с последующей инверсией результата. Он является базисным логическим</p>	ПК-3

	элементом, т.е. на его основе может быть построена любая цифровая схема.	
2	<p>Инструкция: Прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов.</p> <p>Вопрос: Выберите, какие из перечисленных выражений являются законами булевой алгебры</p> <ol style="list-style-type: none"> 1. Закон исключенного третьего 2. Закон двойного отрицания 3. Закон всемирного тяготения 4. Теорема де Моргана <p>Правильные ответы: 2. Закон двойного отрицания, 4. Теорема де Моргана.</p> <p>Обоснование: Закон исключенного третьего является аксиомой, а не законом булевой алгебры. Закон всемирного тяготения является физическим законом, а не законом булевой алгебры.</p>	
3	<p>Инструкция: Прочитайте текст и установите соответствие. К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце.</p> <p>Вопрос: Установите соответствие между методами измерения и параметрами, которые они определяют.</p> <ol style="list-style-type: none"> 1. Метод мостового измерения 2. Метод гармонического анализа 3. Метод спектрального анализа 4. Метод временной дискретизации <p>a. Импеданс b. Амплитудно-частотная характеристика c. Спектральный состав сигнала d. Временные параметры сигнала</p> <p>Соответствие: 1 - a. Импеданс 2 - b. Амплитудно-частотная характеристика 3 - c. Спектральный состав сигнала 4 - d. Временные параметры сигнала</p>	
4	<p>Инструкция: Прочитайте текст и установите последовательность. Запишите соответствующую последовательность букв слева направо.</p> <p>Вопрос: Установите правильную последовательность этапов измерения амплитудно-частотной характеристики радиотехнического узла.</p> <ol style="list-style-type: none"> a. Подготовка оборудования b. Настройка частотного генератора c. Подключение устройства d. Запись результатов <p>Правильная последовательность: a, c, b, d</p>	
5	<p>Инструкция: Прочитайте текст и запишите развернутый обоснованный ответ.</p> <p>Вопрос: Объясните методику проведения измерений фазового сдвига в радиотехнических узлах. Какие параметры необходимо учитывать и почему?</p> <p>Ответ: Для измерения фазового сдвига важно учитывать частоту сигнала и амплитуду входного и выходного сигналов. Методика включает использование фазометра или осциллографа с функцией измерения фазового сдвига. Важно точно синхронизировать</p>	

	сигналы и учитывать влияние внешних факторов на измерения.	
1	<p>Инструкция: Прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа.</p> <p>Вопрос: Какой из перечисленных счетчиков не является арифметическим?</p> <ol style="list-style-type: none"> 1 Двоично-десятичный 2 Джонсона 3 Суммирующий 4 Вычитающий <p>Правильный ответ: 2. Джонсона</p> <p>Обоснование: Счетчик Джонсона – это последовательностное устройство, меняющее последовательность внутренних состояний в соответствии с кодом Либау-Крейга, который не является арифметическим.</p>	ПК-4
2	<p>Инструкция: Прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов.</p> <p>Вопрос: Выберите, какие из перечисленных параметров логических элементов можно определить по передаточной характеристике</p> <ol style="list-style-type: none"> 1 Напряжение логической единицы 2 Быстродействие 3 Нагрузочная способность 4 Помехоустойчивость <p>Правильные ответы: 1. Напряжение логической единицы, 4. Помехоустойчивость.</p> <p>Обоснование: Передаточная характеристика логического элемента – это зависимость выходного напряжения от напряжения на одном из входов, при условии, что на другие входы поданы пассивные логические уровни.</p>	
3	<p>Инструкция: Прочитайте текст и установите соответствие. К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце.</p> <p>Вопрос: Сопоставьте цифровые устройства и результат их работы</p> <ol style="list-style-type: none"> 1 Мультиплексор 2 Дешифратор 3 Параллельный регистр 4 D-триггер <p>a. Запись или хранение одного бита информации b. Хранение многоразрядного двоичного числа. c. Коммутация N входных сигналов на единственный выход d. Преобразование двоичного кода в недвоичный.</p> <p>Соответствие: 1 - c. 2 - d. 3 - b. 4 - a.</p>	
4	<p>Инструкция: Прочитайте текст и установите последовательность. Запишите соответствующую последовательность букв слева направо.</p> <p>Вопрос: Установите последовательность триггеров в соответствии с их сложностью и универсальностью, начиная от самого простого к самому сложному.</p> <p>a. D-триггер с асинхронными входами установки и сброса b. D-триггер c. JK-триггер d. RS-триггер</p> <p>Правильная последовательность: d, b, a, c</p>	
5	<p>Инструкция: Прочитайте вопрос и дайте развернутый ответ.</p> <p>Вопрос: Дайте определение комбинационного устройства.</p>	

Ответ: Комбинационное устройство – это устройство, состояние выходов которого в данный момент времени определяется только состояниями входов в данный момент времени.
--

1 тип) Задание комбинированного типа с выбором одного верного ответа из четырех предложенных и обоснованием выбора считается верным, если правильно указана цифра и приведены конкретные аргументы, используемые при выборе ответа. Полное совпадение с верным ответом оценивается 1 баллом, неверный ответ или его отсутствие – 0 баллов.

2 тип) Задание комбинированного типа с выбором нескольких вариантов ответа из предложенных и развернутым обоснованием выбора считается верным, если правильно указаны цифры и приведены конкретные аргументы, используемые при выборе ответов. Полное совпадение с верным ответом оценивается 1 баллом, если допущены ошибки или ответ отсутствует – 0 баллов.

3 тип) Задание закрытого типа на установление соответствия считается верным, если установлены все соответствия (позиции из одного столбца верно сопоставлены с позициями другого столбца). Полное совпадение с верным ответом оценивается 1 баллом, неверный ответ или его отсутствие – 0 баллов

4 тип) Задание закрытого типа на установление последовательности считается верным, если правильно указана вся последовательность цифр. Полное совпадение с верным ответом оценивается 1 баллом, если допущены ошибки или ответ отсутствует – 0 баллов.

5 тип) Задание открытого типа с развернутым ответом считается верным, если ответ совпадает с эталонным по содержанию и полноте. Правильный ответ за задание оценивается в 3 балла, если допущена одна ошибка \неточность \ ответ правильный, но не полный - 1 балл, если допущено более 1 ошибки \ ответ неправильный \ ответ отсутствует – 0 баллов.

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- выбор основных проблем и трансформация их в проблемные ситуации в соответствии с актуальным уровнем достижения науки и техники;
- рассмотрение проблемных ситуаций;
- подведение итогов рассмотрения каждого из вопросов лекции;
- выводы по лекции
- задание на самостоятельную работу.

11.2. Методические указания для обучающихся по прохождению практических занятий

Практическое занятие является одной из основных форм организации учебного процесса, заключающаяся в выполнении обучающимися под руководством преподавателя комплекса учебных заданий с целью усвоения научно-теоретических основ учебной дисциплины, приобретения умений и навыков, опыта творческой деятельности.

Целью практического занятия для обучающегося является привитие обучающимся умений и навыков практической деятельности по изучаемой дисциплине.

Планируемые результаты при освоении обучающимся практических занятий:

- закрепление, углубление, расширение и детализация знаний при решении конкретных задач;
- развитие познавательных способностей, самостоятельности мышления, творческой активности;
- овладение новыми методами и методиками изучения конкретной учебной дисциплины;
- выработка способности логического осмысления полученных знаний для выполнения заданий;
- обеспечение рационального сочетания коллективной и индивидуальной форм обучения.

11.3. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Структура и форма отчета о лабораторной работе

Титульный лист

Задание на выполнение исследования

Пункты проведения исследования

Выводы по каждому пункту исследований

Общий вывод по лабораторной работе

Список использованной литературы

Требования к оформлению отчета о лабораторной работе

Отчет по лабораторной работе оформляется в соответствии с ГОСТ.

Схемы электрические принципиальные помещаемые в отчет должны быть оформлены в любом векторном редакторе.

В каждом пункте лабораторной работы необходимо сформулировать задачу на предстоящее исследование. Далее представить результаты исследования и провести их анализ. Исследование представляет собой процесс оценки динамики исследуемой величины в случаях указанных непосредственно в самих методических указаниях, а также при возможном минимальном и максимальном значениях. Завершающим этапом исследования является вывод

11.4. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

11.5. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Текущий контроль успеваемости осуществляется в течение всего семестра (семестров) на лабораторных и практических занятиях по нескольким критериям:

- количество лабораторных работ, которое студент успел выполнить и защитить как в отведенные для этого календарные сроки, так и в течение семестра в целом.

- темп и качество выполнения лабораторных работ, т.к. успешное выполнение лабораторных работ студентом возможно при соответствующем освоении текущего лекционного и предыдущего лабораторного материала.

- оценки, полученные студентом по результату защиты каждой лабораторной работы;

- текущая работа студента на практических занятиях.

Используемая в ГУАП модульно-рейтинговая система (см. Положение «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программы высшего образования» и Положение «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП») предусматривает формирование итоговой оценки на основе прохождения текущего контроля успеваемости (в семестре) и прохождения промежуточной аттестации. Баллы, отведенные на работу в семестре, начисляются за посещение лекционных и практических занятий и выполнение и защиту лабораторных работ, причем количество баллов зависит от оценки, полученной за защиту каждой лабораторной работы. Дополнительные бонусные баллы могут быть начислены по итогам работы студента на практических занятиях. Таким образом, итоговая оценка может быть ниже полученной на промежуточной аттестации при слабых и/или неполных выполнении и защите лабораторных работ в течение семестра.

11.6. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

- экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Экзамен проводится по билетам на основе вопросов из табл.15 и предусматривает проверку сформированности всех заданных индикаторов компетенций. Билет состоит из трех вопросов – двух вопросов для индикатора «Знать» и одного вопроса для индикатора "Уметь".

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой