МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 13

УТВЕРЖДАЮ
Руководитель образовательной программы

д.т.н.,доц.
(должность, уч. степень, звание)

Е.А. Фролова
(инициалы, фамилия)

(подпись)

«___» _____ 20__ г

# РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Электроника»
(Наименование дисциплины)

| | |
|---|---|
| Код направления подготовки/ специальности | 27.03.02 |
| Наименование направления подготовки/ специальности | Управление качеством |
| Наименование направленности/ специализации | Цифровое качество и проектирование продукции |
| Форма обучения | очно-заочная |
| Год приема | 2026 |

Санкт-Петербург– 2026

Лист согласования рабочей программы дисциплины

Программу составил (а)

Доцент, к.т.н., доцент — А.С. Голосий
Ассистент — Л.В. Комарова
(должность, уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Программа одобрена на заседании кафедры № 13

«___»_____20___ г, протокол № _____

Заведующий кафедрой № 13

к.т.н.,доц. — Н.А. Овчинникова
(уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Заместитель директора института ФПТИ по методической работе

доц.,к.т.н.,доц. — Н.Ю. Ефремов
(должность, уч. степень, звание) (подпись, дата) (инициалы, фамилия)

Аннотация

Дисциплина «Электроника» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 27.03.02 «Управление качеством» направленности «Цифровое качество и проектирование продукции». Дисциплина реализуется кафедрой «№13».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-1 «Способен анализировать задачи профессиональной деятельности на основе положений, законов и методов естественных наук и математики»

ОПК-2 «Способен формулировать задачи профессиональной деятельности на основе знаний профильных разделов математических и естественнонаучных дисциплин (модулей)»

ОПК-3 «Способен использовать фундаментальные знания для решения базовых задач управления качеством в технических системах с целью совершенствования в профессиональной деятельности»

ОПК-4 «Способен осуществлять оценку эффективности систем управления качеством, разработанных на основе математических методов»

Содержание дисциплины охватывает широкий круг вопросов, связанных с изучением элементной базы современных электронных устройств, с рассмотрением основ проектирования аналоговых блоков на базе микросхем операционных усилителей, а также с изучением принципов построения цифровых устройств комбинационного и последовательностного типов.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: (лекции, лабораторные работы, практические занятия, семинары, самостоятельная работа обучающегося).

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме зачета (5 семестр).

Общая трудоемкость освоения дисциплины составляет 3 зачетных единицы, 108 часов.

Язык обучения по дисциплине «русский »

1. Перечень планируемых результатов обучения по дисциплине

1.1. Основной целью дисциплины «Электроника» является изучение студентами теоретических и практических основ современной полупроводниковой схемотехники, используемой при проектировании информационно-вычислительных систем, авиационных приборов и средств автоматики, что позволит им успешно решать теоретические и практические задачи в их профессиональной деятельности, связанной с цифровым качеством и проектированием продукции

1.2. Дисциплина входит в состав обязательной части образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

| Категория (группа) компетенции | Код и наименование компетенции | Код и наименование индикатора достижения компетенции |
|---|---|---|
| Общепрофессиональные компетенции | ОПК-1 Способен анализировать задачи профессиональной деятельности на основе положений, законов и методов естественных наук и математики | ОПК-1.З.1 знать основные положения, законы и методы естественных наук и математики<br>ОПК-1.У.1 уметь применять базовые естественнонаучные и математические знания для решения задач профессиональной деятельности<br>ОПК-1.В.1 владеть навыками решения профессиональных задач на основе базовых естественнонаучных и математических знаний |
| Общепрофессиональные компетенции | ОПК-2 Способен формулировать задачи профессиональной деятельности на основе знаний профильных разделов математических и естественнонаучных дисциплин (модулей) | ОПК-2.З.1 знать профильные разделы математических и естественнонаучных дисциплин<br>ОПК-2.У.1 уметь применять известные методы решения задач профессиональной деятельности |
| Общепрофессиональные компетенции | ОПК-3 Способен использовать фундаментальные знания для решения базовых задач управления качеством в технических системах с целью совершенствования в профессиональной деятельности | ОПК-3.З.1 знать методики получения математических моделей реальных технических объектов<br>ОПК-3.У.1 уметь применять фундаментальные знания базовых наук для применения в задачах профессиональной деятельности с целью совершенствования<br>ОПК-3.В.1 владеть навыками применения фундаментальных знаний в рамках базовых задач управления в технических системах |

| | | |
|---|---|---|
| Общепрофессиональные компетенции | ОПК-4 Способен осуществлять оценку эффективности систем управления качеством, разработанных на основе математических методов | ОПК-4.У.1 уметь получать характеристики моделей реальных объектов для оценки эффективности работы системы управления качеством |

## 2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- Математика. Математический анализ;
- Введение в направление;
- Физика;
- Химия;
- Электротехника;
- Авиационные и космические комплексы и системы;
- Информационные технологии.

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- Теория и расчет измерительных преобразователей и приборов;
- Цифровые методы и средства измерений;
- Методы исследования с использованием сканирующей зондовой микроскопии;
- Методы и приборы контроля окружающей среды;
- Компьютерные средства проектирования электронных устройств.

## 3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

| Вид учебной работы | Всего | Трудоемкость по семестрам |
|---|---|---|
| | | №4 |
| 1 | 2 | 3 |
| ***Общая трудоемкость дисциплины***, ЗЕ/ (час) | 3/ 108 | 3/ 108 |
| ***Из них часов практической подготовки*** | | |
| ***Аудиторные занятия***, всего час. | 51 | 51 |
| в том числе: | | |
| лекции (Л), (час) | 17 | 17 |
| практические/семинарские занятия (ПЗ), (час) | 17 | 17 |
| лабораторные работы (ЛР), (час) | 17 | 17 |
| курсовой проект (работа) (КП, КР), (час) | | |
| экзамен, (час) | | |
| ***Самостоятельная работа***, всего (час) | 57 | 57 |
| ***Вид промежуточной аттестации*:** зачет, | Зачет | Зачет |

| | | |
|---|---|---|
| дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**) | | |

Примечание: ** кандидатский экзамен

## 4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий. Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

| Разделы, темы дисциплины | Лекции (час) | ПЗ (СЗ) (час) | ЛР (час) | КП (час) | СРС (час) |
|---|---|---|---|---|---|
| Семестр 4 | | | | | |
| **Раздел 1. Полупроводниковые приборы**<br>Тема 1.1. Диоды<br>Тема 1.2. Биполярные транзисторы.<br>Тема1.3. Полевые транзисторы.<br>Тема 1.4. Тиристоры. | 2 | 2 | 3 | | 7 |
| **Раздел 2. Усилители**<br>Тема 2.1. Классификация, параметры и характеристики.<br>Тема 2.2. Усилители постоянного тока.<br>Тема 2.3. Усилители мощности.<br>Тема 2.4. Операционные усилители.<br>Тема 2.5. Избирательные усилители. Активные фильтры. | 2 | 2 | 2 | | 7 |
| **Раздел 3. Источники питания**<br>Тема 3.1. Структура вторичных источников питания<br>Тема 3.2. Выпрямители, фильтры, стабилизаторы<br>Тема 3.3. Интегральные стабилизаторы напряжения | 2 | 2 | 2 | | 7 |
| **Раздел 4. Основы алгебры логики**<br>Тема 4.1. Основные понятия алгебры логики.<br>Тема 4.2. Цифровые устройства последовательного типа. | 2 | 2 | 2 | | 7 |
| **Раздел 5. Цифровые устройства комбинационного типа**<br>Тема 5.1. Понятие о комбинационных устройствах. Задачи синтеза.<br>Тема 5.2. Сумматоры, компараторы, шифраторы и дешифраторы, мультиплексоры, преобразователи кодов. | 3 | 3 | 2 | | 7 |
| **Раздел 6. Микроэлектронные запоминающие устройства** | 2 | 2 | 2 | | 7 |
| **Раздел 7. Микропроцессоры** | 2 | 2 | 2 | | 8 |
| **Раздел 8. Эволюция элементной базы электроники**<br>Тема 8.1. Электронные компоненты.<br>Тема 8.2. Элементы интегральных схем. | 2 | 2 | 2 | | 7 |
| Итого в семестре: | 17 | 17 | 17 | | 57 |
| Итого | 17 | 17 | 17 | 0 | 57 |

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

| Номер раздела | Название и содержание разделов и тем лекционных занятий |
|---|---|
| **1** | **Раздел 1. Полупроводниковые приборы**<br>Тема 1.1. Диоды<br>Основные понятия зонной теории. p-n переход, его вольтамперная характеристика. Типы диодов, их характеристики и параметры. Стабилитрон, варикап, туннельный диод. Свето- и фотодиоды.<br>Тема 1.2. Биполярные транзисторы.<br>Классификация транзисторов. Принцип действия, параметры и характеристики биполярного транзистора. Три схемы включения. Методы расчета схем на биполярных транзисторах (эквивалентные схемы, графический метод, представление в виде 4-х полюсника)<br>Тема1.3. Полевые транзисторы.<br>Полевые транзисторы с затвором в виде p-n перехода и МОП – транзисторы. Их принцип действия, характеристики и параметры.<br>Тема 1.4. Тиристоры.<br>Четырехслойные полупроводниковые структуры. Динисторы, тринисторы и симисторы. Характеристики и параметры. Применение в силовой электронике |
| **2** | **Раздел 2. Усилители**<br>Тема 2.1. Классификация, параметры и характеристики.<br>Принцип построения усилительного каскада. Классификация электронных усилителей. Режимы работы усилительного элемента. Параметры и характеристики. Обратная связь в усилителях и ее влияние на параметры усилителя. Усилители переменного тока на транзисторах.<br>Тема 2.2. Усилители постоянного тока.<br>Дрейф нуля в усилителях постоянного тока. Причины и методы борьбы с дрейфом. Дифференциальный каскад. Подавление синфазной помехи. Усилители с преобразованием частоты входного сигнала.<br>Тема 2.3. Усилители мощности (самостоятельно)<br>Особенности построения мощных усилительных каскадов. Двухтактные бестрансформаторные усилители мощности на комплементарных транзисторах.<br>Тема 2.4. Операционные усилители<br>Структура, параметры и характеристики операционного усилителя (ОУ). Схемы включения. Расчет параметров каскада на ОУ. Примеры использования ОУ (интегратор, дифференциатор, сумматор, умножитель и т.д.).<br>Тема 2.5. Избирательные усилители. Активные фильтры (самостоятельно)<br>Резонансный усилитель с LC-контуром Активные фильтры на операционных |

| | |
|---|---|
| | усилителях с различными RC-звеньями в обратной связи. Использование 2Т-моста в обратной связи для низкочастотных избирательных усилителей |
| **3** | **Раздел 3. Источники питания**<br>Тема 3.1. Структура вторичных источников питания<br>Параметры и структурная схема источника питания. Назначение блоков и требования к ним. Бестрансформаторные источники питания.<br>Тема 3.2. Выпрямители, фильтры, стабилизаторы<br>Типы выпрямителей и сглаживающих фильтров. Параметрические стабилизаторы напряжения. Стабилизаторы компенсационного типа с последовательным и параллельным включением регулирующего элемента импульсные. Импульсные источники питания.<br>Тема 3.3. Интегральные стабилизаторы напряжения<br>Структура и параметры интегральных стабилизаторов. Возможность регулирования выходного напряжения. Схемы включения. |
| **4** | **Раздел 4. Основы алгебры логики**<br>Тема 4.1. Основные понятия алгебры логики.<br>Операции конъюнкции, дизъюнкции и инверсии. Таблицы истинности. Совершенные нормальные формы. Аксиомы, теоремы и законы двоичной алгебры.<br>Тема 4.2. Цифровые устройства последовательного типа.<br>Триггеры, регистры. Двоичные счетчики. |
| **5** | **Раздел 5. Цифровые устройства комбинационного типа**<br>Тема 5.1. Понятие о комбинационных устройствах. Задачи синтеза.<br>Тема 5.2. Сумматоры, компараторы, шифраторы и дешифраторы, мультиплексоры, преобразователи кодов. |
| **6** | **Раздел 6. Микроэлектронные запоминающие устройства**<br>Классификация микросхем памяти. Статическая и динамическая оперативная память. Принципы организации и виды ПЗУ. |
| **7** | **Раздел 7. Микропроцессоры**<br>Аппаратный и программный способы реализации алгоритма. Достоинства и недостатки. Структура гипотетического микропроцессорного вычислительного устройства. Микропроцессорные комплекты. Микроконтроллеры. |
| 8 | **Раздел 8. Эволюция элементной базы электроники**<br>Тема 8.1. Электронные компоненты.<br>Электронные лампы, транзисторы, интегральные микросхемы. Степень интеграции.<br>Тема 8.2. Элементы интегральных схем.<br>Основные интегральные технологии. Уровень сложности микросхем. Перспективные направления.<br>Тема 8.3. Программируемые аналоговые интегральные схемы<br>Возможности программирования параметров аналоговых микросхем. |

| | |
|---|---|
| | Особенности структуры и перспективы применения. |

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

| № п/п | Темы практических занятий | Формы практических занятий | Трудоемкость, (час) | Из них практической подготовки, (час) | № раздела дисциплины |
|---|---|---|---|---|---|
| Семестр 4 | | | | | |
| 1. | Расчет схем, включающих диоды. | Расчет и моделирование | 2 | 1 | 1.1 |
| 2. | Разработка схемы решения дифференциального уравнения на ОУ | Расчет и моделирование | 2 | 1 | 2.4 |
| 3. | Расчёт параметрического стабилизатора напряжения Основные этапы расчета вторичного источника питания. | Расчет и моделирование | 2 | 1 | 3.2 |
| 4. | Перевод чисел из одной системы счисления в другую | Расчет и моделирование | 2 | 1 | 4.1 |
| 5. | Разработка схемы цифрового устройства, реализующего таблицу истинности с помощью СДНФ. | Расчет и моделирование | 3 | 1 | 5.1 |
| 6. | Программируемые логические интегральные схемы (ПЛИС). Структура и особенности применения ПЛИС. Параметры и перспективы использования. | Расчет и моделирование | 2 | 1 | 6 |
| 7. | Отечественные микропроцессоры (1В577, 1В578, 1В579,). Семейство ЭВМ «Багет», «Эльбрус». Производители, устройство. Отечественные лидеры (центры) проектирования и производства | Семинар | 2 | 1 | 7 |

| | | | | | |
|---|---|---|---|---|---|
| | микропроцессоров (интегральных схем). | | | | |
| 8. | 8.1.Функциональная микроэлектроника. Нейристорная электроника. 8.2.Оптоэлектроника, акустоэлектроника. 8.3.Магнетоэлектроника, биоэлектроника. 8.4.Мировые центры полупроводниковой индустрии. Показатели развития, прогноз. Фирма «Fairchild Semiconductor» и ее роль в становлении и развитии электроники. | Семинар | 2 | 1 | 8 |
| Всего | | | 17 | | |

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

| № п/п | Наименование лабораторных работ | Трудоемкость, (час) | Из них практической подготовки, (час) | № раздела дисциплины |
|---|---|---|---|---|
| Семестр 4 | | | | |
| 1. | Построение электрической схемы с диодом, транзистором и тиристором в среде Matlab. | 2 | 1 | 1.1., 1.2., 1.3, 1.4 |
| 2. | Разработка схемы решения дифференциального уравнения на ОУ. Построение электрической схемы с ОУ в среде Matlab. | 2 | 1 | 2.4 |
| 3. | Исследование однофазных неуправляемых и управляемых выпрямителей. | 2 | 1 | 3.2 |
| 4. | Интегральные триггеры. | 2 | 1 | 4.2 |
| 5. | Исследование счетчиков на интегральных элементах. | 2 | 1 | 4.2 |
| 6. | Исследование регистров на интегральных элементах. | 2 | 1 | 4.2 |
| 7. | Исследование комбинационных устройств (сумматор, компаратор, мультиплексор). | 3 | 1 | 5.2 |
| 8. | Исследование цифро-аналоговых преобразователей. | 2 | 1 | 5.1 |
| Всего | | 17 | | |

4.5. Курсовое проектирование/ выполнение курсовой работы

Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

| Вид самостоятельной работы | Всего, час | Семестр 4, час |
|---|---|---|
| 1 | 2 | 3 |
| Изучение теоретического материала дисциплины (ТО) | 25 | 25 |
| Курсовое проектирование (КП, КР) | | |
| Расчетно-графические задания (РГЗ) | | |
| Выполнение реферата (Р) | 16 | 16 |
| Подготовка к текущему контролю успеваемости (ТКУ) | 8 | 8 |
| Домашнее задание (ДЗ) | | |
| Контрольные работы заочников (КРЗ) | | |
| Подготовка к промежуточной аттестации (ПА) | 8 | 8 |
| Всего: | 57 | 57 |

## 5. Перечень учебно-методического обеспечения для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

## 6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

| Шифр/ URL адрес | Библиографическая ссылка | Кол-во экз. в библ. (кроме электрон. экз.) |
|---|---|---|
| 621.38<br>Г 96 | Гусев В.Г., Гусев Ю.М. Электроника и микропроцессорная техника.Учебн.для вузов/ М.:Высш.шк., 2008, 799с. | 18 |
| 621.396.<br>О-60 | Опадчий Ю.Ф., Глудкин О.П.,Гуров А.И. Аналоговая и цифровая электроника. Учебн.для вузов,М.: Горячая линия-Телеком, 2005, 768 с. | 62 |
| 004 (075)<br>У-27 | Угрюмов Е.П. Цифровая схемотехника. Изд. БХВ-Петербург, 2010, 816 с. | 22 |
| 621.3<br>Т45 | Титце У.,Шенк К. Полупроводниковая схемотехника. М.: ДМК-Пресс, 2008, 942 с.<br>Libbib.org/poluprovodnikovaya-sxemotexnika-titce-u-shenk-k/ | 22 |
| 621.372<br>П12 | Павлов В.Н. Схемотехника аналоговых электронных устройств. Учебн. пос. для вузов - М.: Изд.дом «Академия», | 42 |

| | | |
|---|---|---|
| | 2008, 288 с. www.twirpx.com/fill/70743. | |

## 7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

| URL адрес | Наименование |
|---|---|
| Электронный ресурс http\\labirint\books\268267 | Микушин А.В., Сажнев А.М., Сединин В.И. Цифровые устройства и микропроцессоры. СПб, БХВ-Петербург, 2010. |

## 8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

| № п/п | Наименование |
|---|---|
| | Не предусмотрено |

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

| № п/п | Наименование |
|---|---|
| | Не предусмотрено |

## 9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице12.

Таблица 12 – Состав материально-технической базы

| № п/п | Наименование составной части материально-технической базы | Номер аудитории (при необходимости) |
|---|---|---|
| 1 | Мультимедийная лекционная аудитория | 12-03, Гастелло, 15 |
| 2 | Специализированная лаборатория «Электроники и микропроцессорной техники» | 12-08, Гастелло, 15 |
| 3 | Лабораторная установка «Исследование биполярного транзистора» | 12-08, Гастелло, 15 |
| 4 | Лабораторная установка «Исследование полевого транзистора» | 12-08, Гастелло, 15 |
| 5 | Стенд «НТЦ-02.05.1» | 12-08, Гастелло, 15 |

| | | |
|---|---|---|
| 6 | Стенд «Лабораторная установка УМ 11» | 12-08, Гастелло, 15 |
| 7 | ПК с комплексом прикладных программ с интегрированной средой для моделирования и разработки MatLab | Г12-08, БМ11-02 |

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средствдля проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

| Вид промежуточной аттестации | Перечень оценочных средств |
|---|---|
| Зачет | Список вопросов;<br>Тесты;<br>Задачи. |

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

| Оценка компетенции<br>5-балльная шкала | Характеристика сформированных компетенций |
|---|---|
| «отлично»<br>«зачтено» | – обучающийся глубоко и всесторонне усвоил программный материал;<br>– уверенно, логично, последовательно и грамотно его излагает;<br>– опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления;<br>– умело обосновывает и аргументирует выдвигаемые им идеи;<br>– делает выводы и обобщения;<br>– свободно владеет системой специализированных понятий. |
| «хорошо»<br>«зачтено» | – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы;<br>– не допускает существенных неточностей;<br>– увязывает усвоенные знания с практической деятельностью направления;<br>– аргументирует научные положения;<br>– делает выводы и обобщения;<br>– владеет системой специализированных понятий. |
| «удовлетворительно»<br>«зачтено» | – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы;<br>– допускает несущественные ошибки и неточности;<br>– испытывает затруднения в практическом применении знаний направления;<br>– слабо аргументирует научные положения;<br>– затрудняется в формулировании выводов и обобщений;<br>– частично владеет системой специализированных понятий. |

| Оценка компетенции<br>5-балльная шкала | Характеристика сформированных компетенций |
|---|---|
| «неудовлетворительно»<br>«не зачтено» | – обучающийся не усвоил значительной части программного материала;<br>– допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении;<br>– испытывает трудности в практическом применении знаний;<br>– не может аргументировать научные положения;<br>– не формулирует выводов и обобщений. |

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

| № п/п | Перечень вопросов (задач) для экзамена | Код индикатора |
|---|---|---|
| | Учебным планом не предусмотрено | |

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. Зачета

| № п/п | Перечень вопросов (задач) для экзамена | Код индикатора |
|---|---|---|
| 1 | Диод, определение, контакты, обозначение, материалы изготовления.<br>Свойства p-n перехода.<br>ВАХ p-n перехода.<br>Биполярный транзистор. Определение, выводы, УГО.<br>Биполярный транзистор. Основные характеристики.<br>Биполярный транзистор. Режимы работы.<br>Схемы включения биполярных транзисторов: с ОБ.<br>Схемы включения биполярных транзисторов: с ОЭ.<br>Схемы включения биполярных транзисторов: ОК.<br>Полевой транзистор. Определение, выводы, УГО.<br>Полевой транзистор. Основные характеристики.<br>Динистор. Определение, основные характеристики, ВАХ.<br>Тринистор. Определение, основные характеристики, ВАХ.<br>Усилитель. Общая структурная схема. Определение.<br>Усилитель. Принцип действия.<br>УГО усилителей.<br>Классификация усилителей.<br>Основные характеристики усилителя.<br>Обратная связь в усилителях. ПОС.<br>Обратная связь в усилителях. ООС.<br>Усилитель постоянного тока. Определение.<br>Усилитель постоянного тока. Схема (пример).<br>Усилитель постоянного тока. АЧХ.<br>УПТ. Дрейф нуля.<br>УПТ. Методы уменьшения дрейфа нуля.<br>Дифференциальный усилитель.<br>Подавление синфазной помехи.<br>Усилитель мощности. Определение.<br>УМ. Класс «А».<br>УМ. Класс «В». | ОПК-1.З.1<br>ОПК-1.У.1<br>ОПК-1.В.1<br>ОПК-2.З.1<br>ОПК-2.У.1<br>ОПК-3.З.1<br>ОПК-3.У.1<br>ОПК-3.В.1<br>ОПК-4.У.1 |

| | | |
|---|---|---|
| | Операционный усилитель. Определение.<br>Операционный усилитель. Функциональная схема.<br>ОУ. Амплитудная характеристика.<br>ОУ. АЧХ.<br>ОУ. Коэффициент усиления без ОС. Коэффициент ослабления синфазной помехи.<br>ОУ. Входное и выходное сопротивления.<br>ОУ. Эксплуатационные параметры.<br>Интегратор на ОУ.<br>Дифференциатор на ОУ.<br>Сумматор на ОУ.<br>Умножитель на ОУ.<br>Резонансный усилитель. Определение.<br>Колебательный контур.<br>Условие резонанса в последовательном колебательном контуре.<br>Фильтры. Определение. Типы.<br>АЧХ фильтра нижних частот.<br>АЧХ фильтра верхних частот.<br>Фильтры. Полоса пропускания и подавления.<br>АЧХ гребенчатого фильтра.<br>Эволюция элементной базы. Основные события.<br>Эволюция элементной базы. Закон Мура.<br>Интегральная микросхема, микроэлектроника. Определения.<br>Основные технологические операции создания ИМС.<br>Направления развития микроэлектроники.<br>Суть ПЛИС. Особенности создания. | |
| 2 | Основы систем счисления.<br>Основные понятия алгебры логики.<br>Операции конъюнкции, дизъюнкции и инверсии. Таблицы истинности.<br>Элементарные формы алгебры логики<br>Нормальные формы алгебры логики<br>Совершенная дизъюнктивная нормальная форма<br>Совершенная конъюнктивная нормальная форма<br>Аксиомы (тождества) алгебры логики: аксиомы операции отрицания, аксиомы операций с константами 0 и 1; Переместительный, Сочетательный и Распределительный законы.<br>Сложные логические выражения. Штрих Шеффера.<br>Сложные логические выражения. Стрелка Пирса.<br>Сложные логические выражения. Импликация, эквивалентность, строгая дизъюнкция.<br>Типы логик. Эми́ттерно-свя́занная ло́гика.<br>Типы логик. Транзисторно-транзисторная логика.<br>Типы логик. Диодно-транзисторная логика.<br>Типы логик. Резисторно-транзисторная логика и резисторно-емкостная транзисторная логика.<br>Типы логик. Технология КМОП.<br>Асинхронный RS-триггер.<br>Синхронный RS-триггер.<br>D-триггер.<br>JK триггер.<br>Общая классификация логических элементов. | ОПК-1.З.1<br>ОПК-1.У.1<br>ОПК-1.В.1<br>ОПК-2.З.1<br>ОПК-2.У.1<br>ОПК-3.З.1<br>ОПК-3.У.1<br>ОПК-3.В.1<br>ОПК-4.У.1 |

| | | |
|---|---|---|
| | Регистр и его микрооперации.<br>Параллельный регистр. Схема 4-разрядного параллельного регистра на D-триггерах.<br>Сдвигающий регистр. Схема и обозначение четырехразрядного регистра сдвига.<br>Функционирование сдвигающего регистра.<br>Счетчик и его основные параметры.<br>Последовательные двоичные счетчики. Схема последовательного счетчика на JK-триггерах.<br>Последовательные двоичные счетчики. Функционирование.<br>Параллельные двоичные счетчики. Схема параллельного двоичного СТ на JK-триггерах.<br>Параллельные двоичные счетчики. Функционирование.<br>Определение и классификация микросхем памяти.<br>Основные функциональные характеристики микросхем памяти.<br>Типовая структура микросхемы памяти.<br>Оперативная память.<br>Структурная схема ОЗУ.<br>Временные диаграммы записи и чтения статического ОЗУ.<br>Шинный формирователь.<br>ПЗУ. Принципы организации и виды.<br>PROM-ПЗУ.<br>Репрограммируемые постоянные запоминающие устройства.<br>Общие сведения о комбинационных и последовательных логических устройствах.<br>Применение совершенной дизъюнктивной нормальной формы при синтезе цифровой схемы.<br>Принципиальная схема цифрового устройства, реализующая таблицу истинности с помощью СДНФ.<br>Сумматор. Алгоритм двоичного арифметического сложения.<br>Таблицы истинности полусумматора и полного двоичного одноразрядного сумматора.<br>Компаратор.<br>Шифратор.<br>Дешифратор.<br>Общие сведения о ЦАП и АЦП.<br>Критерий дискретизации по Котельникову.<br>АЦП. Схема временного преобразования.<br>АЦП последовательного счета.<br>АЦП последовательного приближения.<br>АЦП параллельного действия.<br>ЦАП с двоично взвешенными резисторами и суммированием токов.<br>ЦАП с резистивной матрицей R-2R.<br>Классификация ПЛИС.<br>Программируемые логические матрицы.<br>Сложные программируемые логические устройства.<br>Понятие алгоритма.<br>Классификация микропроцессоров.<br>Микроконтроллеры.<br>Команды микропроцессора.<br>CISC процессоры.<br>RISC процессоры. | |

| | | |
|---|---|---|
| | Трёхшинная структура операционного блока микропроцессора.<br>Двухшинная структура операционного блока микропроцессора.<br>Одношинная структура операционного блока микропроцессора.<br>Собрать схему и продемонстрировать работу асинхронного RS-триггера.<br>Собрать схему и продемонстрировать работу синхронного RS-триггера.<br>Собрать схему 4-х разрядного последовательного регистра сдвига и продемонстрировать работу.<br>Собрать схему последовательного СТ на JK-триггерах и продемонстрировать работу.<br>Собрать схему цифрового компаратора и продемонстрировать работу.<br>Собрать схему сумматора и продемонстрировать работу.<br>Собрать схему ЦАП и продемонстрировать работу. | |

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

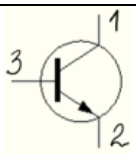
Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

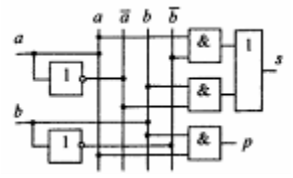
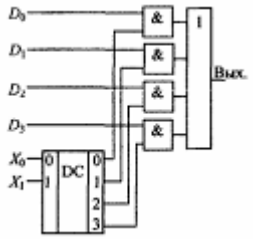
| № п/п | Примерный перечень тем для курсового проектирования/выполнения курсовой работы |
|---|---|
| | Учебным планом не предусмотрено |

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

| № п/п | Примерный перечень вопросов для тестов | Код индикатора |
|---|---|---|
| | Тема 1.1. Полупроводниковые диоды<br>1.1.1. Вещества, почти не проводящие электрический ток.<br>a) **диэлектрики***<br>b) электреты<br>c) сегнетоэлектрики<br>d) пьезоэлектрический эффект<br>e) диод<br>1.1.2. При подключении p-n-перехода в обратном направлении<br>a) p-область подключается к «+», n-область – к «-» источника тока<br>**b) p-область подключается к «-», n-область – к «+» источника тока***<br>c) p-область и n-область подключаются к «+» источника тока<br>d) p-область и n-область подключаются к «-» источника тока | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 1.2. Биполярные транзисторы.<br>1.2.1. Транзистор имеет...<br>a) две базы<br>b) база отсутствует<br>**c) одну базу***<br>d) три базы<br>1.2.2. Какой цифрой обозначена база биполярного транзистора? | ОПК-1.У.1<br>ОПК-2.У.1 |

| | | |
|---|---|---|
| | <br>a) 1<br>b) 2<br>**c) 3***<br>d) 1 и 2<br><br>1.2.3. Что означает маркировка ГТ313А на электронном приборе?<br>a) германиевый выпрямительный диод<br>**b) германиевый биполярный транзистор***<br>c) арсенид-галлиевый биполярный транзистор<br>d) германиевый стабилитрон | |
| | Тема 1.3. Полевые транзисторы.<br>1.3.1. Выводы полевого транзистора называются...<br>**a) сток, исток, затвор***<br>b) эмиттер, коллектор, база<br>c) сток, база, исток<br>d) эмиттер, исток, база | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 1.4. Тиристоры.<br>1.4.1. Тиристор:<br>a) полупроводниковый прибор силовой электроники<br>**b) полупроводник с двумя устойчивыми режимами работы, имеющий три или более p-n переходов***<br>c) полупроводниковый прибор с двумя p-n переходами, имеющий три вывода | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 2. Усилители.<br>2.1. Укажите основные показателя работы электронного усилителя.<br>a) Коэффициент передачи тока<br>b) Номинальное сопротивление<br>c) Температурная характеристика<br>d) Коэффициент полезного действия (к.п.д)<br>**e) Коэффициент усиления***<br>2.2. Амплитудно-частотная характеристика усилителя — это зависимость _____ от частоты.<br>**a) модуля коэффициента усиления***<br>b) напряжения<br>c) силы тока<br>d) амплитуды | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 2.4. Операционные усилители.<br>2.4.1. Коэффициент усиления напряжения идеального ОУ:<br>a) порядка 100 000<br>b) в интервале $10^5 \ldots 10^6$<br>**c) неограниченно велик***<br>2.4.2. В структурной схеме операционного усилителя в качестве входного устройства используется: | ОПК-1.У.1<br>ОПК-2.У.1 |

| | | |
|---|---|---|
| | a) мостовая схема<br>b) фильтр низких частот<br>c) мост Вина<br>**дифференциальный усилитель*** | |
| | Тема 2.5. Активные фильтры.<br>2.5.1. Если продольное сопротивление электрического фильтра k-типа состоит только из индуктивностей, то фильтр:<br>a) высоких частот<br>b) средних частот<br>c) **низких частот***<br>2.5.2. Включением моста Вина в цепь отрицательной обратной связи операционного усилителя реализуется фильтр:<br>**a) полосовой***<br>b) широкополосный<br>c) высоких частот<br>d) низких частот | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 3.1. Структура вторичных источников питания.<br>3.1.1. Источник вторичного питания без преобразователя частоты включает:<br>a) трансформатор + усилитель<br>**b) выпрямитель+сглаживающий фильтр+стабилизатор+трансформатор***<br>c) трансформатор+стабилизатор<br>d) выпрямитель+сглаживающий фильт+трансформатор | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 4. Основы алгебры логики.<br>4.1. Операция $y = x_1 \vee x_2$ формирует функцию:<br>a) И<br>**b)** И-НЕ<br>**c) ИЛИ***<br>d) ИЛИ-НЕ | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 5.1. Цифровые устройства комбинационного типа<br><br>5.1.1. На рисунке вверху изображена схема:<br>a) RS-триггера<br>**b) полусумматора***<br>c) компаратора<br>d) сумматора<br> | ОПК-1.У.1<br>ОПК-2.У.1 |

| | | |
|---|---|---|
| | 5.1.2. На рисунке вверху изображена схема:<br>a) демультиплексора<br>b) **мультиплексора***<br>c) дешифратора<br>d) шифратора | |
| | Тема 5.2. Цифровые устройства последовательностного типа.<br>5.2.1. Триггер предназначен для:<br>a) счета количества переключений<br>b) автоматического сброса состояния<br>c) **запоминания информации о предыдущем состоянии***<br>d) генерации колебаний прямоугольной формы | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 6. Микроэлектронные запоминающие устройства.<br>6.1. Какие операции может выполнять ПЗУ?<br>a) **чтение и хранение***<br>b) запись, чтение и хранение<br>c) хранение<br>6.2. Что относится к внешним запоминающим устройствам?<br>a) ОЗУ, ПЗУ, flash-memory<br>b) **накопители на магнитных лентах, магнитных дисках, оптических и магнитооптических дисках***<br>c) ПЗУ | ОПК-1.У.1<br>ОПК-2.У.1 |
| | Тема 7. Микропроцессоры.<br>CISC (Complex Instruction Set Computer) подразумевает, что процессор:<br>a) поддерживает ограниченный набор команд и имеет значительное число регистров<br>**b) поддерживает большой набор команд и имеет небольшое число регистров***<br>c) поддерживает большой набор команд и имеет большое число регистров | ОПК-1.У.1<br>ОПК-2.У.1 |
| **Задания для проверки остаточных знаний** | | |
| | ***Тип 1.*** *Задание комбинированного типа с выбором одного верного ответа из четырех предложенных и обоснованием выбора. (Инструкция: прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа).*<br><br>Излучающий диод, работающий в видимом диапазоне волн, называют:<br>a) фотодиодом;<br>b) фоторезистором;<br>c) **светодиодом*;**<br>d) варистором.<br><br>ОФОРМЛЕНИЕ ОТВЕТА (ЭТАЛОННЫЙ ОТВЕТ):<br>Светодиодом. Светодиод — это полупроводниковый прибор, преобразующий электрический ток непосредственно в световое излучение. По-английски светодиод называется light emitting diode (LED) – светоизлучающий диод. | ОПК-1.У.1<br>ОПК-2.У.1 |
| | ***Тип 2.*** *Задание комбинированного типа с выбором нескольких вариантов ответа из предложенных и развернутым* | ОПК-1.У.1<br>ОПК-2.У.1 |

*обоснованием выбора.*
*(Инструкция: прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов).*

Укажите цифровые устройства последовательностного типа:

a) сумматор;
b) регистр;
c) шифратор;
d) дешифратор;
e) счетчик;
f) мультиплексор;
g) триггер;
h) компаратор.

ОФОРМЛЕНИЕ ОТВЕТА (ЭТАЛОННЫЙ ОТВЕТ):
Триггер, регистр, счетчик - цифровые устройства последовательностного типа. Это устройства, состояние которых зависит не только от текущего сигнала на входе, но и от их предыдущего состояния (автоматы с памятью).
Сумматор, шифратор, дешифратор, мультиплексор, компаратор – цифровые устройства комбинационного типа, состояние которых зависит только от значения сигнала в текущий момент времени.

***Тип 3.*** *Задание закрытого типа на установление соответствия.*
*(Инструкция: прочитайте текст и установите соответствие. К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце).*

ОПК-1.У.1
ОПК-2.У.1

Укажите пару «наименование логической операции» - соответствующая ей таблица истинности:

a) дизъюнкция
b) конъюнкция
c) штрих Шеффера
d) стрелка Пирса
e) сложение по модулю «2»

1)

| Первый оператор | Второй оператор | Результат операции |
|---|---|---|
| 0 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

2)

| Первый оператор | Второй оператор | Результат операции |
|---|---|---|
| 0 | 0 | 1 |
| 0 | 1 | 0 |
| 1 | 0 | 0 |
| 1 | 1 | 0 |

3)

| Первый оператор | Второй оператор | Результат операции |
|---|---|---|
| 0 | 0 | 0 |
| 0 | 1 | 1 |

| | | |
|---|---|---|
| 1 | 0 | 1 |
| 1 | 1 | 1 |

4)

| Первый оператор | Второй оператор | Результат операции |
|---|---|---|
| 0 | 0 | 0 |
| 0 | 1 | 1 |
| 1 | 0 | 1 |
| 1 | 1 | 0 |

5)

| Первый оператор | Второй оператор | Результат операции |
|---|---|---|
| 0 | 0 | 0 |
| 0 | 1 | 0 |
| 1 | 0 | 0 |
| 1 | 1 | 1 |

Ключ с ответами

| a | b | c | d | e |
|---|---|---|---|---|
| 3 | 5 | 1 | 2 | 4 |

***Тип 4.*** *Задание закрытого типа на установление последовательности.*
*(Инструкция: прочитайте текст и установите последовательность. Запишите соответствующую последовательность букв слева направо).*

ОПК-1.У.1
ОПК-2.У.1

Расположите основные операции фотолитографического процесса в требуемом технологическом порядке

a) нанесение фоторезиста, сушка
b) подготовка поверхности
c) травление, отмывка, сушка
d) совмещение, экспонирование
e) удаление фотомаски
f) проявление, отмывка, сушка

Ключ с ответами

| 1 | 2 | 3 | 4 | 5 | 6 |
|---|---|---|---|---|---|
| b | a | d | f | c | e |

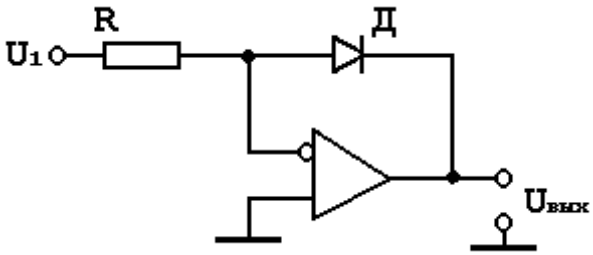
***Тип 5.*** *Задание открытого типа с развернутым ответом.*
*(Инструкция: прочитайте текст и запишите развернутый обоснованный ответ)*

ОПК-1.У.1
ОПК-2.У.1

Обоснуйте, как создать электронный прибор, выполняющий математическую операцию логарифмирования.

ОФОРМЛЕНИЕ ОТВЕТА (ЭТАЛОННЫЙ ОТВЕТ):
Для получения математической операции логарифмирования необходимо использовать операционный усилитель. В цепь его обратной связи следует включать устройство с логарифмической характеристикой. Устройством, обладающим такой характеристикой, является полупроводниковый диод.
Ток через полупроводниковый диод равен:

$$I_Д = I_0 \cdot \left(e^{\frac{eU}{kT}} - 1\right) \quad (1)$$

| | | |
|---|---|---|
| | где $I_0$ - ток утечки при небольшом обратном смещении$<br>e - заряд электрона ($1.6 \cdot 10^{-19}$ Кл);<br>U - напряжение на диоде;<br>k - постоянная Больцмана ($1.38 \cdot 10^{-23}$ Дж/К);<br>T - абсолютная постоянная температура в кельвинах.<br>Решим уравнение (1) относительно $U_д$, учитывая, что $U_д = U_{вых}$.<br>$$\ln I_Д = \ln I_0 + \frac{eU}{kT} \quad (2)$$<br>$$U_{вых} = U_Д = \frac{kT}{e}\left(lnI_Д - lnI_0\right) \quad (3)$$<br>Схема:<br><br> | |

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

| № п/п | Перечень контрольных работ |
|---|---|
| | Не предусмотрено |

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

## 11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

– получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;

– получение опыта творческой работы совместно с преподавателем;

– развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.

– появление необходимого интереса, необходимого для самостоятельной работы;

– получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;

– научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);

– получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

– контрольный опрос предыдущего материала;

– наименование лекции, введение в лекцию, перечень рассматриваемых вопросов;

– изложение вопросов лекции, основные выводы по каждому вопросу;

– подведение итогов, контрольный опрос;

– ответы на вопросы;

– объявление вопросов следующей лекции.

11.2. Методические указания для обучающихся по участию в семинарах

Основной целью для обучающегося является систематизация и обобщение знаний по изучаемой теме, разделу, формирование умения работать с дополнительными источниками информации, сопоставлять и сравнивать точки зрения, конспектировать прочитанное, высказывать свою точку зрения и т.п. В соответствии с ведущей дидактической целью содержанием семинарских занятий являются узловые, наиболее трудные для понимания и усвоения темы, разделы дисциплины. Спецификой данной формы занятий является совместная работа преподавателя и обучающегося над решением поставленной проблемы, а поиск верного ответа строится на основе чередования индивидуальной и коллективной деятельности.

При подготовке к семинарскому занятию по теме прослушанной лекции необходимо ознакомиться с планом его проведения, с литературой и научными публикациями по теме семинара.

Требования к проведению семинаров

– наименование семинара, введение в занятие, перечень рассматриваемых вопросов;

– обсуждение вопросов семинара, основные выводы по каждому вопросу;

– рассмотрение рефератов, обсуждение;

– подведение итогов, контрольный опрос;

– ответы на вопросы;

– объявление вопросов следующего семинара.

11.3. Методические указания для обучающихся по прохождению практических занятий

Практическое занятие является одной из основных форм организации учебного процесса, заключающаяся в выполнении обучающимися под руководством преподавателя комплекса учебных заданий с целью усвоения научно-теоретических основ учебной дисциплины, приобретения умений и навыков, опыта творческой деятельности.

Целью практического занятия для обучающегося является привитие обучающимся умений и навыков практической деятельности по изучаемой дисциплине.

Планируемые результаты при освоении обучающимся практических занятий:

– закрепление, углубление, расширение и детализация знаний при решении конкретных задач;

– развитие познавательных способностей, самостоятельности мышления, творческой активности;

– овладение новыми методами и методиками изучения конкретной учебной дисциплины;

– выработка способности логического осмысления полученных знаний для выполнения заданий;

– обеспечение рационального сочетания коллективной и индивидуальной форм обучения.

Требования к проведению практических занятий

- контрольная оценка степени усвоения теоретического материала, относящегося к ПЗ;

- объявление цели ПЗ, порядка проведения и отчетности;

- изложение сути ПЗ (решение практических задач, разработка схем, составление алгоритмов и т.п.);

- подготовка отчетных материалов;

- проверка результатов, выставление оценок.

11.4. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

– приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;

– закрепление, развитие и детализация теоретических знаний, полученных на лекциях;

– получение новой информации по изучаемой дисциплине;

– приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Лабораторные работы проводятся в соответствии методическими указаниями для каждой работы. Перед выполнением лабораторных работ проводится инструктаж по технике безопасности и предварительный опрос студентов на усвоение методики проведения экспериментов с использованием лабораторного оборудования и измерительных приборов. По результатам проведенных экспериментов составляется протокол, который заверяется преподавателем.

Структура и форма отчета о лабораторной работе

– 1. титульный лист;
– 2. цель лабораторной работы;
– 3. описание исследуемой системы;
– 4. структура исследуемых параметров;
– 5. методика проведения экспериментальных исследований;
– 6. протокол эксперимента;

– 7. результаты обработки экспериментальных данных;
– 8. выводы по работе.

Требования к оформлению отчета о лабораторной работе

– Отчет оформляется по ГОСТ 7.32-2017. Титульный лист оформляется по утвержденной форме. Форма титульного листа размещена на сайте ГУАП.
– На кафедре имеется учебно-методическая литература для выполнения лабораторных работ:

1. Дмитриев Ю.И. Неделин П.Н. Исследование электронных устройств на операционных усилителях. Метод.указ. к вып.лаб.работ/ГУАП,СПб,2008-43с.
2. Дмитриев Ю.И., Неделин П.Н. Исследование цифровых схем. Метод.указ. к вып. лаб.работ/ ГУАП,СПб,2013-39 с.

11.5. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихсяявляются:

– учебно-методический материал по дисциплине;
– методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

11.6. Методические указания для обучающихся по прохождению текущего контроля успеваемости

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Контролю подлежат выполнение и сдача, предусмотренных настоящей программой лабораторных, практических и контрольных работ. При полном и успешном прохождении текущего контроля обучающийся допускается к промежуточной аттестации. Результаты текущего контроля учитываются наравне с ответами на вопросы билета промежуточной аттестации.

11.7. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– зачет – это форма оценки знаний, полученных обучающимся в ходе изучения учебной дисциплины в целом или промежуточная (по окончании семестра) оценка знаний

обучающимся по отдельным разделам дисциплины с аттестационной оценкой «зачтено» или «не зачтено».

Лист внесения изменений в рабочую программу дисциплины

| Дата внесения изменений и дополнений. Подпись внесшего изменения | Содержание изменений и дополнений | Дата и № протокола заседания кафедры | Подпись зав. кафедрой |
|---|---|---|---|
| | | | |
| | | | |
| | | | |
| | | | |
| | | | |