

## Аннотация

Дисциплина «Программирование логических интегральных схем» входит в образовательную программу высшего образования по направлению подготовки/ специальности 11.03.02 «Инфокоммуникационные технологии и системы связи» направленности «Коммуникационные технологии Интернета вещей». Дисциплина реализуется кафедрой «№52».

Дисциплина не является обязательной при освоении обучающимся образовательной программы и направлена на углубленное формирование следующих компетенций:

ПК-6 «Способен получать, анализировать, распределять и защищать большие объемы данных, интерпретировать данные для решения задач в области Интернета вещей»

ПК-7 «Способен организовывать работы по внедрению, эксплуатации, сопровождению систем Интернета вещей»

Содержание дисциплины охватывает круг вопросов, связанных с изучением архитектуры и схемотехники современных программируемых логических интегральных схем, принципов проектирования цифровых схем с использованием ПЛИС, методов и средств отладки таких схем, языка проектирования цифровых устройств Verilog HDL.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме зачета.

Общая трудоемкость освоения дисциплины составляет 1 зачетную единицу, 36 часов.

Язык обучения по дисциплине «русский»