

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ  
ФЕДЕРАЦИИ  
федеральное государственное автономное образовательное учреждение высшего  
образования  
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ  
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 43

УТВЕРЖДАЮ  
Руководитель образовательной программы

\_\_\_\_\_  
доц., к.т.н.  
(должность, уч. степень, звание)

\_\_\_\_\_  
А.А. Фоменкова  
(инициалы, фамилия)

\_\_\_\_\_  
(подпись)  
«06» февраля 2025г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Архитектура ЭВМ и систем»  
(Наименование дисциплины)

Код направления подготовки/ специальности	09.03.04
Наименование направления подготовки/ специальности	Программная инженерия
Наименование направленности	Проектирование программных систем
Форма обучения	очная
Год приема	2025

Лист согласования рабочей программы дисциплины

Программу составил (а)

\_\_\_\_\_  
доцент, канд. техн. наук  
(должность, уч. степень, звание)

\_\_\_\_\_  
05.06.2025  
(подпись, дата)

\_\_\_\_\_  
Д.А. Николаев  
(инициалы, фамилия)

Программа одобрена на заседании кафедры № 43

«06» февраля 2025 г, протокол № 01/2025

Заведующий кафедрой № 43

\_\_\_\_\_  
д.т.н., проф.  
(уч. степень, звание)

\_\_\_\_\_  
06.02.2025  
(подпись, дата)

\_\_\_\_\_  
М.Ю. Охтилев  
(инициалы, фамилия)

Заместитель директора института №4 по методической работе

\_\_\_\_\_  
доц., к.т.н.  
(должность, уч. степень, звание)

\_\_\_\_\_  
06.02.2025  
(подпись, дата)

\_\_\_\_\_  
А.А. Фоменкова  
(инициалы, фамилия)

## Аннотация

Дисциплина «Архитектура ЭВМ и систем» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 09.03.04 «Программная инженерия» направленности «Проектирование программных систем». Дисциплина реализуется кафедрой «№43».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-7 «Способен применять в практической деятельности основные концепции, принципы, теории и факты, связанные с информатикой»

Содержание дисциплины охватывает круг вопросов, связанных с изучением основных вопросов организации современных электронных вычислительных машин, комплексов и систем; получением знаний о тенденциях развития архитектур вычислительных систем и комплексов, о направлениях развития ЭВМ с нетрадиционной архитектурой.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа студента, консультации.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 5 зачетных единиц, 180 часов.

Язык обучения по дисциплине «русский»

## 1. Перечень планируемых результатов обучения по дисциплине

### 1.1. Цели преподавания дисциплины

Целью преподавания дисциплины является изучение наиболее базовых вопросов организации современных электронных вычислительных машин, комплексов и систем; получение знаний об основных тенденциях развития архитектур вычислительных систем и комплексов, о направлениях развития ЭВМ с нетрадиционной архитектурой.

1.2. Дисциплина входит в состав обязательной части образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Общепрофессиональные компетенции	ОПК-7 Способен применять в практической деятельности основные концепции, принципы, теории и факты, связанные с информатикой	ОПК-7.3.1 знает основы теории информации и кодирования, принципы разработки программных систем сбора, обработки и анализа информации ОПК-7.У.1 умеет применять основные концепции, принципы, теории и факты, связанные с информатикой при разработке программных систем ОПК-7.В.1 имеет навыки использования концепций, принципов, теорий и фактов, связанных с информатикой при проектировании программных систем

## 2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- информатика,
- математическая логика и теория алгоритмов,
- основы программирования,
- структуры и алгоритмы обработки данных.

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- программирование мобильных устройств,
- программирование встроенных приложений,
- операционные системы.

## 3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудовоемкость по семестрам
		№4
1	2	3
<b>Общая трудовоемкость дисциплины, ЗЕ/ (час)</b>	5/ 180	5/ 180
<b>Из них часов практической подготовки</b>		
<b>Аудиторные занятия, всего час.</b>	68	68
в том числе:		
лекции (Л), (час)	34	34
практические/семинарские занятия (ПЗ), (час)		
лабораторные работы (ЛР), (час)	34	34
курсовой проект (работа) (КП, КР), (час)		
экзамен, (час)	36	36
<b>Самостоятельная работа, всего (час)</b>	76	76
<b>Вид промежуточной аттестации:</b> зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.	Экз.

#### 4. Содержание дисциплины

##### 4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
<b>Семестр 4</b>					
Раздел 1. Основные понятия и принципы структурной организации ЭВМ.	6				12
Раздел 2. Организация уровня микроархитектуры ЭВМ.	6				12
Раздел 3 Организация уровня набора команд ЭВМ.	6		30		14
Раздел 4. Функциональная организация и виды памяти ЭВМ.	6				12
Раздел 5. Функциональная организация систем ввода-вывода.	6				12
Раздел 6. Параллельные процессы и вычислительные системы.	4		4		12
Итого в семестре:	34		34		76
Итого	34	0	34	0	76

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

##### 4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
Раздел 1. Основные понятия и принципы структурной организации ЭВМ.	Назначение дисциплины. Краткая история развития вычислительной техники. Классификация вычислительных машин. Свойства и основные структуры алгоритмов. Понятие процесса. Принципы организации ЭВМ фон Неймана. Принстонская, гарвардская, и стековая архитектуры ЭВМ. Пост неймановские архитектуры ЭВМ. Языки, уровни и виртуальные машины. Многоуровневая организация ЭВМ.
Раздел 2. Организация уровня микроархитектуры ЭВМ.	Обобщенная структура процессора. Арифметико-логическое устройство. Регистровая модель процессора. Порядок выполнения команд в ЭВМ. Прерывания. Конвейерные схемы выполнения команд. Конфликты при конвейерном выполнении команд. Прогнозирование переходов. Спекулятивное исполнение.
Раздел 3. Организация уровня набора команд ЭВМ.	Основные виды наборы машинных операций и назначение. Машинные команды. Структуры и форматы. Типы команд. Типы и способы адресации. Основные критерии определения системы команд. Основы ассемблера.
Раздел 4. Функциональная организация и виды памяти ЭВМ.	Иерархическая система памяти ЭВМ. Основные характеристики; классификация и основные параметры запоминающих устройств; внешняя память ЭВМ. Организация простейших ЗУ. Типы выборки. Модульная организация памяти и расслоение обращений. Варианты расширения оперативной памяти (физического адресного пространства) и общего адресного пространства. Страничная и сегментно-страничная организация памяти. Организация сверхоперативных ЗУ (КЭШ-памяти). Ассоциативные ЗУ и их применение. Стратегии согласования и замещения. Организация и виды RAID-массивов.
Раздел 5. Функциональная организация систем ввода-вывода.	Общая схема обменов в ЭВМ. Синхронизация процессов обмена. Понятие интерфейса. Основные типы интерфейсов. Логическая и географическая адресации. Понятие и структура интерфейса единого типа. Схемы арбитража. Взаимодействие между устройствами (синхронный и асинхронный обмен). Конвейеризация процессов обмена и мультиплексирование шин. Арбитраж шины. Примеры шин: PCI, PCI Express, USB. Управление вводом-выводом; основные типы процедур ввода-вывода. Функции и структуры интерфейсных адаптеров и контроллеров ПДП.
Раздел 6. Параллельные процессы и вычислительные системы.	Параллельная обработка информации. Уровни и способы организации параллелизма. Принципы реализации параллелизма в архитектурах ВС. Реализация параллелизма в многомашинных и многопроцессорных ВС. Классификации Флинна. Векторные, матричные и ассоциативные системы. Однородные системы и среды. Ассоциативный процессор. Вертикальный процессор. Ортогональная машина. Ортогональная память. Матрицы процессоров (транспьютеры). Технология CUDA. Мультипроцессоры: UMA, NUMA, COMA. Развитие архитектур, ориентированных на языковые средства и среду программирования. Кластерные вычисления

#### 4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

#### 4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 4				
1	Вводное занятие, инструктаж по технике безопасности	2	0.5	
2	Архитектура TMS320C62 и принципы организации программ для TMS320C	2	1	3
3	Организация циклов в TMS320C62	4	1	3
4	Организация параллельного выполнения команд в TMS320C62	4	1	2,3,6
5	Программирование арифметических операций в Intel 8086	4	1	3
6	Организация переходов, циклов и подпрограмм в Intel 8086	4	1	3
7	Способы адресации. Форматы команд, арифметико-логические операции с целочисленными данными в VAX-11.	7	2	3
8	Условные и безусловные переходы, обработка массивов в VAX-11	7	2	3
Всего		34	9.5	

#### 4.5. Курсовое проектирование/ выполнение курсовой работы

Учебным планом не предусмотрено

#### 4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 4, час
1	2	3
Изучение теоретического материала дисциплины (ТО)	50	50
Курсовое проектирование (КП, КР)	-	-
Расчетно-графические задания (РГЗ)	-	-
Выполнение реферата (Р)	-	-
Подготовка к текущему контролю успеваемости (ТКУ)	13	13
Домашнее задание (ДЗ)	-	-
Контрольные работы заочников (КРЗ)	-	-
Подготовка к промежуточной аттестации (ПА)	13	13
Всего:	76	76

#### 5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

#### 6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
004 Н-74	Архитектура ЭВМ и систем : учебное пособие для бакалавров / О. П. Новожилов. - М. : Юрайт, 2015. - 527 с.	49
004.2 О-66	Организация ЭВМ и систем: учебник/ Б.Я. Цилькер, С.Я. Орлов (Учебник для ВУЗов). – 2-е изд., – СПб.: Питер, 2011. – 686 с.	25
004 Ц58	[004 Ц58] Цилькер Б.Я. Организация ЭВМ и систем. (Учебник для ВУЗов). – СПб.: Питер, 2006. – 667 с.	26
004 М27	Архитектура ЭВМ : учебное пособие / С. Г. Марковский, Н. В. Марковская, А. М. Тюрликов ; С.-Петербур. гос. ун-т аэрокосм. приборостроения. - СПб. : Изд-во ГУАП, 2015. - 84 с	53
005(75) С81	Столингс У. Структурная организация и архитектура компьютерных систем: проектирование и производительность. Пер. с англ. 5-е изд. – М.: Вильямс, 2003. – 893 с.	20

7. Перечень электронных образовательных ресурсов  
информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
	Не предусмотрено

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
1	Операционная система Microsoft Windows
2	Моделирующая программа VAX-11
3	Code Composer Studio
4	DosBox
5	Turbo Assembler
6	Эмулятор emu8086

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Вычислительная лаборатория	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
------------------------------	----------------------------



Экзамен	Список вопросов к экзамену; Экзаменационные билеты; Тесты.
---------	--

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции 5-балльная шкала	Характеристика сформированных компетенций
«отлично» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся глубоко и всесторонне усвоил программный материал;</li> <li>– уверенно, логично, последовательно и грамотно его излагает;</li> <li>– опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления;</li> <li>– умело обосновывает и аргументирует выдвигаемые им идеи;</li> <li>– делает выводы и обобщения;</li> <li>– свободно владеет системой специализированных понятий.</li> </ul>
«хорошо» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы;</li> <li>– не допускает существенных неточностей;</li> <li>– увязывает усвоенные знания с практической деятельностью направления;</li> <li>– аргументирует научные положения;</li> <li>– делает выводы и обобщения;</li> <li>– владеет системой специализированных понятий.</li> </ul>
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> <li>– обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы;</li> <li>– допускает несущественные ошибки и неточности;</li> <li>– испытывает затруднения в практическом применении знаний направления;</li> <li>– слабо аргументирует научные положения;</li> <li>– затрудняется в формулировании выводов и обобщений;</li> <li>– частично владеет системой специализированных понятий.</li> </ul>
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> <li>– обучающийся не усвоил значительной части программного материала;</li> <li>– допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении;</li> <li>– испытывает трудности в практическом применении знаний;</li> <li>– не может аргументировать научные положения;</li> <li>– не формулирует выводов и обобщений.</li> </ul>

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	Основные свойства и структуры алгоритмов	ОПК-7.3.1

		ОПК-7.У.1 ОПК-7.В.1
2	Понятие процесса	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
3	Принципы программного управления (фон Неймана)	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
4	Принстонская архитектура вычислительных машин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
5	Гарвардская архитектура вычислительных машин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
6	Стековая архитектура вычислительных машин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
7	Иерархическая архитектура вычислительных машин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
8	Шинная архитектура вычислительных машин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
9	Семантический разрыв и способы его преодоления	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
10	Многоуровневая организация ЭВМ	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
11	Основные вентили. Представление логических функций	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
12	Основные блоки и функции процессора	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
13	Регистровая модель процессора	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
14	Виды наборов команд. Основные типы процессоров	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
15	Структуры и форматы машинных команд	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
16	Непосредственная, литеральная и прямая адресация	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
17	Косвенная и относительная адресация	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
18	Регистровая и стековая адресация	ОПК-7.3.1 ОПК-7.У.1

		ОПК-7.В.1
19	Конвейерная обработка команд	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
20	Конфликты при конвейерной обработке команд	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
21	Организация памяти ЭВМ. Основные определения и характеристики	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
22	Иерархическая система памяти	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
23	Блочная организация основной памяти	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
24	Память с расслоением обращений	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
25	Ассоциативная память	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
26	Организация кэш-памяти	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
27	Способы отображения основной памяти на кэш-память	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
28	Способы согласования и замещения информации в кэш-памяти	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
29	Виртуальная память. Страничная и сегментно-страничная организация памяти	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
30	Массивы дисков с избыточностью (RAID-массивы)	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
31	Организация и виды шин данных	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
32	Иерархия шин данных	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
33	Схемы приоритетов, арбитража и опроса шин данных	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
34	Синхронный и асинхронный протоколы шин	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
35	Методы управления вводом/выводом.	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1

36	Адресное пространство системы ввода/вывода.	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
37	Обобщенная структура внешних устройств	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
38	Уровни параллелизма и метрики параллельных вычислений	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
39	Матричные структуры и мультипроцессорные системы.	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	Что такое ЭВМ? (выберете один правильный ответ) а. Это машина, которая может решать задачи, исполняя данные ей команды б. Это совокупность технических средств, создающая возможность проведения обработки информации (данных) и получения результата в необходимой форме в. Это электронно-вычислительное устройство, которое принимает дискретную входную информацию, обрабатывает ее в соответствии со списком хранящихся внутри нее команд и генерирует результирующую выходную информацию г. Это устройство или система, способная выполнять заданную, чётко определённую, изменяемую последовательность операций д. Все верные	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
2	Перечислите основные структуры алгоритмов, выполняемых ЭВМ	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
3	Назовите принципы организации ЭВМ по фон Нейману	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
4	Назовите способ организации ЭВМ нарушающий принцип	ОПК-7.3.1

	«однородности памяти» (выберете один правильный ответ): а. Принстонская б. Иерархическая в. Гарвардская г. Магистральная д. Стековая	ОПК-7.У.1 ОПК-7.В.1
5	Продолжите: время выполнения одной команды при конвейерной обработке... (выберете один правильный ответ): а. Меньше, за счет большей пропускной способности б. Больше, за счет конфликтов, возникающих при работе в. Меньше, за счет выполнения команды «по частям» г. Больше за счет «накладных расходов» на реализацию конвейера д. Время выполнения одинаково	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
6	Что такое внутренняя память ЭВМ (выберете один правильный ответ)? а. Память расположенная внутри микросхемы процессора б. Память непосредственно доступная процессору в. Энергозависимая память г. Память внутри системного блока д. Кэш-память различных уровней	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
7	Какие логические вентили, с точки зрения схемотехнической реализации, относятся к основным (выберете один правильный ответ): а. «НЕ», «НЕ-И», «НЕ-ИЛИ» б. «НЕ», «И», «ИЛИ» в. «НЕ-И», «НЕ-ИЛИ», «И», «ИЛИ» г. «НЕ-И», «НЕ-ИЛИ» д. «НЕ», «НЕ-И», «ИЛИ»	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
8	Поясните почему к основным логические вентилем, с точки зрения схемотехнической реализации, относят «НЕ-И» и «НЕ-ИЛИ», а не просто «И» и «ИЛИ»?	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
9	Какой уровень в иерархическом представлении ЭВМ находится между уровнем набора команд и уровнем ассемблера? (выберете один правильный ответ) а. Цифровой логический уровень б. Уровень микроархитектуры в. Уровень операционной системы г. Прикладной уровень д. Уровень физических устройств	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
10	Запишите уровни в иерархическом представлении ЭВМ в последовательности от нижнего к верхним: а. Уровень набора команд б. Цифровой логический уровень в. Уровень микроархитектуры г. Уровень ассемблера д. Уровень операционной системы	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1
11	Запишите виды памяти ЭВМ в порядке уменьшения частоты обращений к ним а. Жесткие диски б. Оперативная память в. Ленточные накопители г. Кэш-память	ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1

	д. Регистры	
12	<p>Для каждого способа обращения к памяти ЭВМ (в левом столбце), подберите ему соответствующее описание (в правом столбце)</p> <p>а. Произвольный 1. Обращение осуществляется к началу блока, с последующим чтением всех данных предшествующих требуемым</p> <p>б. Последовательный 2. Обращение осуществляется к любой ячейке, в любой очередности</p> <p>в. Прямой 3. Доступ к информации осуществляется по некоторому признаку</p> <p>г. Ассоциативный 4. Для доступа к нужной информации необходимо прочитать всю предшествующую</p>	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
13	Поясните чем ассоциативный доступ к памяти ЭВМ отличается от всех остальных.	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
14	Что такое программная модель (регистровая структура) процессора?	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
15	<p>Для каждого типа процессора (в левом столбце), подберите ему соответствующее описание (в правом столбце)</p> <p>а. RISC 1. Процессор, работающий с минимальным набором длинных команд</p> <p>б. VLIW 2. Процессор использует микропрограммы для выполнения исчерпывающего набора команд</p> <p>в. CISC 3. Процессор работающий, с системой команд сверхбольшой разрядности</p> <p>г. MISC 4. Процессор, работающий с сокращенным набором команд</p>	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
16	Поясните разницу между трансляцией (компиляцией) и интерпретацией программы.	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
17	Решение о предоставлении устройству доступа к шине обычно принимается на основе заданных приоритетов. Объясните в чем заключается основной недостаток статических приоритетов и достоинства динамических приоритетов	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
18	В чем преимущество и недостатки RAID-массива уровня 6 перед RAID-массивом уровня 5.	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
19	<p>Для взаимодействия с модулями ввода-вывода в ряде случаев используют совмещенное адресное пространство. Выберите все достоинства совмещенного адресного пространства (Выберете три правильных ответа):</p> <p>а. Расширение набора команд для обращения к внешним устройствам</p> <p>б. Сокращение области адресного пространства памяти</p> <p>в. Возможность внепроцессорного обмена данными между внешними устройствами</p> <p>г. Адрес внешнего устройства может быть коротким</p> <p>д. Увеличение количества подключаемых устройств</p>	<p>ОПК-7.3.1 ОПК-7.У.1 ОПК-7.В.1</p>
20	Сопоставьте виды параллельных вычислительных систем (по М. Флинну) с их кратким описанием:	<p>ОПК-7.3.1 ОПК-7.У.1</p>

	a. SISD 1. В архитектуре ВС присутствует множество процессоров, обрабатывающих один и тот же поток данных. б. MISD 2. Позволяет выполнять одну арифметическую операцию сразу над многими данными — элементами вектора в. SIMD 3. Имеется только один поток команд, команды обрабатываются последовательно г. MIMD 4. В ВС имеется множество устройств обработки команд, объединенных в единый комплекс и работающих со своим потоком команд и данных	ОПК-7.В.1
--	---	-----------

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

#### 11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

11.2. Методические указания для обучающихся по участию в семинарах  
Учебным планом не предусмотрено

11.3. Методические указания для обучающихся по прохождению практических занятий  
Учебным планом не предусмотрено

11.4. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

- приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Архитектура ЭВМ и систем/

Структура и форма отчета о лабораторной работе

- приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Архитектура ЭВМ и систем/

Требования к оформлению отчета о лабораторной работе

- приведены на сервере кафедры 43 в разделе .../Методическое обеспечение кафедры 43/Архитектура ЭВМ и систем/

11.5. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы  
Учебным планом не предусмотрено

11.6. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).



11.7. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Система оценок при проведении текущего контроля успеваемости осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программам высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

11.8. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

- экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программам высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой