

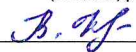
МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 23

УТВЕРЖДАЮ
Руководитель образовательной программы

доц., к.т.н.
(должность, уч. степень, звание)

В.И. Казаков
(инициалы, фамилия)


(подпись)
« 12 » 02 2025 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Основы микропроцессорной техники»
(Наименование дисциплины)

Код направления подготовки/ специальности	12.03.05
Наименование направления подготовки/ специальности	Лазерная техника и лазерные технологии
Наименование направленности	Лазерная техника и лазерные технологии
Форма обучения	очная
Год приема	2025

Лист согласования рабочей программы дисциплины

Программу составил (а)

ст. преподаватель
(должность, уч. степень, звание)


(подпись, дата)

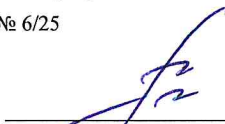
Е.П. Виноградова
(инициалы, фамилия)

Программа одобрена на заседании кафедры № 23

«17» февраля 2025 г, протокол № 6/25

Заведующий кафедрой № 23

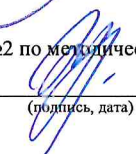
д.т.н., проф.
(уч. степень, звание)


(подпись, дата)

А.Р. Бестугин
(инициалы, фамилия)

Заместитель директора института №2 по методической работе

доц., к.т.н., доц.
(должность, уч. степень, звание)


(подпись, дата)

Н.В. Марковская
(инициалы, фамилия)

Аннотация

Дисциплина «Основы микропроцессорной техники» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 12.03.05 «Лазерная техника и лазерные технологии» направленности «Лазерная техника и лазерные технологии». Дисциплина реализуется кафедрой «№23».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-3 «Способен к разработке технологических процессов контроля механических, оптических и оптико-электронных блоков, узлов и элементов типовых систем приборов, лазерной техники, лазерных оптико-электронных приборов и систем»

Содержание дисциплины охватывает круг вопросов, связанных с проектированием микропроцессорных устройств и систем и их программированием с использованием специализированных средств поддержки разработчика.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 4 зачетных единицы, 144 часа.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Предназначение дисциплины «Основы микропроцессорной техники» заключается в изучении студентами основ функционирования микропроцессоров, микропроцессорных устройств и систем, а также приобретении практических навыков программирования микропроцессоров и микроконтроллеров, а также способов практической реализации соответствующих устройств на современной элементной базе электроники с использованием специализированных программ-отладчиков.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-3 Способен к разработке технологических процессов контроля механических, оптических и оптико-электронных блоков, узлов и элементов типовых систем приборов, лазерной техники, лазерных оптико-электронных приборов и систем	ПК-3.3.1 знать элементную базу, используемую в изделиях лазерной техники; общие принципы, правила и методы конструирования лазерных оптико-электронных приборов; основы теории точности и надёжности оптических приборов; основы оптических измерений; методы лазерных измерений; методы работы с научно-технической литературой ПК-3.У.1 уметь обосновывать предлагаемые технические решения при разработке технологических процессов контроля блоков, узлов и элементов лазерных приборов и систем; анализировать, представлять и оформлять результаты при разработке технологических процессов контроля блоков, узлов и элементов лазерных приборов и систем

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Электроника»,
- «Компьютерные технологии конструирования и производства»,
- «Основы квантовой электроники».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении дисциплины «Проектирование лазерных технологических комплексов» и при выполнении выпускной квалификационной работы.

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам
		№6
1	2	3
Общая трудоемкость дисциплины, ЗЕ/ (час)	4/ 144	4/ 144
Из них часов практической подготовки	34	34
Аудиторные занятия, всего час.	51	51
в том числе:		
лекции (Л), (час)	17	17
практические/семинарские занятия (ПЗ), (час)		
лабораторные работы (ЛР), (час)	34	34
курсовой проект (работа) (КП, КР), (час)		
экзамен, (час)	36	36
Самостоятельная работа, всего (час)	57	57
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз.	Экз.

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 6					
Раздел 1. Общие сведения о микропроцессорах. Тема 1.1. Классификация микропроцессоров Тема 1.2. Обзор номенклатуры микропроцессоров ведущих фирм- Тема 1.3. Особенности архитектуры микропроцессоров, ориентированных на решение задач управления	2				8

<p>Раздел 2. Обзор микропроцессоров, ориентированных на решение задач управления потоками событий</p> <p>Тема 2.1. Микроконтроллеры на основе промышленного стандарта MCS-51™ на примере изделия фирмы " Silabs " типа C8051F124.</p> <p>Тема 2.2. Организация внутренней и внешней памяти MCS-51</p> <p>Тема 2.3. Порты ввода-вывода MCS-51</p> <p>Тема 2.4. Таймеры-счетчики</p> <p>Тема 2.5. PCA массив</p> <p>Тема 2.6. Последовательный связной адаптер</p> <p>Тема 2.7. Блок обработки прерываний</p> <p>Тема 2.8. Режимы работы MCS-51</p>	5		17		12
<p>Раздел 3. Типовые решения, применяемые при построении систем на базе микроконтроллеров MCS-51</p> <p>Тема 3.1. Построение системы на основе микроконтроллеров MCS-51.</p> <p>Тема 3.2. Использование микроконтроллера для генерации типовых сигналов</p> <p>Тема 3.3. Аппаратная и программная реализация микропроцессорных измерителей и элементов управления.</p> <p>Тема 3.4. Средства поддержки разработчика</p>	3				10
<p>Раздел 4.. Микропроцессоры управления потоками данных</p> <p>Тема 4.1.Архитектура коммуникационных процессоров семейства MCS-186.</p> <p>Тема 4.2.Архитектура коммуникационных процессоров семейства MCS-386EX.</p> <p>Тема 4.3.Архитектура коммуникационных процессоров семейства IXP.</p> <p>Тема 4.4. Средства поддержки разработчика.</p>	3				10
<p>Раздел 5.. Микропроцессоры цифровой обработки сигналов</p> <p>Тема 5.1.Архитектура процессоров ЦОС с фиксированной точкой типа ADSP 21XX.</p> <p>Тема 5.2.Архитектура процессоров ЦОС с плавающей точкой ADSP 21XXX</p> <p>Тема 5.3. Средства поддержки разработчика.</p> <p>Тема 5.4. Архитектура процессоров ЦОС других производителей</p>	2				6
<p>Раздел 6. Обзор микропроцессоров, универсального назначения.</p> <p>Тема 6.1. Архитектура 32-х разрядных микропроцессоров типа STM32FXXX.</p> <p>Тема 6.2. Средства поддержки разработчика</p> <p>Тема 6.3. Расширения для цифровой обработки сигналов.</p> <p>Тема 6.4. Тенденции развития архитектуры микропроцессоров, универсального назначения</p>	2		17		7

Итого в семестре:	17		34		57
Итого	17	0	34	0	57

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p>Раздел 1. Общие сведения о микропроцессорах.</p> <p>Тема 1.1. Классификация микропроцессоров.</p> <p>Основные архитектуры процессоров: Фон-Неймановская, Гарвардская, Берклийская, Стэнфордская архитектуры, RISC-процессоры. Шины данных, адреса и управления. Режимы прерываний и прямого доступа к памяти.</p> <p>Отличительные особенности систем команд микропроцессоров различного назначения.</p> <p>Тема 1.2. Обзор номенклатуры микропроцессоров ведущих фирм-производителей.</p> <p>Микропроцессоры фирм "Analog Devices", "ARM", "Atmel", "Intel", "Microchip", "Motorola", "Silabs", "STMicroelectronics", "Texas Instruments". Сравнительный анализ.</p> <p>Тема 1.3. Особенности архитектуры микропроцессоров, ориентированных на решение задач управления.</p> <p>Микропроцессоры управления потоками событий.</p> <p>Микропроцессоры управления потоками данных.</p> <p>Микропроцессоры для цифровой обработки сигналов. Нейро микропроцессоры. Микропроцессоры с функциями нечеткой логики. Микропроцессоры универсального назначения.</p>
2	<p>Раздел 2. Обзор микропроцессоров, ориентированных на решение задач управления потоками событий.</p> <p>Тема 2.1. Микроконтроллеры на основе промышленного стандарта MCS-51™ на примере изделия фирмы " Silabs " типа C8051F124.</p> <p>Основные характеристики.</p> <p>Тема 2.2. Организация внутренней и внешней памяти MCS-51. Способы адресации внутренней и внешней памяти MCS-51</p> <p>Тема 2.3. Порты ввода-вывода MCS-51.</p> <p>Параллельные порты ввода-вывода. Особенности работы, программирование.</p> <p>Последовательные порты ввода-вывода (UART, SPI, I2C). Особенности работы, программирование</p> <p>Тема 2.4. Таймеры-счетчики.</p> <p>Режимы работы. Таймеры (T0, T1, T2). Счетчики и генераторы событий. Конфигурирование.</p> <p>Тема 2.5. PCA массив. Особенности использования в различных режимах работы. Программирование.</p> <p>Тема 2.6. Последовательный связной адаптер Режимы работы,</p>

	<p>программирование</p> <p>Тема 2.7. Блок обработки прерываний.</p> <p>Режимы работы. Конфигурирование. Подпрограммы обработки прерываний.</p> <p>Передача управления в программе. Маскирование прерываний.</p> <p>Тема 2.8. Режимы работы MCS-51 (IDLE, Power Down).</p> <p>Управление энергопотреблением.</p>
3	<p>Раздел 3 Типовые решения, применяемые при построении систем на базе микроконтроллеров SiLabs-C8051FXXX</p> <p>Тема 3.1. Построение системы на основе микроконтроллеров MCS-51. Подключение внешней памяти. Подключение и организация взаимодействия с устройствами клавиатурного ввода, цифровой индикации. Организация аналоговых и цифровых портов ввода-вывода.</p> <p>Тема 3.2. Использование микроконтроллера для генерации типовых сигналов</p> <p>Генерация периодических сигналов методом выборки. Генерация аналогового сигнала на основе широтно-импульсной модуляции (ШИМ). Задание частоты сигнала.</p> <p>Тема 3.3. Аппаратная и программная реализация микропроцессорных измерителей и элементов управления.</p> <p>Измерение периода и частоты внешних сигналов. Широтно-импульсный модулятор. Корректирующие устройства следящих систем управления.</p> <p>Тема 3.4. Средства поддержки разработчика. Эволюционные платы. Программа-отладчик Keil uVision. Программа конфигуратор Configuration Wizard. Программа симулятор Proteus.</p>
4	<p>Раздел 4.. Микропроцессоры управления потоками данных</p> <p>Тема 4.1. Архитектура коммуникационных процессоров семейства MCS-186. Организация памяти. Процессорное ядро. Таймеры. Контроллер прямого доступа. Устройство регенерации динамической памяти. Устройство формирования сигналов CS. Контроллер прерываний. Последовательный связной адаптер. Режимы работы. Система команд.</p> <p>Тема 4.2. Архитектура коммуникационных процессоров семейства MCS-386EX.</p> <p>Тема 4.3. Архитектура коммуникационных процессоров семейства IXP.</p> <p>Тема 4.4. Средства поддержки разработчика.</p>
5	<p>Раздел 5. Микропроцессоры цифровой обработки сигналов.</p> <p>Тема 5.1. Архитектура процессоров ЦОС с фиксированной точкой типа ADSP 21XX. Организация памяти. Генераторы адресов данных. Генератор программной последовательности. Начальный загрузчик. Устройства обработки данных. Синхронный последовательный порт. Контроллер прерываний. Контроллер прямого доступа к памяти. Порт НР. Особенности архитектуры микропроцессоров для смешанной обработки сигналов типа ADSP21mspXX. Микропроцессоры для параллельной обработки сигналов типа ADSP 21cspXX. Средства поддержки разработчика.</p> <p>Тема 5.2. Архитектура процессоров ЦОС с плавающей точкой.</p> <p>Тема 5.3. Средства поддержки разработчика. Эволюционные платы EZ KIT LITE. Программа-отладчик VisualDSP.</p> <p>Тема 5.4. Архитектура процессоров ЦОС других производителей.</p>
6	<p>Раздел 6. Обзор микропроцессоров, универсального назначения.</p> <p>Тема 6.1. Архитектура 32-х разрядных микропроцессоров типа STM32FXXX. Организация памяти. Синхронизация. Порты. Таймеры. Контроллер USART.</p>

	Контроллер SPI. Контроллер I ² C. Контроллер CAN. Интерфейс SDIO. АЦП. ЦАП. Шина (FSMC). Контроллер DMA. Интерфейс камеры (DCMI). Контроллер Ethernet. Контроллер USB. Модуль подсчета CRC. Часы реального времени. Модуль шифрования и хеширования. Генератор случайных чисел. Контроллер JTAG. Тема 6.2. Средства поддержки разработчика. Эволюционные платы Discovery. Программа-отладчик System Workbench. Программа – конфигуратор STM32CubeMX Тема 6.3. Расширения для цифровой обработки сигналов. Тема 6.4. Тенденции развития архитектуры микропроцессоров, универсального назначения.
--	---

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 6				
1	Управление светодиодом с помощью кнопки	2	2	2
2	Управление светодиодом с использованием программной задержки	2	2	2
3	Управление светодиодом с использованием прерываний таймера	2	2	2
4	Использование режима энергосбережения	2	2	2
5	Управление светодиодом с использованием флага	2	2	2
6	ШИМ – циклическое управление яркостью светодиода	2	2	2
7	ШИМ – управление яркостью светодиода с помощью кнопки	2	2	2
8	Работа с PCA массивом. Аппаратный ШИМ	3	3	2
9	Управление светодиодами по циклу	2	2	6
10	Работа с акселерометром	2	2	6
11	Работа с АЦП	2	2	6
12	Работа с DMA	2	2	6
13	Воспроизведение звука с помощью аудио-	2	2	6

	ЦАП			
14	Работа с LCD дисплеем	2	2	6
15	RNG. Работа с генератором случайных чисел	2	2	6
16	Прием-передача данных по UART	3	3	6
Всего		34	34	34

4.5. Курсовое проектирование/ выполнение курсовой работы
Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся
Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 6, час
1	2	3
Изучение теоретического материала дисциплины (ТО)	40	40
Курсовое проектирование (КП, КР)		
Расчетно-графические задания (РГЗ)		
Выполнение реферата (Р)		
Подготовка к текущему контролю успеваемости (ТКУ)	7	7
Домашнее задание (ДЗ)		
Контрольные работы заочников (КРЗ)		
Подготовка к промежуточной аттестации (ПА)	10	10
Всего:	57	57

5. Перечень учебно-методического обеспечения
для самостоятельной работы обучающихся по дисциплине (модулю)
Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий
Перечень печатных и электронных учебных изданий приведен в таблице 8.
Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
004.3 Г-52	Гладштейн М.А. Микроконтроллеры смешанного сигнала C8051Fxxx фирмы Silicon Laboratories и их применение: руководство пользователя. - М.: ДОДЭКА-XXI, 2008. - 336 с.	7
681.3	Цифровые устройства и микропроцессоры.	65

Ц-75	Программирование микроконтроллеров семейства MCS-51: методические указания к выполнению лабораторных работ / Сост. О.О. Жаринов. СПб.: РИО ГУАП, 2005. - 65 с.	
681.511.54 П-76	Применение микроконтроллеров в системах управления и контроля: методические указания к выполнению лабораторных работ/ СПб: ГОУ ВПО "СПбГУАП", 2007. - 47 с.	135

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
http://www.intuit.ru/studies/courses/604/460/lecture/10321	Национальный открытый университет ИНТУИТ. Лекция 1: Микропроцессор и его архитектура.
http://www.intuit.ru/studies/courses/604/460/lecture/10335	Национальный открытый университет ИНТУИТ. Лекция 8: Структура микропроцессорной системы.
http://www.intuit.ru/studies/courses/604/460/lecture/10353	Национальный открытый университет ИНТУИТ. Лекция 17: Методы и средства отладки микропроцессорных систем.

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
1	Демо-версия программы-отладчика Keil uVision от “Keil Elektronik GmbH / Keil Software Inc.” Доступна для скачивания с сайта фирмы-производителя по адресу: https://www.keil.com/demo/eval/c51.htm
2	Демо-версия программы Proteus от “Labcenter Electronics” Доступна для скачивания с сайта фирмы-производителя по адресу: http://www.labcenter.com/download/prodemo_download.cfm#professional
3	Программа-отладчик System Workbench for STM32 от STMicroelectronics. Доступна

	для скачивания с сайта фирмы-производителя по адресу: http://www.openstm32.org/
4	Программа – конфигуратор STM32CubeMX от STMicroelectronics. Доступна для скачивания с сайта фирмы-производителя по адресу: https://www.st.com/en/development-tools/stm32cubemx.html

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Компьютерный класс	
3	Специализированные стенды STM32F4-Discovery	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Экзаменационные билеты; Тесты.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
Семестр 6		
1	Назначение, состав и основные характеристики микропроцессора	ПК-3.3.1
2	Классификация микропроцессоров.	ПК-3.3.1
3	Тенденции развития архитектуры	ПК-3.3.1
4	Обзор микропроцессоров, ориентированных на решение задач управления.	ПК-3.3.1
5	Обзор микропроцессоров управления потоками событий	ПК-3.3.1
6	Архитектура однокристальных микро-ЭВМ семейства MCS-51	ПК-3.3.1
7	Организация внутренней и внешней памяти MCS-51.	ПК-3.3.1
8	Порты ввода-вывода MCS-51. Особенности работы, программирование.	ПК-3.У.1
9	Таймеры T0 и T1 MCS-51. Режимы работы,	ПК-3.У.1

	программирование.	
10	Последовательный связной адаптер MCS-51. Режимы работы, программирование	ПК-3.У.1
11	Система команд MCS-51. Команды пересылки	ПК-3.У.1
12	Система команд MCS-51. Команды арифметических и логических операций. Десятичная коррекция. Двоично-десятичные преобразования	ПК-3.У.1
13	Система команд MCS-51. Команды передачи управления	ПК-3.У.1
13	Система команд MCS-51. Команды операций над битами	ПК-3.У.1
14	Таймер Т2. Режимы работы, программирование.	ПК-3.У.1 ПК-3.У.1
15	Массив программируемых счетчиков PCA. Режимы работы, программирование	ПК-3.У.1 ПК-3.У.1
16	Сторожевой таймер	ПК-3.У.1
17	Особенности архитектуры микропроцессоров семейств C8051FXXX фирмы SiLabs.	ПК-3.3.1
18	Средства поддержки разработчика. C8051F12х-DK	ПК-3.3.1
19	Средства поддержки разработчика. Keil uVision	ПК-3.3.1
20	Обзор микропроцессоров управления потоками данных	ПК-3.3.1
21	Архитектура однокристальных микро-ЭВМ семейств MCS-186/386	ПК-3.3.1
22	Архитектура однокристальных микро-ЭВМ семейств IXP	ПК-3.3.1
23	Тенденции развития микропроцессоров управления потоками данных.	ПК-3.3.1 ПК-3.3.1
24	Программное обеспечение микропроцессорных систем	ПК-3.3.1
25	Архитектура микропроцессоров цифровой обработки сигналов с фиксированной точкой на примере изделий фирмы AD серий ADSP 21XX	ПК-3.3.1
26	Архитектура микропроцессоров цифровой обработки сигналов с плавающей точкой на примере изделий фирмы AD серий ADSP 21XXX	ПК-3.3.1
27	Тенденции развития микропроцессоров ЦОС.	ПК-3.3.1 ПК-3.3.1
28	Обзор микропроцессоров управления универсального назначения	ПК-3.3.1
29	Архитектура 32-х разрядных микропроцессоров типа STM32F4	ПК-3.3.1
30	Ускоритель памяти (ART-акселератор)	ПК-3.3.1
31	Многоуровневая АНВ матрица шин	ПК-3.3.1
32	Порты ввода/вывода общего назначения GPIO	ПК-3.3.1
33	Часы реального времени RTC	ПК-3.3.1
34	Конфигурирование системных часов PLL	ПК-3.У.1
35	Таймеры	ПК-3.У.1 ПК-3.3.1
36	Генерация ШИМ	ПК-3.У.1
37	Сторожевые таймеры	ПК-3.3.1
38	АЦП	ПК-3.У.1 ПК-3.3.1
39	ЦАП	ПК-3.У.1 ПК-3.3.1
40	DMA-контроллер	ПК-3.3.1

41	SPI интерфейс	ПК-3.3.1
42	I2C интерфейс	ПК-3.3.1
43	CAN интерфейс	ПК-3.3.1
44	USART интерфейс	ПК-3.3.1
45	Аппаратный генератор случайных чисел TRNG	ПК-3.У.1
46	Контроллер прерываний NVIC	ПК-3.3.1
47	Средства поддержки разработчика. STM32F4 discovery kit	ПК-3.3.1
48	Средства поддержки разработчика. STM32 Cube MX	ПК-3.3.1
49	Средства поддержки разработчика. System Workbench for STM32	ПК-3.3.1
50	Архитектура 32-х разрядных микропроцессоров типа STM32F7	ПК-3.3.1

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Компетенция
1	Инструкция: прочитайте текст и выберите правильный ответ: Система команд микропроцессора, типы обрабатываемых данных, режимы адресации и принципы работы называют...? А. Микроархитектурой Б. Моноархитектурой В. Макроархитектурой Г. Миниархитектурой.	ПК-3
2	Инструкция: прочитайте текст и выберите правильный ответ: С помощью чего микропроцессор координирует работу других элементов цифровой процессорной системы? А. С помощью ПЗУ (постоянного запоминающего устройства) Б. С помощью шины адреса В. С помощью шины данных Г. С помощью шины управления	ПК-3
3	Инструкция: прочитайте текст и выберите (через запятую) правильный ответ (ответы): За счет чего можно увеличить операционную производительность микропроцессора? А. За счет увеличения объема ПЗУ Б. За счет использования специализированных сигналов В. За счет увеличения числа регистров Г. За счет уменьшения тактовой частоты	ПК-3
4	Инструкция: прочитайте текст и выберите правильный ответ: Расшифруйте аббревиатуру БЗП:	ПК-3

	А. Блок защиты процессора Б. Блок запрета прерываний В. База знаний процессора Г. Блок защиты памяти	
6	Инструкция: прочитайте задание и дайте развернутый ответ: Продолжите фразу. Синхронным процессорным элементом называют...:	ПК-3

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- введение (сообщение темы, цели, плана лекции, используемых источников);

- основная часть (подача структурированной научной и учебной информации, расстановка акцентов, выводы по каждому пункту);
- заключение (обобщение основных идей, формулирование общих выводов по теме).

11.2. Методические указания для обучающихся по участию в семинарах.

Не предусмотрено.

11.3. Методические указания для обучающихся по прохождению практических занятий.

Не предусмотрено.

11.4. Методические указания для обучающихся по выполнению лабораторных работ.

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Задание и требования к проведению лабораторных работ приводятся для каждой работы в методических указаниях:

[681.3 Ц75] Цифровые устройства и микропроцессоры. Программирование микроконтроллеров семейства MCS-51: методические указания к выполнению лабораторных работ / Сост. О.О. Жаринов. СПб.: РИО ГУАП, 2005. - 65 с.

Структура и форма отчета о лабораторной работе

1. Титульный лист
2. Цель и задачи работы.
3. Теоретические сведения о методах решения поставленных задач.
4. Схема лабораторной установки
5. Результаты измерений и расчетов.
6. Графические зависимости.
7. Выводы.

Требования к оформлению отчета о лабораторной работе

Отчет о лабораторной работе оформляется в соответствии с требованиями по оформлению текстовых документов по ГОСТ 7.32-2017 URL: http://regstands.guap.ru/db/docs/gost_7.32-2017.pdf.

11.5. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы.

Не предусмотрено.

11.6. Методические указания для обучающихся по прохождению самостоятельной работы.

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся является учебно-методический материал по дисциплине;

11.7. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

11.8. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с таблицей 14 и требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программе высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой