

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 31

УТВЕРЖДАЮ

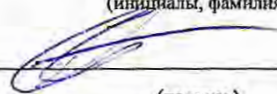
Ответственный за образовательную
программу

Д.Т.Н., доц.

(должность, уч. степень, звание)

С.В. Беззатеев

(инициалы, фамилия)



(подпись)

«4»_февраля_2025 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Организация ЭВМ и вычислительных систем»
(Наименование дисциплины)

Код направления подготовки/ специальности	10.05.05
Наименование направления подготовки/ специальности	Безопасность информационных технологий в правоохранительной сфере
Наименование направленности	Организация и технологии защиты информации (в информационных системах)
Форма обучения	очная
Год приема	2025

Санкт-Петербург– 2025

Лист согласования рабочей программы дисциплины

Программу составил (а)

Ст. преп.

(должность, уч. степень, звание)



04.02.2025

(подпись, дата)

И.Г. Криволапчук

(инициалы, фамилия)

Программа одобрена на заседании кафедры № 31

«4»_февраля_2025 г, протокол № 3

Заведующий кафедрой № 31

д.т.н., проф.

(уч. степень, звание)



04.02.2025

(подпись, дата)

В.Ф. Шишлаков

(инициалы, фамилия)

Заместитель директора института №3 по методической работе

Ст. преп.

(должность, уч. степень, звание)

04.02.2025

(подпись, дата)

Н.В. Решетникова

(инициалы, фамилия)

Аннотация

Дисциплина «Организация ЭВМ и вычислительных систем» входит в образовательную программу высшего образования – программу специалитета по направлению подготовки/ специальности 10.05.05 «Безопасность информационных технологий в правоохранительной сфере» направленности «Организация и технологии защиты информации (в информационных системах)». Дисциплина реализуется кафедрой «№31».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-3 «Способен осуществлять установку, настройку и эксплуатацию компонентов технических систем обеспечения безопасности информации и поддержку их работоспособного состояния»

Содержание дисциплины охватывает круг вопросов, связанных с устройством и функционированием аппаратных средств вычислительной техники.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 8 зачетных единиц, 288 часов.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Целью преподавания дисциплины является получение студентами базовых знаний о функциональной, структурной и аппаратной организации вычислительных машин и систем, основных принципах построения и функционирования ВМ и их узлов; получение студентами теоретических знаний и практических навыков в области разработки отдельных узлов ВМ и их программного интерфейса.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-3 Способен осуществлять установку, настройку и эксплуатацию компонентов технических систем обеспечения безопасности информации и поддержку их работоспособного состояния	ПК-3.3.1 знать теоретические основы компьютерных сетей и их аппаратных компонент, сетевых моделей, протоколов и принципов адресации ПК-3.3.2 знать порядок установки и ввода в эксплуатацию средств защиты информации в компьютерных сетях ПК-3.3.3 знать принципы организации и проведения технического обслуживания вычислительной техники и других технических средств информатизации ПК-3.У.1 уметь осуществлять комплектование, конфигурирование, настройку компонентов технических систем обеспечения безопасности ПК-3.У.2 уметь организовывать, конфигурировать, производить монтаж, осуществлять диагностику и устранять неисправности компьютерных сетей, работать с сетевыми протоколами разных уровней ПК-3.В.1 владеть навыками установки, настройки, администрирования и эксплуатации компонентов систем защиты информации

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- «Информатика»
- «Дискретная математика»,
- «Электроника и схемотехника».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться при изучении других дисциплин:

- «Безопасность операционных систем»,
- «Проектирование безопасных информационных систем»,
- «Программно-аппаратные средства защиты информации».

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№5	№6
1	2	3	4
Общая трудоемкость дисциплины, ЗЕ/ (час)	8/ 288	5/ 180	3/ 108
Из них часов практической подготовки	68	34	34
Аудиторные занятия, всего час.	119	68	51
в том числе:			
лекции (Л), (час)	51	34	17
практические/семинарские занятия (ПЗ), (час)			
лабораторные работы (ЛР), (час)	68	34	34
курсовой проект (работа) (КП, КР), (час)			
экзамен, (час)	72	36	36
Самостоятельная работа, всего (час)	97	76	21
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз., Экз.	Экз.	Экз.

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 5					
Раздел 1. Введение в организацию ЭВМ и систем	2		12		4
Раздел 2. Арифметические основы ЭВМ	8		4		20
Раздел 3. Функциональная организация ЭВМ	10		14		20
Раздел 4. Организация памяти в ЭВМ	8		4		20
Раздел 5. Внешние устройства ЭВМ	6				12
Итого в семестре:	34		34		76
Семестр 6					
Микропроцессорные системы и УВК	17		34		21
Итого в семестре:	17		34		21
Итого	51	0	68	0	97

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p>Вычислительная машина, вычислительная система.</p> <p>Многоуровневая организация ЭВМ: уровень физических устройств, цифровой логический уровень, уровень микроархитектуры, уровень архитектуры набора команд, уровень операционной системы, уровень языка ассемблера, уровень прикладных программ.</p> <p>История развития вычислительной техники. Механические вычислители. Аналоговые вычислители и вычислительные машины. Электромеханические цифровые вычислители.</p> <p>Поколения электронных ЦВМ: на электронных лампах, ВМ на диодно-транзисторных структурах, ВМ на интегральных схемах – ИС, БИС, СБИС. Тенденции в развитии ЭВМ.</p> <p>Классификация компьютеров по области применения: серверы, мейнфреймы, персональные, мобильные, встроенные и тд.</p>
2	<p>Системы счисления, представление чисел в различных системах счисления. Понятие экономичности системы счисления. Перевод целых чисел и дробных чисел из одной системы счисления в другую.</p> <p>Представление информации в ЭВМ: прямой код, обратный дополнительный код. Алгебраическое сложение/вычитание в прямом, обратном и дополнительном кодах. Алгоритмы алгебраического сложения. Алгоритмы умножения и деления. Методы ускорения умножения. Деление без восстановления остатка.</p> <p>Арифметические операции с числами, представленными в формате с плавающей запятой: сложение и вычитание, умножение и деление.</p> <p>Двоично-десятичные числа: коды, арифметические операции.</p> <p>Машинная арифметика в остаточных классах: представление чисел в системе остаточных классов, арифметические операции с положительными числами, арифметические операции с отрицательными числами.</p>
3	<p>Командный цикл процессора. Система команд процессора. Форматы команд. Способы адресации. Система операций.</p> <p>Принцип микропрограммного управления. Концепция операционного и управляющего автоматов. Операционный автомат. Управляющий автомат. Управляющий автомат с "жесткой" логикой. Управляющий автомат с программируемой логикой</p>
4	<p>Концепция многоуровневой памяти. Сверхоперативная память. СОЗУ с прямым доступом. СОЗУ с ассоциативным доступом. Виртуальная память. Алгоритмы замещения.</p>

	Сегментная и страничная организация памяти. Защита памяти: на уровне сегментов, доступа к данным, сегментов кода, на уровне страниц.
5	Классификация внешних устройств. Организация взаимодействия с внешними устройствами,
6	Базовая архитектура микропроцессорной системы. Процессорный модуль. Внутренняя структура микропроцессора. Командный и машинный циклы микропроцессора. Реализация процессорных модулей и состав линий системного интерфейса. Функционирование основных подсистем МПС. Оперативная память. Диспетчер памяти. Ввод/вывод: параллельный обмен, последовательный обмен. Прямой доступ в память. Прерывания: обнаружение изменения состояния внешней среды, идентификация источника прерывания, приоритет запросов, приоритет программ, обработка прерывания. Эволюция архитектур микропроцессоров.

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 5				
1	Цикл работ «Основы цифровой схемотехники»	20	20	1-2,4
2	Цикл работ «Функциональные устройства ЭВМ»	14	14	3
Семестр 6				
3	Цикл работ «Работа с аппаратными средствами ЭВМ»	34	34	6
Всего		68	68	

4.5. Курсовое проектирование/ выполнение курсовой работы

Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 5, час	Семестр 6, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)	61	52	9
Подготовка к текущему контролю успеваемости (ТКУ)	15	10	5
Подготовка к промежуточной аттестации (ПА)	21	14	7
Всего:	97	76	21

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
http://community.imgtec.com/downloads/digital-design-and-computer-architecture-russian-edition	Цифровая схемотехника и архитектура компьютера/ Дэвид М. Харрис, Сара Л. Харрис. – Morgan Kaufman; London, 2013. – 1662 с.	
https://znanium.com/catalog/product/1857771	Сергеев, С. Л. Архитектуры вычислительных систем : учебник / С. Л. Сергеев. - Санкт-Петербург : БХВ-Петербург, 2010. - 240 с.	
004 Т18	Архитектура компьютера = Structured computer organization / Э. Таненбаум; Науч. ред. А. В. Гордеев; Пер. И. Ткачева. - 4-е изд. - СПб. : ПИТЕР	12+10
https://e.lanbook.com/book/148235	Белугина, С. В. Архитектура компьютерных систем. Курс лекций / С. В. Белугина. - Санкт-Петербург : Лань, 2020. - 160 с.	
https://e.lanbook.com/book/152233	Гребенников, В. Ф. Архитектура средств вычислительной техники.	

	Общие сведения об ЭВМ. Процессоры и устройства управления : учебное пособие / В. Ф. Гребенников, В. А. Овчеренко. Новосибирск : НГТУ, 2019. - 76 с.	
https://e.lanbook.com/book/216275	Гребенников, В. Ф. Архитектура средств вычислительной техники. Организация памяти ЭВМ и методы ее защиты. Методы и средства защиты информации в ЭВМ : учебное пособие. - Новосибирск : НГТУ, 2021. - 70 с	
https://e.lanbook.com/book/148223	Информационные технологии и основы вычислительной техники : учебник. - Санкт-Петербург : Лань, 2020. - 264 с.	
https://e.lanbook.com/book/179036	Журавлев, А. Е. Организация и архитектура ЭВМ. Вычислительные системы : учебное пособие для спо / А. Е. Журавлев. - 2-е изд., стер. - Санкт- Петербург : Лань, 2021. - 144 с	

7. Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
www.cta.ru	“Современные технологии автоматизации”

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
1	Система схемотехнического моделирования NI Multisim

8.2. Перечень информационно-справочных систем,используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Компьютерный класс	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену. Тесты

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 – Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления;

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
	<ul style="list-style-type: none"> – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
1	Основные характеристики поколений вычислительных машин	ПК-3.3.1 ПК-3.3.2 ПК-3.3.3 ПК-3.У.1 ПК-3.У.2 ПК-3.В.1
2	Дайте определение термину «архитектура набора команд».	
3	Архитектура CISC, RISC VLIW: характеристики, особенности, сходство и различия	
4	Перечислите и охарактеризуйте типы архитектур набора команд	
5	Общая характеристика Гарвардской и Принстонской архитектур	
6	Назначение и свойства счетчика команд	
7	Назначение и свойства аккумулятора	
8	Назначение и свойства регистров общего назначения	
9	Назначение и свойства регистров базы	
10	Что такое микрокоманда, микрооперация	
11	Кэш-память: понятие, назначение.	
12	Алгоритмы работы кэш-памяти	
13	Кодирование чисел. Прямой, обратный и дополнительный коды	
14	Арифметические операции типа сложения над числами в различных кодах	
15	Алгоритм умножения целых чисел	
16	Алгоритм деления целых чисел	
17	Взаимное преобразование кодов чисел	
18	Двоично-десятичное представление чисел	
19	Выполнение операций над двоично-десятичными числами	
20	Представление чисел с фиксированной и плавающей запятой	
21	Выполнение операций типа сложения над числами с плавающей запятой	
22	Выполнение операций типа умножения над числами с плавающей запятой	
23	Общая характеристика устройств оперативной памяти	

24	Принцип работы ОЗУ динамического типа
25	Принцип работы ОЗУ статического типа
26	Синхронные и асинхронные ОЗУ
27	Иерархическая система памяти
28	Понятие виртуальной памяти
29	Страничная организация памяти
30	Сегментная организация памяти
31	Назначение и принцип работы диспетчера памяти
32	Классификация внешних устройств
33	Методы взаимодействия с внешними устройствами
34	Общая характеристика методов адресации
35	Процессорный модуль: общая характеристика, состав, принцип работы.
36	Управляющее устройство с микропрограммной архитектурой
37	Управляющее устройство с жесткой логикой
38	Механизм прерываний
39	Архитектура системы прерываний
40	Прямой доступ к памяти
41	Классификация типов архитектуры процессора
42	Понятие ортогональности архитектуры
43	Понятие суперскалярной архитектуры
44	Принцип конвейерной обработки
45	Понятие сопроцессора: назначение, принципы взаимодействия с центральным процессором.
46	Процессоры ввода/вывода, каналы.
47	Архитектура ЭВМ с общей широй
48	Архитектура ЭВМ с общей памятью
49	Архитектура ЭВМ с управлением ЦП
50	Классификация элементов и узлов ЭВМ
51	Управляющий вычислительный комплекс. Общая характеристика
52	Микропроцессор, общая характеристика
53	Микропроцессорная система. Принципы построения, основные узлы.

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
1	Какую операцию необходимо выполнить до сложения чисел с плавающей запятой? 1) увеличение порядка меньшего из чисел до порядка большего из чисел 2) уменьшение порядка большего из чисел до порядка меньшего из чисел 3) нормализацию порядков взятие модулей слагаемых	ПК-3
2	С какой целью выполняется нормализация чисел в формате с плавающей запятой? 1) для сохранения возможно большего количества цифр мантииссы 2) для приведения чисел к диапазону $[-1, +1]$ 3) для использования дополнительного кода числа со знаком 4) для сохранения возможно большего количества цифр порядка	
3	От чего зависит точность представления числа в формате с плавающей запятой? 1) от длины мантииссы 2) от длины порядка 3) от величины целой части числа 4) от величины дробной части числа 5) от знаков мантииссы и порядка	
4	От чего зависит диапазон представления чисел в формате с плавающей запятой? 1) от длины порядка 2) от длины мантииссы 3) от величины целой части числа 4) от величины дробной части числа 5) от знаков мантииссы и порядка	
5	Почему в ЭВМ используется двоичная система счисления? 1) она упрощает аппаратную организацию ЭВМ 2) она более удобна для человека 3) она экономит память ЭВМ 4) это историческая традиция	
6	Для чего используется шестнадцатеричная система счисления? 1) для компактной записи двоичных чисел 2) для уменьшения объема памяти ЭВМ 3) для упрощения аппаратной организации ЭВМ 4) для увеличения скорости работы АЛУ 5) для удобной формы записи отрицательных чисел	
7	Какой из указанных логических базисов не является полным? 1) И-ИЛИ 2) И-НЕ 3) ИЛИ-НЕ 4) И-ИЛИ-НЕ	
8	Зачем используются логические элементы с тремя состояниями на выходе? 1) для отключения частей схемы от общих шин 2) для выполнения операций трехзначной логики 3) для кодирования состояний логических схем 4) для увеличения быстродействия микросхем	
9	Для выполнения какой функции служит шифратор? 1) преобразует одноместный код в двоичный код 2) преобразует двоичный код в одноместный код 3) преобразует восьмеричный код в одноместный код	

	4) преобразует восьмеричный код в десятичный код	
10	Для выполнения какой функции служит дешифратор? 1) преобразует двоичный код в одноместный код 2) преобразует одноместный код в двоичный код 3) преобразует восьмеричный код в одноместный код 4) преобразует восьмеричный код в десятичный код	
11	Что такое мультиплексор? 1) цифровой коммутатор 2) сумматор по модулю два 3) перемножитель 4) схема контроля четности 5) цифровой компаратор	
12	Опишите принцип работы дешифратора. 1) преобразует двоичный код в одноместный код 2) преобразует одноместный код в двоичный код 3) преобразует десятичный код в двоичный код 4) преобразует двоичный код в десятичный код	
13	В чем заключается явление «гонок» в комбинационных схемах? 1) в ложном срабатывании логических схем из-за различия во времени прохождения сигналов 2) в ложном срабатывании логических схем из-за разной технологии изготовления микросхем 3) в ложном срабатывании логических схем из-за несоответствия логических уровней сигналов 4) в ложном срабатывании логических схем из-за их разного быстродействия	
14	Время выполнения одной команды при конвейерной обработке... 1) меньше, за счет большей пропускной способности 2) больше, за счет конфликтов, возникающих при работе 3) меньше, за счет выполнения команды «по частям» 4) больше за счет «накладных расходов» на реализацию конвейера 5) время выполнения одинаково	
15	Сколько существует поколений ЭВМ? 1) 4 поколения 2) порядка 10 3) 3 поколения 4) более 12 5) более 5	
16	В каком году появился первый микропроцессор? 1) 1971 2) 1967 3) 1978 4) 1984	
17	В чем основное назначение кэш-памяти ЭВМ? 1) буфер между регистрами процессора и медленным ОЗУ 2) буфер между медленным ОЗУ и быстрым ПЗУ 3) буфер между быстрым ОЗУ и внешней памятью 4) буфер между медленным ОЗУ и быстрым стеком	
18	Опишите принцип построения ОЗУ статического типа. 1) один триггер для хранения одного бита 2) один конденсатор для хранения одного бита 3) один мультивибратор для хранения одного бита 4) один регистр для хранения одного бита	
19	Опишите принцип построения ОЗУ динамического типа 1) один конденсатор для хранения одного бита 2) один триггер для хранения одного бита 3) один мультивибратор для хранения одного бита 4) один регистр для хранения одного бита	
20	Укажите реальную ситуацию в сегментированной модели	

	<p>памяти.</p> <p>1)нескольким логическим адресам соответствует один физический адрес</p> <p>2)нескольким физическим адресам соответствует один логический адрес</p> <p>3)несколько ячеек памяти имеют один и тот же логический адрес</p> <p>4)несколько ячеек памяти имеют один и тот же физический адрес</p>	
21	<p>Какой автомат называется автоматом Мили?</p> <p>1)выходной сигнал зависит от состояния и входного сигнала</p> <p>2)выходной сигнал зависит только от состояния</p> <p>3)входной сигнал зависит только от состояния</p> <p>автомат без памяти</p>	
22	<p>Какой автомат называется автоматом Мура?</p> <p>1)выходной сигнал зависит только от состояния</p> <p>2)выходной сигнал зависит от состояния и входного сигнала</p> <p>3)входной сигнал зависит только от состояния</p> <p>4)автомат без памяти</p>	
23	<p>Какой триггер называется синхронным?</p> <p>1)изменяет состояние только по сигналу синхронизации</p> <p>2)RS – триггер</p> <p>3)JK – триггер</p> <p>4)воспринимает информационные сигналы в момент их появления</p>	
24	<p>Какой триггер называется асинхронным?</p> <p>1)воспринимает информационные сигналы в момент их появления</p> <p>2)RS – триггер</p> <p>3)JK – триггер</p> <p>4)изменяет состояние только по сигналу синхронизации</p>	
25	<p>Какой уровень в иерархическом представлении ЭВМ находится между уровнем набора команд и уровнем ассемблера?</p> <p>1) цифровый логический уровень</p> <p>2) уровень микроархитектуры</p> <p>3) уровень операционной системы</p> <p>4) прикладной уровень</p> <p>5) уровень физических устройств</p>	
26	<p>Запишите уровни в иерархическом представлении ЭВМ в последовательности от нижнего к верхним:</p> <p>1) уровень набора команд</p> <p>2) цифровой логический уровень</p> <p>3) уровень микроархитектуры</p> <p>4) уровень ассемблера</p> <p>5) уровень операционной системы</p>	

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного.

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимся лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально–деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- комментарии к предыдущей лекции и ответы на возникшие вопросы;
- изложение нового материала по рассматриваемой теме;
- демонстрация примеров практического применения рассмотренного материала;
- ответы на вопросы, возникшие в процессе лекции.

Для развития у студентов навыков самостоятельного овладения теоретическим материалом ряд тем дисциплины на лекционных занятиях может даваться обзорно, что предполагает их самостоятельное детальное изучение.

11.2. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач у обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;

– приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Проведение лабораторных работ регламентируется правилами охраны труда и техники безопасности, утвержденными ректором ГУАП. Задание на выполнение лабораторных работ определяется преподавателем в соответствии с настоящей программой дисциплины «Организация ЭВМ и вычислительных систем» и учебным планом направления 10.05.05 (методические указания приведены в электронных ресурсах кафедры)

Структура и форма отчета о лабораторной работе

Отчет о лабораторной работе (цикле работ) должен содержать следующие обязательные разделы:

- титульный лист;
- цель выполнения лабораторной работы;
- краткое изложение сути проводимых экспериментов;
- результаты экспериментов в виде таблиц, лог-файлов, скриншотов, графиков;
- выводы по лабораторной работе.

Допускается оформление общего отчета по лабораторному курсу под единым титульным листом, при этом каждая отдельная работа (цикл) оформляется отдельным разделом.

Требования к оформлению отчета о лабораторной работе

Оформление отчета по лабораторной работе должно соответствовать требованиям оформления текстовых документов ГОСТ 7.32-2017 и нормативным документам ГУАП (<https://guap.ru/standart>). Предпочтительным является использование формата документов согласно ГОСТ Р ИСО/МЭК 26300-2010.

11.3. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

учебно-методический материал по дисциплине.

11.4. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Текущий контроль успеваемости может проводиться в форме опроса (тестирования) при проведении лекционных занятий или по результатам защиты отчетов о лабораторных и практических работах.

11.5. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Промежуточная аттестация проводится на основе фонда оценочных средств, приведенного в п.10.3 данной рабочей программы дисциплины. На результирующую оценку влияет как ответ на вопрос, так и работа обучающегося в течение семестра.

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программам высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой