

## Аннотация

Дисциплина «Архитектура ЭВМ» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 09.03.02 «Информационные системы и технологии» направленности «Информационные системы и технологии в бизнесе». Дисциплина реализуется кафедрой «№42».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-6 «Способен разрабатывать алгоритмы и программы, пригодные для практического применения в области информационных систем и технологий»

ОПК-7 «Способен осуществлять выбор платформ и инструментальных программно-аппаратных средств для реализации информационных систем»

Содержание дисциплины охватывает круг вопросов, связанных с изучением основных классов архитектур ЭВМ, основных характеристик архитектур ЭВМ, а также с принципами организации и функционирования программного обеспечения ЭВМ.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 5 зачетных единиц, 180 часов.

Язык обучения по дисциплине «русский».