

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 23

УТВЕРЖДАЮ

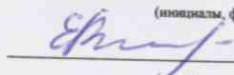
Руководитель образовательной программы

Старший преподаватель

(должность, уч. степень, звание)

Е.П. Виноградова

(инициалы, фамилия)



(подпись)

«17» февраля 2025 г

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Основы микропроцессорной техники»
(Наименование дисциплины)

Код направления подготовки/ специальности	11.03.04
Наименование направления подготовки/ специальности	Электроника и нанoeлектроника
Наименование направленности	Промышленная электроника
Форма обучения	очная
Год приема	2025

Лист согласования рабочей программы дисциплины

Программу составил (а)

доц., к.т.н., доц.
(должность, уч. степень, звание)


(подпись, дата)

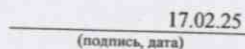
17.02.25

О.А. Кононов
(инициалы, фамилия)

Программа одобрена на заседании кафедры № 23
«17» февраля 2025 г, протокол № 6/25

Заведующий кафедрой № 23

д.т.н., проф.
(уч. степень, звание)


(подпись, дата)

17.02.25

А.Р. Бестугин
(инициалы, фамилия)

Заместитель директора института №2 по методической работе

доц., к.т.н., доц.
(должность, уч. степень, звание)


(подпись, дата)

17.02.25

Н.В. Марковская
(инициалы, фамилия)

Аннотация

Дисциплина «Основы микропроцессорной техники» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/специальности 11.03.04 «Электроника и наноэлектроника» направленности «Промышленная электроника». Дисциплина реализуется кафедрой «№23».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-1 «Способен выполнять расчет электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием»

ПК-3 «Способен осуществлять контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам»

ПК-4 «Способен осуществлять сквозное проектирование цифровых устройств с использованием теории сложных цифровых систем и методов искусственного интеллекта»

Содержание дисциплины охватывает круг вопросов, связанных с проектированием микропроцессорных устройств и систем, их программированием с использованием специализированных средств поддержки разработчика.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося, курсовое проектирование.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена.

Общая трудоемкость освоения дисциплины составляет 8 зачетных единиц, 288 часов.

Язык обучения по дисциплине «русский».

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Предназначение дисциплины «Основы микропроцессорной техники» заключается в изучении студентами основ функционирования микропроцессоров, микропроцессорных устройств и систем, а также приобретении практических навыков программирования микропроцессоров и микроконтроллеров, а также способов практической реализации соответствующих устройств на современной элементной базе электроники с использованием специализированных программ-отладчиков.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-1 Способен выполнять расчет электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием	ПК-1.3.1 знать принципы расчета параметров и характеристик отдельных блоков аналоговых и цифровых электронных приборов. ПК-1.У.1 уметь проводить оценочные расчеты характеристик электронных приборов. ПК-1.В.1 владеть навыками представления результатов расчета электронных устройств в виде таблиц, графических зависимостей и диаграмм
Профессиональные компетенции	ПК-3 Способен осуществлять контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам	ПК-3.В.1 владеть навыками оформления проектно-конструкторской документации в соответствии со стандартами.
Профессиональные компетенции	ПК-4 Способен осуществлять сквозное проектирование цифровых устройств с использованием теории сложных	ПК-4.У.2 уметь разрабатывать простейшие математические и информационные модели и осуществлять моделирование электронных систем с использованием методов искусственного интеллекта

	цифровых систем и методов искусственного интеллекта	
--	---	--

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- « Языки программирования »,;
- « Схемотехника цифровых и импульсных устройств»,
- « Схемотехника аналоговых электронных устройств».

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и используются при изучении других дисциплин:

- «Аппаратные интерфейсы»,
- «Методы и устройства цифровой обработки сигналов».

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам	
		№6	№7
1	2	3	4
Общая трудоемкость дисциплины, ЗЕ/ (час)	8/ 288	3/ 108	5/ 180
Из них часов практической подготовки	102	34	68
Аудиторные занятия, всего час.	136	51	85
в том числе:			
лекции (Л), (час)	34	17	17
практические/семинарские занятия (ПЗ), (час)			
лабораторные работы (ЛР), (час)	85	34	51
курсовой проект (работа) (КП, КР), (час)	17		17
экзамен, (час)	72	27	45
Самостоятельная работа, всего (час)	80	30	50
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Экз., Экз.	Экз.	Экз.

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.

Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ) (час)	ЛР (час)	КП (час)	СРС (час)
Семестр 6					
Раздел 1. Общие сведения о микропроцессорах. Тема 1.1. Классификация микропроцессоров	3				3

Тема 1.2. Обзор номенклатуры микропроцессоров ведущих фирм Тема 1.3. Особенности архитектуры микропроцессоров, ориентированных на решение задач управления					
Раздел 2. Обзор микропроцессоров, ориентированных на решение задач управления потоками событий Тема 2.1. Микроконтроллеры на основе промышленного стандарта MCS-51 на примере изделия фирмы " Silabs " типа C8051F124. Тема 2.2. Организация внутренней и внешней памяти MCS-51 Тема 2.3. Порты ввода-вывода MCS-51 Тема 2.4. Таймеры-счетчики Тема 2.5. PCA массив Тема 2.6. Последовательный связной адаптер Тема 2.7. Блок обработки прерываний Тема 2.8. Режимы работы MCS-51	8		34		21
Раздел 3. Типовые решения, применяемые при построении систем на базе микроконтроллеров MCS-51 Тема 3.1. Построение системы на основе микроконтроллеров MCS-51 Тема 3.2. Использование микроконтроллера для генерации типовых сигналов Тема 3.3. Аппаратная и программная реализация микропроцессорных измерителей и элементов управления Тема 3.4. Средства поддержки разработчика	4				4
Раздел 4. Раздел 4.. Микропроцессоры управления потоками данных Тема 4.1.Архитектура коммуникационных процессоров семейства MCS-186 Тема 4.2.Архитектура коммуникационных процессоров семейства MCS-386EX Тема 4.3.Архитектура коммуникационных процессоров семейства IXP Тема 4.4. Средства поддержки разработчика	2				2
Итого в семестре:	17		34		30
Семестр 7					

Раздел 5.. Микропроцессоры цифровой обработки сигналов Тема 5.1.Архитектура процессоров ЦОС с фиксированной точкой типа ADSP 21XX Тема 5.2.Архитектура процессоров ЦОС с плавающей точкой ADSP 21XXX Тема 5.3. Средства поддержки разработчика. Тема 5.4. Архитектура процессоров ЦОС других производителей	2				2
Раздел 6. Обзор микропроцессоров, универсального назначения. Тема 6.1.Архитектура 32-х разрядных микропроцессоров типа STM32FXXX. Тема 6.2. Средства поддержки разработчика Тема 6.3. Расширения для цифровой обработки сигналов. Тема 6.4. Тенденции развития архитектуры микропроцессоров, универсального	15		51		30
Выполнение курсовой работы				17	
Итого в семестре:	17		51	17	50
Итого	34	0	85	17	80

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	<p>Раздел 1. Общие сведения о микропроцессорах.</p> <p>Тема 1.1. Классификация микропроцессоров.</p> <p>Основные архитектуры процессоров: Фон-Неймановская, Гарвардская, Берклийская, Стэнфордская архитектуры, RISC-процессоры. Шины данных, адреса и управления. Режимы прерываний и прямого доступа к памяти. Отличительные особенности систем команд микропроцессоров различного назначения.</p> <p>Тема 1.2. Обзор номенклатуры микропроцессоров ведущих фирм-производителей.</p> <p>Микропроцессоры фирм "Analog Devices", "ARM", "Atmel", "Intel", "Microchip", "Motorola", "Silabs", "STMicroelectronics", "Texas Instruments". Сравнительный анализ.</p> <p>Тема 1.3. Особенности архитектуры микропроцессоров, ориентированных на решение задач управления.</p>

	<p>Микропроцессоры управления потоками событий.</p> <p>Микропроцессоры управления потоками данных.</p> <p>Микропроцессоры для цифровой обработки сигналов. Нейро микропроцессоры. Микропроцессоры с функциями нечеткой логики. Микропроцессоры универсального назначения.</p>
2	<p>Раздел 2. Обзор микропроцессоров, ориентированных на решение задач управления потоками событий.</p> <p>Тема 2.1. Микроконтроллеры на основе промышленного стандарта MCS-51 на примере изделия фирмы " Silabs " типа C8051F124. Основные характеристики.</p> <p>Тема 2.2. Организация внутренней и внешней памяти MCS-51. Способы адресации внутренней и внешней памяти MCS-51</p> <p>Тема 2.3. Порты ввода-вывода MCS-51.</p> <p>Параллельные порты ввода-вывода. Особенности работы, программирование.</p> <p>Последовательные порты ввода-вывода (UART, SPI, I2C).</p> <p>Особенности работы, программирование</p> <p>Тема 2.4. Таймеры-счетчики.</p> <p>Режимы работы. Таймеры (T0, T1, T2). Счетчики и генераторы событий. Конфигурирование.</p> <p>Тема 2.5. PCA массив. Особенности использования в различных режимах работы. Программирование.</p> <p>Тема 2.6. Последовательный связной адаптер Режимы работы, программирование</p> <p>Тема 2.7. Блок обработки прерываний.</p> <p>Режимы работы. Конфигурирование. Подпрограммы обработки прерываний. Передача управления в программе. Маскирование прерываний.</p> <p>Тема 2.8. Режимы работы MCS-51 (IDLE, Power Down).</p> <p>Управление энергопотреблением.</p>
3	<p>Раздел 3 Типовые решения, применяемые при построении систем на базе микроконтроллеров SiLabs-C8051FXXX</p> <p>Тема 3.1. Построение системы на основе микроконтроллеров MCS-51. Подключение внешней памяти. Подключение и организация взаимодействия с устройствами клавиатурного ввода, цифровой индикации. Организация аналоговых и цифровых портов ввода-вывода.</p> <p>Тема 3.2. Использование микроконтроллера для генерации типовых сигналов</p> <p>Генерация периодических сигналов методом выборки. Генерация аналогового сигнала на основе широтно-импульсной модуляции (ШИМ). Задание частоты сигнала.</p> <p>Тема 3.3. Аппаратная и программная реализация микропроцессорных измерителей и элементов управления.</p>

	<p>Измерение периода и частоты внешних сигналов. Широтно-импульсный модулятор. Корректирующие устройства следящих систем управления.</p> <p>Тема 3.4. Средства поддержки разработчика. Эволюционные платы. Программа-отладчик Keil uVision. Программа конфигуратор Configuration Wizard. Программа симулятор Proteus.</p>
4	<p>Раздел 4.. Микропроцессоры управления потоками данных</p> <p>Тема 4.1.Архитектура коммуникационных процессоров семейства MCS-186. Организация памяти. Процессорное ядро. Таймеры. Контроллер прямого доступа. Устройство регенерации динамической памяти. Устройство формирования сигналов CS. Контроллер прерываний. Последовательный связной адаптер. Режимы работы. Система команд.</p> <p>Тема 4.2.Архитектура коммуникационных процессоров семейства MCS-386EX.</p> <p>Тема 4.3.Архитектура коммуникационных процессоров семейства IXP.</p> <p>Тема 4.4. Средства поддержки разработчика.</p>
5	<p>Раздел 5. Микропроцессоры цифровой обработки сигналов.</p> <p>Тема 5.1.Архитектура процессоров ЦОС с фиксированной точкой типа ADSP 21XX. .Организация памяти. Генераторы адресов данных. Генератор программной последовательности. Начальный загрузчик. Устройства обработки данных. Синхронный последовательный порт. Контроллер прерываний. Контроллер прямого доступа к памяти. Порт HIP. Особенности архитектуры микропроцессоров для смешанной обработки сигналов типа ADSP21mspXX. Микропроцессоры для параллельной обработки сигналов типа ADSP 21cspXX. Средства поддержки разработчика.</p> <p>Тема 5.2. Архитектура процессоров ЦОС с плавающей точкой.</p> <p>Тема 5.3. Средства поддержки разработчика. Эволюционные платы EZ KIT LITE. Программа-отладчик VisualDSP.</p> <p>Тема 5.4. Архитектура процессоров ЦОС других производителей.</p>
6	<p>Раздел 6. Обзор микропроцессоров, универсального назначения.</p> <p>Тема 6.1.Архитектура 32-х разрядных микропроцессоров типа STM32FXXX. Организация памяти. Синхронизация. Порты. Таймеры. Контроллер USART. Контроллер SPI. Контроллер I²C. Контроллер CAN. Интерфейс SDIO. АЦП. ЦАП. Шина (FSMC). Контроллер DMA. Интерфейс камеры</p>

	(DCMI). Контроллер Ethernet. Контроллер USB. Модуль подсчета CRC. Часы реального времени. Модуль шифрования и хеширования. Генератор случайных чисел. Контроллер JTAG. Тема 6.2. Средства поддержки разработчика. Эволюционные платы Discovery. Программа-отладчик System Workbench. Программа – конфигуратор STM32CubeMX Тема 6.3. Расширения для цифровой обработки сигналов. Тема 6.4. Тенденции развития архитектуры микропроцессоров, универсального назначения.
--	--

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 6				
1	Управление светодиодом с помощью кнопки	4		2
2	Управление светодиодом с использованием программной задержки	4		2
3	Управление светодиодом с использованием прерываний таймера	4		2
4	Использование режима энергосбережения	4		2
5	Управление светодиодом с использованием флага	4		2
6	ШИМ – циклическое управление яркостью светодиода	4		2
7	ШИМ – управление яркостью светодиода с помощью кнопки	4		2
8	Работа с PCA массивом. Аппаратный	4		2

	ШИМ			
Семестр 7				
1	Управление светодиодами по циклу			6
2	Управление светодиодами с помощью кнопки	2		6
3	Управление светодиодами с помощью прерываний от таймера	4		6
4	ШИМ – управление яркостью светодиодов	4		6
5	ШИМ – управление яркостью светодиодов с помощью кнопки	3		6
6	Работа с таймерами. Аппаратный ШИМ	4		6
7	Работа с акселерометром	4		6
8	Работа с АЦП	4		6
9	Работа с DMA	4		6
10	Воспроизведение звука с помощью аудио-ЦАП	4		6
11	Работа с LCD дисплеем	4		6
12	RNG. Работа с генератором случайных чисел	4		6
13	Прием-передача данных по UART	4		6
14	Работа с операционной системой FreeRTOS	4		6
Всего		85		

4.5. Курсовое проектирование/ выполнение курсовой работы

Цель курсовой работы:

- систематизация и закрепление полученных теоретических знаний и практических умений;
- углубление теоретических знаний в соответствии с заданной темой;
- формирование умений применять теоретические знания при решении поставленных вопросов;
- формирование умений использовать справочную и нормативную документацию;
- развитие творческой инициативы, самостоятельности, ответственности и организованности;
- подготовка к итоговой государственной аттестации.

Часов практической подготовки: 17.

Примерные темы заданий на курсовую работу приведены в разделе 10 РПД.

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 6, час	Семестр 7, час
1	2	3	4
Изучение теоретического материала дисциплины (ТО)	18	8	10
Курсовое проектирование (КП, КР)	18		18

Расчетно-графические задания (РГЗ)			
Выполнение реферата (Р)			
Подготовка к текущему контролю успеваемости (ТКУ)	28	14	14
Домашнее задание (ДЗ)			
Контрольные работы заочников (КРЗ)			
Подготовка к промежуточной аттестации (ПА)	16	8	8
Всего:	80	30	50

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
004.3 Г-52	Гладштейн М.А. Микроконтроллеры смешанного сигнала C8051Fxxx фирмы Silicon Laboratories и их применение: руководство пользователя. - М.: ДОДЭКА-XXI, 2008. - 336 с.	7
681.3 Ц-75	Цифровые устройства и микропроцессоры. Программирование микроконтроллеров семейства MCS-51: методические указания к выполнению лабораторных работ / Сост. О.О. Жаринов. СПб.: РИО ГУАП, 2005. - 65 с.	65
681.511.54 П-76	Применение микроконтроллеров в системах управления и контроля: методические указания к выполнению лабораторных работ/ СПб: ГОУ ВПО "СПбГУАП", 2007. - 47 с	135

7. Перечень электронных образовательных ресурсов

информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование
http://www.intuit.ru/studies/courses/6	Национальный открытый университет ИНТУИТ. Лекция 1: Микропроцессор и его архитектура.

04/460/lecture/10321	
http://www.intuit.ru/studies/courses/6 04/460/lecture/10335	Национальный открытый университет ИНТУИТ. Лекция 8: Структура микропроцессорной системы.
http://www.intuit.ru/studies/courses/6 04/460/lecture/10353	Национальный открытый университет ИНТУИТ. Лекция 17: Методы и средства отладки микропроцессорных систем.

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Мультимедийная лекционная аудитория	
2	Компьютерный класс	
3	Стенды STM32F4-Discovery	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Экзамен	Список вопросов к экзамену; Тесты.
Выполнение курсовой работы	Экспертная оценка на основе требований к содержанию курсовой работы по дисциплине.

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения; – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
	Семестр 6	
1	Назначение, состав и основные характеристики микропроцессора	ПК-1.3.1
2	Классификация микропроцессоров.	ПК-1.3.1
3	Тенденции развития архитектуры	ПК-1.3.1
4	Обзор микропроцессоров, ориентированных на решение задач управления.	ПК-1.3.1
5	Обзор микропроцессоров управления потоками событий	ПК-1.3.1
6	Архитектура однокристальных микро-ЭВМ семейства	ПК-1.У.1

	MCS-51	
7	Организация внутренней и внешней памяти MCS-51.	ПК-1.У.1
8	Порты ввода-вывода MCS-51. Особенности работы, программирование.	ПК-1.У.1
9	Таймеры T0 и T1 MCS-51. Режимы работы, программирование.	ПК-1.У.1
10	Последовательный связной адаптер MCS-51. Режимы работы, программирование	ПК-1.У.1
11	Система команд MCS-51. Команды пересылки	ПК-1.У.1
12	Система команд MCS-51. Команды арифметических и логических операций. Десятичная коррекция. Двоично-десятичные преобразования	ПК-1.У.1
13	Система команд MCS-51. Команды передачи управления	ПК-1.У.1
14	Система команд MCS-51. Команды операций над битами	ПК-1.У.1
15	Таймер T2. Режимы работы, программирование.	ПК-1.У.1
16	Массив программируемых счетчиков PCA. Режимы работы, программирование	ПК-1.У.1
17	Сторожевой таймер	ПК-1.У.1
18	Особенности архитектуры микропроцессоров семейств C8051FXXX фирмы SiLabs.	ПК-1.У.1
19	Средства поддержки разработчика. C8051F12х-DK	ПК-3.В.2
20	Средства поддержки разработчика. Keil uVision	ПК-4.У.2
21	Обзор микропроцессоров управления потоками данных	ПК-1.3.1
22	Архитектура однокристальных микро-ЭВМ семейств MCS-186/386	ПК-1.3.1
23	Архитектура однокристальных микро-ЭВМ семейств IXP	ПК-1.3.1
24	Тенденции развития микропроцессоров управления потоками данных.	ПК-1.3.1 ПК-1.3.1
25	Программное обеспечение микропроцессорных систем	
26	Средства поддержки разработчика	ПК-3.В.1
	Семестр 7	
1	Архитектура микропроцессоров цифровой обработки сигналов с фиксированной точкой на примере изделий фирмы AD серий ADSP 21XX	ПК-1.3.1
2	Архитектура микропроцессоров цифровой обработки сигналов с плавающей точкой на примере изделий фирмы AD серий ADSP 21XXX	ПК-1.3.1
3	Тенденции развития микропроцессоров ЦОС.	ПК-1.3.1
4	Обзор микропроцессоров управления универсального назначения	ПК-1.3.1
5	Архитектура 32-х разрядных микропроцессоров типа STM32F4	ПК-1.3.1
6	Ускоритель памяти (ART-акселератор)	ПК-1.3.1
7	Многоуровневая АНВ матрица шин	ПК-1.3.1
8	Порты ввода/вывода общего назначения GPIO	ПК-1.3.1
9	Часы реального времени RTC	ПК-1.3.1
10	Конфигурирование системных часов PLL	ПК-1.3.1
11	Таймеры	ПК-1.3.1
12	Генерация ШИМ	ПК-1.3.1
13	Сторожевые таймеры	ПК-1.3.1
14	АЦП	ПК-1.3.1

15	ЦАП	ПК-1.3.1
16	DMA-контроллер	ПК-1.3.1
17	SPI интерфейс	ПК-1.3.1
18	I2C интерфейс	ПК-1.3.1
19	CAN интерфейс	ПК-1.3.1
20	USART интерфейс	ПК-1.3.1
21	Аппаратный генератор случайных чисел TRNG	ПК-1.У.1
22	Контроллер прерываний NVIC	ПК-1.3.1
23	Средства поддержки разработчика. STM32F4 discovery kit	ПК-3.В.1
24	Средства поддержки разработчика. STM32 Cube MX	ПК-4.У.2
25	Средства поддержки разработчика. System Workbench for STM32	ПК-4.У.2
26	Архитектура 32-х разрядных микропроцессоров типа STM32F7	ПК-1.3.1

Вопросы (задачи) для зачета / дифф. зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета / дифф. зачета

№ п/п	Перечень вопросов (задач) для зачета / дифф. зачета	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
1	Разработка микропроцессорного измерителя напряжения
2	Разработка микропроцессорного измерителя тока
3	Разработка микропроцессорного измерителя электрической емкости
4	Разработка микропроцессорного измерителя электрической индуктивности
5	Разработка микропроцессорного измерителя электрического сопротивления
6	Разработка микропроцессорного измерителя частоты
7	Разработка микропроцессорного измерителя периода следования импульсов
8	Разработка микропроцессорного селектора импульсов по длительности
9	Разработка микропроцессорного генератора импульсных сигналов
10	Разработка микропроцессорного генератора аналоговых сигналов
11	Разработка микропроцессорного генератора псевдослучайных сигналов
12	Разработка микропроцессорного металлодетектора
13	Разработка контроллера для управления лифтом
14	Разработка контроллера для управления стиральной машиной
15	Разработка контроллера для управления микроволновой печью
16	Разработка электронного термометра
17	Разработка электронного расходомера
18	Разработка ультразвукового толщиномера
19	Разработка электронного влагомера
20	Разработка электронного кодового замка
21	Разработка контроллера “мыши”
22	Разработка контроллера для управления освещением

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора										
1	Инструкция: прочитайте текст и установите соответствие. Установите назначение различных форм представления логических функций для разработки комбинационных схем.	ПК-1										
	<table><tr><th>Форма</th><th>Назначение</th></tr><tr><td>1. Таблица истинности</td><td>А. Представляет функцию алгебры логики в форме логической суммы элементарных логических произведений набора переменных, на котором она равна единице, причем переменные, равные нулю, записываются с инверсией.</td></tr><tr><td>2. Дизъюнктивная нормальная форма</td><td>В. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме таблицы.</td></tr><tr><td>3. Конъюнктивная нормальная форма</td><td>С. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме прямоугольной таблицы, в которой рядом расположенным клеткам соответствуют соседние наборы входных переменных (кодов), а в самих клетках записаны значения функции, определенные для этих кодов.</td></tr><tr><td>4. Карта Карно</td><td>Д. Представляет функцию алгебры логики в форме логического произведения элементарных логических сумм набора переменных, на котором она равна нулю, причем переменные, равные единице, записываются с инверсией.</td></tr></table>		Форма	Назначение	1. Таблица истинности	А. Представляет функцию алгебры логики в форме логической суммы элементарных логических произведений набора переменных, на котором она равна единице, причем переменные, равные нулю, записываются с инверсией.	2. Дизъюнктивная нормальная форма	В. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме таблицы.	3. Конъюнктивная нормальная форма	С. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме прямоугольной таблицы, в которой рядом расположенным клеткам соответствуют соседние наборы входных переменных (кодов), а в самих клетках записаны значения функции, определенные для этих кодов.	4. Карта Карно	Д. Представляет функцию алгебры логики в форме логического произведения элементарных логических сумм набора переменных, на котором она равна нулю, причем переменные, равные единице, записываются с инверсией.
	Форма		Назначение									
	1. Таблица истинности		А. Представляет функцию алгебры логики в форме логической суммы элементарных логических произведений набора переменных, на котором она равна единице, причем переменные, равные нулю, записываются с инверсией.									
	2. Дизъюнктивная нормальная форма		В. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме таблицы.									
	3. Конъюнктивная нормальная форма		С. Устанавливает соответствие между всеми возможными наборами логических переменных, входящих в логическую функцию, и значениями функции в форме прямоугольной таблицы, в которой рядом расположенным клеткам соответствуют соседние наборы входных переменных (кодов), а в самих клетках записаны значения функции, определенные для этих кодов.									
4. Карта Карно	Д. Представляет функцию алгебры логики в форме логического произведения элементарных логических сумм набора переменных, на котором она равна нулю, причем переменные, равные единице, записываются с инверсией.											
К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце												
Правильный ответ:												
2	Инструкция: прочитайте текст и установите последовательность. Расставьте этапы разработки релаксационного генератора											

	<p>сигнала типа меандр на ОУ в правильной последовательности.</p> <p>А. Расчёт периода следования импульсов.</p> <p>В. Выбор коэффициента деления выходного напряжения для неинвертирующего входа ОУ.</p> <p>С. Расчёт делителя выходного напряжения для неинвертирующего входа ОУ.</p> <p>Д. Тестирование схемы с помощью SPICE моделирования.</p> <p>Запишите соответствующую последовательность букв слева направо.</p> <p>Правильный ответ:</p>							
3	<p>Инструкция: прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа</p> <p>Выберите из нижеперечисленных компонент, который используется для фильтрации высокочастотных шумов в аналоговых схемах.</p> <p>А. Конденсатор.</p> <p>В. Резистор.</p> <p>С. Транзистор.</p> <p>Д. Индуктивность.</p> <p>Правильный ответ:</p>							
4	<p>Инструкция: Прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов</p> <p>Перечислите параметры, которые определяют быстродействие цифрового логического элемента</p> <p>А. Время переключения.</p> <p>В. Потребляемая мощность.</p> <p>С. Входная и выходная емкость.</p> <p>Д. Выходное сопротивление.</p> <p>Правильный ответ:</p>							
5	<p>Инструкция: прочитайте текст и запишите развернутый обоснованный ответ</p> <p>Логические уровни в цифровых схемах - это...</p> <p>Правильный ответ:</p>							
6	<p>Инструкция: прочитайте текст и установите соответствие.</p> <p>Стандарты и их назначение</p> <table><tr><td>Стандарты</td><td>Назначение</td></tr><tr><td>1.ГОСТ</td><td>Стандарты международного института инженеров электротехники и электроники по радиоэлектронике, электротехнике и аппаратному обеспечению вычислительных систем и сетей.</td></tr><tr><td>2. IEEE</td><td>Государственные стандарты, которые формулируют требования государства к</td></tr></table>	Стандарты	Назначение	1.ГОСТ	Стандарты международного института инженеров электротехники и электроники по радиоэлектронике, электротехнике и аппаратному обеспечению вычислительных систем и сетей.	2. IEEE	Государственные стандарты, которые формулируют требования государства к	ПК-3
Стандарты	Назначение							
1.ГОСТ	Стандарты международного института инженеров электротехники и электроники по радиоэлектронике, электротехнике и аппаратному обеспечению вычислительных систем и сетей.							
2. IEEE	Государственные стандарты, которые формулируют требования государства к							

		качеству продукции, работ и услуг.	
	3.IEC	Стандарты международной организация по стандартизации, устанавливающие требования, спецификации, руководящие принципы или характеристики, в соответствии с которыми могут использоваться материалы, продукты, процессы и услуги, которые подходят для этих целей.	
	4.ISO	Стандарты международной электротехнической комиссии касаются физических характеристик электротехнического и электронного оборудования, ядерного приборостроения, лазерной техники, средств связи, авиационного и космического приборостроения, судостроения и морской навигации, атомной энергии, информатики, акустики, медицинской техники	
	К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце Правильный ответ:		
7	Инструкция: прочитайте текст и установите последовательность. Последовательность этапов сквозного проектирования цифровых систем представляется следующей: А. Определение требований. В. Проектирование системы. С. Анализ и планирование. D. Тестирование. Е. Разработка F. Внедрение G. Анализ производительности и улучшения Н. Эксплуатация и поддержка Запишите соответствующую последовательность букв слева направо Правильный ответ:		
8	Инструкция: прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа Состав проектно-конструкторской документации включает: А. Спецификации компонентов. В. Схемы электрические принципиальные. С. Технические условия на производство. D. Все перечисленные. Правильный ответ:		
9	Инструкция: Прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов		

	<p>Выберите из представленных ниже разделы, которые обязательно включают в техническое описание изделия.</p> <p>A. Назначение изделия.</p> <p>B. Принцип работы.</p> <p>C. Экономическое обоснование.</p> <p>D. Указания по эксплуатации.</p> <p>Правильный ответ:</p>											
10	<p>Инструкция: прочитайте текст и запишите развернутый обоснованный ответ</p> <p>Единая система конструкторской документации (ЕСКД)— ...</p> <p>Правильный ответ:</p>											
11	<p>Инструкция: прочитайте текст и установите соответствие.</p> <p>Языки описания аппаратуры и их назначение.</p> <table><tr><th>Язык</th><th>Назначение</th></tr><tr><td>1. VHDL</td><td>A. Для проектирования, верификации и реализации аналоговых, цифровых и смешанных электронных систем на различных уровнях абстракции.</td></tr><tr><td>2. Verilog</td><td>B. Для точного описания проектируемых систем, их верификации и реализации в аналоговом, цифровом и смешанном вариантах на различных уровнях абстракции.</td></tr><tr><td>3. System C</td><td>C. Для описания параллельных вычислений с возможностью представления результатов компиляции в форме межрегистровых передач для Verilog IP.</td></tr><tr><td>4. Open CL</td><td>D. Для построения транзакционных и поведенческих моделей, а также для высокоуровневого синтеза электронных систем.</td></tr></table> <p>К каждой позиции, данной в левом столбце, подберите соответствующую позицию в правом столбце</p> <p>Правильный ответ:</p>	Язык	Назначение	1. VHDL	A. Для проектирования, верификации и реализации аналоговых, цифровых и смешанных электронных систем на различных уровнях абстракции.	2. Verilog	B. Для точного описания проектируемых систем, их верификации и реализации в аналоговом, цифровом и смешанном вариантах на различных уровнях абстракции.	3. System C	C. Для описания параллельных вычислений с возможностью представления результатов компиляции в форме межрегистровых передач для Verilog IP.	4. Open CL	D. Для построения транзакционных и поведенческих моделей, а также для высокоуровневого синтеза электронных систем.	ПК-4
Язык	Назначение											
1. VHDL	A. Для проектирования, верификации и реализации аналоговых, цифровых и смешанных электронных систем на различных уровнях абстракции.											
2. Verilog	B. Для точного описания проектируемых систем, их верификации и реализации в аналоговом, цифровом и смешанном вариантах на различных уровнях абстракции.											
3. System C	C. Для описания параллельных вычислений с возможностью представления результатов компиляции в форме межрегистровых передач для Verilog IP.											
4. Open CL	D. Для построения транзакционных и поведенческих моделей, а также для высокоуровневого синтеза электронных систем.											
12	<p>Инструкция: прочитайте текст и установите последовательность.</p> <p>Основные этапы построения математической модели:</p> <p>A. Формализация.</p> <p>B. Формулировка проблемы.</p> <p>C. Отладка и корректировка модели.</p> <p>D. Создание модели.</p> <p>E. Совершенствование модели.</p> <p>F. Оценка точности и интерпретация результатов.</p> <p>Запишите соответствующую последовательность букв слева направо</p> <p>Правильный ответ:</p>											
13	<p>Инструкция: прочитайте текст, выберите правильный ответ и запишите аргументы, обосновывающие выбор ответа</p> <p>Укажите метод цифрового моделирования, который не</p>											

	<p>позволяет учитывать временные характеристики цифровой системы.</p> <p>A. Моделирование с учетом задержек (timing analysis). B. Построение схем на основе временных диаграмм. C. Использование симуляторов, поддерживающих временные модели (например, VHDL, Verilog). D. Анализ частотных характеристик системы.</p> <p>Правильный ответ:</p>	
14	<p>Инструкция: Прочитайте текст, выберите правильные варианты ответа и запишите аргументы, обосновывающие выбор ответов</p> <p>Выберите из нижеследующих методы искусственного интеллекта, которые могут быть использованы для оптимизации цифровых систем.</p> <p>A. Генетические алгоритмы. B. Машинное обучение для распознавания логических схем. C. Обучение с подкреплением для выбора архитектуры. D. Алгоритмы бинарного поиска.</p> <p>Правильный ответ:</p>	
15	<p>Инструкция: прочитайте текст и запишите развернутый обоснованный ответ.</p> <p>Принцип сквозного проектирования подразумевает ...</p> <p>Правильный ответ:</p>	

Ключи правильных ответов размещены в приложении к РПД.

Система оценивания тестовых заданий

№	Указания по оцениванию	Результат оценивания (баллы, полученные за выполнение \ характеристика правильности ответа)
1	Задание закрытого типа на установление соответствия считается верным, если установлены все соответствия (позиции из одного столбца верно сопоставлены с позициями другого столбца)	Полное совпадение с верным ответом оценивается 1 баллом, неверный ответ или его отсутствие – 0 баллов (либо указывается «верно» \ «неверно»)
2	Задание закрытого типа на установление последовательности считается верным, если правильно указана вся последовательность цифр	Полное совпадение с верным ответом оценивается 1 баллом, если допущены ошибки или ответ отсутствует – 0 баллов (либо указывается «верно» \ «неверно»)
3	Задание комбинированного типа с	Полное совпадение с верным ответом

	выбором одного верного ответа из четырех предложенных и обоснованием выбора считается верным, если правильно указана цифра и приведены конкретные аргументы, используемые при выборе ответа	оценивается 1 баллом, неверный ответ или его отсутствие – 0 баллов (либо указывается «верно» \ «неверно»)
4	Задание комбинированного типа с выбором нескольких вариантов ответа из предложенных и развернутым обоснованием выбора считается верным, если правильно указаны цифры и приведены конкретные аргументы, используемые при выборе ответов	Полное совпадение с верным ответом оценивается 1 баллом, если допущены ошибки или ответ отсутствует – 0 баллов (либо указывается «верно» \ «неверно»)
5	Задание открытого типа с развернутым ответом считается верным, если ответ совпадает с эталонным по одержанию и полноте	Правильный ответ за задание оценивается в 3 балла, если допущена одна ошибка \ неточность \ ответ правильный, но не полный - 1 балл, если допущено более 1 ошибки \ ответ неправильный \ ответ отсутствует – 0 баллов (либо указывается «верно» \ «неверно»)

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;

- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

Структура предоставления лекционного материала:

- введение (сообщение темы, цели, плана лекции, используемых источников);
- основная часть (подача структурированной научной и учебной информации, расстановка акцентов, выводы по каждому пункту);
- заключение (обобщение основных идей, формулирование общих выводов по

11.2. Методические указания для обучающихся по участию в семинарах

Не предусмотрено.

11.3. Методические указания для обучающихся по прохождению практических занятий

Не предусмотрено.

11.4. Методические указания для обучающихся по выполнению лабораторных работ

В ходе выполнения лабораторных работ обучающийся должен углубить и закрепить знания, практические навыки, овладеть современной методикой и техникой эксперимента в соответствии с квалификационной характеристикой обучающегося. Выполнение лабораторных работ состоит из экспериментально-практической, расчетно-аналитической частей и контрольных мероприятий.

Выполнение лабораторных работ обучающимся является неотъемлемой частью изучения дисциплины, определяемой учебным планом, и относится к средствам, обеспечивающим решение следующих основных задач обучающегося:

- приобретение навыков исследования процессов, явлений и объектов, изучаемых в рамках данной дисциплины;
- закрепление, развитие и детализация теоретических знаний, полученных на лекциях;
- получение новой информации по изучаемой дисциплине;
- приобретение навыков самостоятельной работы с лабораторным оборудованием и приборами.

Задание и требования к проведению лабораторных работ

Задание и требования к проведению лабораторных работ приводятся для каждой работы в методических указаниях:

[681.3 Ц75] Цифровые устройства и микропроцессоры. Программирование микроконтроллеров семейства MCS-51: методические указания к выполнению лабораторных работ / Сост. О.О. Жаринов. СПб.: РИО ГУАП, 2005. - 65 с.

Структура и форма отчета о лабораторной работе

1. Титульный лист

2. Цель и задачи работы.
3. Теоретические сведения о методах решения поставленных задач.
4. Схема лабораторной установки
5. Результаты измерений и расчетов.
6. Графические зависимости.
7. Выводы.

Требования к оформлению отчета о лабораторной работе

Отчет о лабораторной работе оформляется в соответствии с требованиями по оформлению текстовых документов по ГОСТ 7.32-2017 URL: http://regstands.guap.ru/db/docs/gost_7.32-2017.pdf.

11.5. Методические указания для обучающихся по прохождению курсового проектирования/выполнения курсовой работы

Курсовой проект/ работа проводится с целью формирования у обучающихся опыта комплексного решения конкретных задач профессиональной деятельности.

Курсовой проект/ работа позволяет обучающемуся:

- систематизировать и закрепить полученные теоретические знания и практические умения по профессиональным учебным дисциплинам и модулям в соответствии с требованиями к уровню подготовки, установленными программой учебной дисциплины, программой подготовки специалиста соответствующего уровня, квалификации;
- применить полученные знания, умения и практический опыт при решении комплексных задач, в соответствии с основными видами профессиональной деятельности по направлению/ специальности/ программе;
- углубить теоретические знания в соответствии с заданной темой;
- сформировать умения применять теоретические знания при решении нестандартных задач;
- приобрести опыт аналитической, расчётной, конструкторской работы и сформировать соответствующие умения;
- сформировать умения работы со специальной литературой, справочной, нормативной и правовой документацией и иными информационными источниками;
- сформировать умения формулировать логически обоснованные выводы, предложения и рекомендации по результатам выполнения работы;
- развить профессиональную письменную и устную речь обучающегося;
- развить системное мышление, творческую инициативу, самостоятельность, организованность и ответственность за принимаемые решения;
- сформировать навыки планомерной регулярной работы над решением поставленных задач.

Структура пояснительной записки курсового проекта/ работы

При выполнении курсовой работы рекомендуется придерживаться следующей последовательности:

- проводится анализ задания на курсовое проектирование и устанавливается функциональное назначение и состав системы,
- производится обоснование и выбор структурной схемы микропроцессорной системы (МПС), подбирается элементная база,
- разрабатывается функциональная схема МПС,
- разрабатывается блок-схема алгоритма работы микропроцессора и программа на языке ассемблера или С,
- производится макетирование или моделирование устройства с описанием макета или модели устройства и полученных результатов.

Требования к оформлению пояснительной записки курсового проекта/ работы

Пояснительная записка к курсовой работе оформляется в соответствии с требованиями ГОСТ 7.32-2017 URL: http://regstands.guap.ru/db/docs/gost_7.32-2017.pdf.

В пояснительной записке необходимо представить следующие разделы:

- титульный лист,
- реферат – 1 стр.,
- содержание – 1 стр.,
- введение - 1 стр.,
- выбор и обоснование технического решения МПС - 2-3 стр.,
- выбор и обоснование элементной базы МПС - 2-3 стр.,
- разработка функциональной схемы МПС - 2-3 стр.,
- описание работы МПС - 3-5 стр.,
- разработка блок-схемы алгоритма и программы для микропроцессора - 5-7 стр.,
- моделирование или макетирование устройства- 1-2 стр.,
- список использованных источников - 1 стр.
- приложение А – 1-20 стр.

Код программы располагается в приложении или приложениях в зависимости от сложности разработанного программного обеспечения.

Техническое задание на курсовое проектирование помещается в начале пояснительной записки перед рефератом.

Объём пояснительной записки без учёта технического задания и приложений должен быть не менее 15 страниц.

11.6. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

Для обучающихся по заочной форме обучения, самостоятельная работа может включать в себя контрольную работу.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся являются:

- учебно-методический материал по дисциплине;
- методические указания по выполнению контрольных работ (для обучающихся по заочной форме обучения).

11.7. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

Оценивание хода освоения дисциплины в течение семестра осуществляется в процессе защиты отчётов по лабораторным работам, перечень которых представлен в таблице 6.

11.8. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– экзамен – форма оценки знаний, полученных обучающимся в процессе изучения всей дисциплины или ее части, навыков самостоятельной работы, способности применять их для решения практических задач. Экзамен, как правило, проводится в период экзаменационной сессии и завершается аттестационной оценкой «отлично», «хорошо», «удовлетворительно», «неудовлетворительно».

Система оценок при проведении промежуточной аттестации осуществляется в соответствии с таблицей 14 и требованиями Положений «О текущем контроле успеваемости и промежуточной аттестации студентов ГУАП, обучающихся по программе высшего образования» и «О модульно-рейтинговой системе оценки качества учебной работы студентов в ГУАП».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой