

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ
ФЕДЕРАЦИИ
федеральное государственное автономное образовательное учреждение высшего
образования
"САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
АЭРОКОСМИЧЕСКОГО ПРИБОРОСТРОЕНИЯ"

Кафедра № 14

УТВЕРЖДАЮ

Руководитель образовательной программы

доц., к.т.н., доц.

(должность, уч. степень, звание)

В.А. Ненашев

(инициалы, фамилия)

(подпись)

«20» февраля 2025 г

Лист согласования рабочей программы дисциплины

Программу составил (а)

доц., к.т.н.

(должность, уч. степень, звание)

(подпись, дата)

Е.Н. Яблоков

(инициалы, фамилия)

Программа одобрена на заседании кафедры № 14

«19» февраля 2025 г, протокол № 6

Заведующий кафедрой № 14

к.т.н., доц.

(уч. степень, звание)

(подпись, дата)

В.Л. Оленев

(инициалы, фамилия)

Заместитель директора института №2 по методической работе

доц., к.т.н., доц.

(должность, уч. степень, звание)

(подпись, дата)

Н.В. Марковская

(инициалы, фамилия)

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

«Программируемые логические интегральные схемы»
(Наименование дисциплины)

Код направления подготовки/ специальности	11.04.03
Наименование направления подготовки/ специальности	Конструирование и технология электронных средств
Наименование направленности	Проектирование и конструирование встраиваемых систем для космического и ракетного оборудования
Форма обучения	очная
Год приема	2025

Аннотация

Дисциплина «Программируемые логические интегральные схемы» входит в образовательную программу высшего образования – программу бакалавриата по направлению подготовки/ специальности 11.04.03 «Конструирование и технология электронных средств» направленности «Проектирование и конструирование встраиваемых систем для космического и ракетного оборудования». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-1 «Способен формулировать цели и задачи научных исследований в соответствии с тенденциями и перспективами развития электронных средств и технологических процессов, а также смежных областей науки и техники, способность обоснованно выбирать теоретические и экспериментальные методы и средства решения сформулированных задач»

ПК-2 «Способен разрабатывать эффективные алгоритмы решения сформулированных задач с использованием современных языков программирования, искусственного интеллекта и обеспечивать их программную реализацию»

ПК-12 «Способен проводить синтез логической схемы в базисе выбранной технологической библиотеки на основе заданных временных и физических ограничений с использованием средств автоматизированного проектирования»

Содержание дисциплины охватывает круг вопросов, связанных с знаниями о основных типах и сериях программируемых логических устройств, подходах, основных этапах и особенностях проектирования как схемотехнических подсистем, так и в целом программно-аппаратных комплексов для различных применений; о состоянии и тенденциях развития программируемых логических устройств, направлениях развития архитектур программируемых логических устройств; о возможных подходах к автоматизированному проектированию программируемых логических устройств.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, лабораторные работы, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме зачета.

Общая трудоемкость освоения дисциплины составляет 2 зачетных единиц, 72 часа.

Язык обучения по дисциплине «русский»

1. Перечень планируемых результатов обучения по дисциплине

1.1. Цели преподавания дисциплины

Цель преподавания дисциплины: познакомить обучающихся с знаниями о основных типах и сериях программируемых логических устройств, подходах, основных этапах и особенностях проектирования как схемотехнических подсистем, так и в целом программно-аппаратных комплексов для различных применений; о состоянии и тенденциях развития программируемых логических устройств, направлениях развития архитектур программируемых логических устройств; о возможных подходах к автоматизированному проектированию программируемых логических устройств.

1.2. Дисциплина входит в состав части, формируемой участниками образовательных отношений, образовательной программы высшего образования (далее – ОП ВО).

1.3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ОП ВО.

В результате изучения дисциплины обучающийся должен обладать следующими компетенциями или их частями. Компетенции и индикаторы их достижения приведены в таблице 1.

Таблица 1 – Перечень компетенций и индикаторов их достижения

Категория (группа) компетенции	Код и наименование компетенции	Код и наименование индикатора достижения компетенции
Профессиональные компетенции	ПК-1 Способен формулировать цели и задачи научных исследований в соответствии с тенденциями и перспективами развития электронных средств и технологических процессов, а также смежных областей науки и техники, способность обоснованно выбирать теоретические и экспериментальные методы и средства решения сформулированных задач	ПК-1.3.1 знать принципы построения и функционирования электронных средств и технологических процессов ПК-1.3.2 знать методы проведения теоретических и экспериментальных исследований ПК-1.У.1 уметь рассчитывать режимы работы электронных средств ПК-1.В.1 владеть навыками выбора теоретических и экспериментальных методов исследований
Профессиональные компетенции	ПК-2 Способен разрабатывать эффективные алгоритмы решения сформулированных задач с использованием современных языков программирования, искусственного	ПК-2.3.1 знать методы разработки интеллектуальных алгоритмов решения научно-исследовательских задач ПК-2.У.1 уметь использовать алгоритмы решения исследовательских задач с использованием современных языков программирования, в том числе алгоритмы с использованием искусственного интеллекта ПК-2.В.1 владеть навыками разработки стратегии и методологии исследования

	интеллекта и обеспечивать их программную реализацию	конструкций электронных средств и технологических процессов
Профессиональные компетенции	ПК-12 Способен проводить синтез логической схемы в базе выбранной технологической библиотеки на основе заданных временных и физических ограничений с использованием средств автоматизированного проектирования	ПК-12.3.1 знать методологию функционально-логического синтеза цифровых устройств средствами САПР; ограничения, накладываемые на процесс логического синтеза ПК-12.У.1 уметь интерпретировать результаты моделирования в соответствии с поставленной задачей; проводить машинные эксперименты с целью оценки функциональных и временных характеристик логических элементов и функциональных блоков в составе всей системы на кристалле ПК-12.В.1 владеть навыками разработки набора условий и ограничений, необходимых для функционирования схемы; навыками описания схемы с использованием разработанных ограничений параметров тактовых, входных и выходных сигналов; навыками разработки требований к отдельным путям или группам путей прохождения сигнала

2. Место дисциплины в структуре ОП

Дисциплина может базироваться на знаниях, ранее приобретенных обучающимися при изучении следующих дисциплин:

- Схемотехника
- Электроника

Знания, полученные при изучении материала данной дисциплины, имеют как самостоятельное значение, так и могут использоваться в:

- Выпускная квалификационная работа

3. Объем и трудоемкость дисциплины

Данные об общем объеме дисциплины, трудоемкости отдельных видов учебной работы по дисциплине (и распределение этой трудоемкости по семестрам) представлены в таблице 2.

Таблица 2 – Объем и трудоемкость дисциплины

Вид учебной работы	Всего	Трудоемкость по семестрам
		№2
1	2	3
Общая трудоемкость дисциплины, ЗЕ/ (час)	2/ 72	2/ 72
Из них часов практической подготовки	17	17
Аудиторные занятия, всего час.	34	34
в том числе:		
лекции (Л), (час)	17	17
практические/семинарские занятия (ПЗ),		

(час)		
лабораторные работы (ЛР), (час)	17	17
курсовой проект (работа) (КП, КР), (час)		
экзамен, (час)		
Самостоятельная работа, всего (час)	38	38
Вид промежуточной аттестации: зачет, дифф. зачет, экзамен (Зачет, Дифф. зач, Экз.**)	Зачет	Зачет

Примечание: ** кандидатский экзамен

4. Содержание дисциплины

- 4.1. Распределение трудоемкости дисциплины по разделам и видам занятий.
Разделы, темы дисциплины и их трудоемкость приведены в таблице 3.

Таблица 3 – Разделы, темы дисциплины, их трудоемкость

Разделы, темы дисциплины	Лекции (час)	ПЗ (СЗ)	ЛР (час)	КП (час)	СРС (час)
Семестр 2					
1. Введение.	2				
2. Введение в язык VHDL.	2				
3. Архитектура ПЛИС.	6		9		20
4. Проектирование устройств на языке VHDL.	5		8		18
5. Перспективы использования систем программируемой логики	2				
Итого в семестре:	17		17		38
Итого	17	0	17	0	38

Практическая подготовка заключается в непосредственном выполнении обучающимися определенных трудовых функций, связанных с будущей профессиональной деятельностью.

4.2. Содержание разделов и тем лекционных занятий.

Содержание разделов и тем лекционных занятий приведено в таблице 4.

Таблица 4 – Содержание разделов и тем лекционного цикла

Номер раздела	Название и содержание разделов и тем лекционных занятий
1	Введение. Цель и структура дисциплины, основные понятия и определения, технологическая база. История появления ПЛИС. Основные применения.
2	Введение в язык VHDL. Основные понятия о языке VHDL. Использование языка в современных САПР. Вычислительные шаблоны. Модели вычислителей на VHDL, объекты и типы языка, выражения, операторы, структура программы, параллельные операторы.
3	Архитектура ПЛИС. Архитектура ПЛИС фирм Altera, Xilinx. Среды разработки и особенности работы с ними.
4	Проектирование устройств на языке VHDL. Проектирование комбинационных устройств, Проектирование систем с памятью. Управление проектированием. Периодические алгоритмы. Оптимизация графов алгоритма. Методы проектирования конвейерных вычислительных устройств. Матрично-графовый метод.
5	Перспективы использования систем программируемой логики. Основные

	направления развития и применения ПЛИС. Реализация искусственных нейронных сетей на программируемой логике.
--	---

4.3. Практические (семинарские) занятия

Темы практических занятий и их трудоемкость приведены в таблице 5.

Таблица 5 – Практические занятия и их трудоемкость

№ п/п	Темы практических занятий	Формы практических занятий	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Учебным планом не предусмотрено					
Всего					

4.4. Лабораторные занятия

Темы лабораторных занятий и их трудоемкость приведены в таблице 6.

Таблица 6 – Лабораторные занятия и их трудоемкость

№ п/п	Наименование лабораторных работ	Трудоемкость, (час)	Из них практической подготовки, (час)	№ раздела дисциплины
Семестр 2				
1	Проектирование сдвигового регистра	3		3
2	Изучение стратегии нисходящего проектирования	3		3
3	Создание проектов с использованием мастера мегафункций MegaWizard	3		3
4	Создание процессора на ПЛИС	4		4
5	Программирование процессора на языке C++	4		4
Всего		17		

4.5. Курсовое проектирование/ выполнение курсовой работы

Учебным планом не предусмотрено

4.6. Самостоятельная работа обучающихся

Виды самостоятельной работы и ее трудоемкость приведены в таблице 7.

Таблица 7 – Виды самостоятельной работы и ее трудоемкость

Вид самостоятельной работы	Всего, час	Семестр 2, час
1	2	3
Изучение теоретического материала дисциплины (ТО)	15	15
Курсовое проектирование (КП, КР)		
Расчетно-графические задания (РГЗ)		
Выполнение реферата (Р)		
Подготовка к текущему контролю успеваемости (ТКУ)	15	15

Домашнее задание (ДЗ)		
Контрольные работы заочников (КРЗ)		
Подготовка к промежуточной аттестации (ПА)	8	8
Всего:	38	38

5. Перечень учебно-методического обеспечения

для самостоятельной работы обучающихся по дисциплине (модулю)

Учебно-методические материалы для самостоятельной работы обучающихся указаны в п.п. 7-11.

6. Перечень печатных и электронных учебных изданий

Перечень печатных и электронных учебных изданий приведен в таблице 8.

Таблица 8– Перечень печатных и электронных учебных изданий

Шифр/ URL адрес	Библиографическая ссылка	Количество экземпляров в библиотеке (кроме электронных экземпляров)
http://www.knigafund.ru/books/181660	Бибилло П. Н., Романов В. И. Логическое проектирование дискретных устройств с использованием продукционно-фреймовой модели представления знаний /П.Н. Бибилло , В.И. Романов— Электрон. дан. — Белорусская наука 2011 . — 280 с	
http://www.knigafund.ru/books/177851	Кузовкин В. А. Электрофизические основы, микросхемотехника, приборы и устройства [Электронный ресурс] : / А.В. Кузовкин — Электрон. дан. — Логос 2011 . — 328 с.	

7. Перечень электронных образовательных ресурсов

информационно-телекоммуникационной сети «Интернет»

Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет», необходимых для освоения дисциплины приведен в таблице 9.

Таблица 9 – Перечень электронных образовательных ресурсов информационно-телекоммуникационной сети «Интернет»

URL адрес	Наименование

8. Перечень информационных технологий

8.1. Перечень программного обеспечения, используемого при осуществлении образовательного процесса по дисциплине.

Перечень используемого программного обеспечения представлен в таблице 10.

Таблица 10– Перечень программного обеспечения

№ п/п	Наименование
	Не предусмотрено

8.2. Перечень информационно-справочных систем, используемых при осуществлении образовательного процесса по дисциплине

Перечень используемых информационно-справочных систем представлен в таблице 11.

Таблица 11– Перечень информационно-справочных систем

№ п/п	Наименование
	Не предусмотрено

9. Материально-техническая база

Состав материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине, представлен в таблице 12.

Таблица 12 – Состав материально-технической базы

№ п/п	Наименование составной части материально-технической базы	Номер аудитории (при необходимости)
1	Лекционная аудитория	
2	Компьютерный класс	

10. Оценочные средства для проведения промежуточной аттестации

10.1. Состав оценочных средств для проведения промежуточной аттестации обучающихся по дисциплине приведен в таблице 13.

Таблица 13 – Состав оценочных средств для проведения промежуточной аттестации

Вид промежуточной аттестации	Перечень оценочных средств
Зачет	Список вопросов

10.2. В качестве критериев оценки уровня сформированности (освоения) компетенций обучающимися применяется 5-балльная шкала оценки сформированности компетенций, которая приведена в таблице 14. В течение семестра может использоваться 100-балльная шкала модульно-рейтинговой системы Университета, правила использования которой, установлены соответствующим локальным нормативным актом ГУАП.

Таблица 14 –Критерии оценки уровня сформированности компетенций

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
«отлично» «зачтено»	<ul style="list-style-type: none"> – обучающийся глубоко и всесторонне усвоил программный материал; – уверенно, логично, последовательно и грамотно его излагает; – опираясь на знания основной и дополнительной литературы, тесно привязывает усвоенные научные положения с практической деятельностью направления; – умело обосновывает и аргументирует выдвигаемые им идеи; – делает выводы и обобщения; – свободно владеет системой специализированных понятий.
«хорошо» «зачтено»	<ul style="list-style-type: none"> – обучающийся твердо усвоил программный материал, грамотно и по существу излагает его, опираясь на знания основной литературы; – не допускает существенных неточностей; – увязывает усвоенные знания с практической деятельностью направления; – аргументирует научные положения;

Оценка компетенции	Характеристика сформированных компетенций
5-балльная шкала	
	<ul style="list-style-type: none"> – делает выводы и обобщения; – владеет системой специализированных понятий.
«удовлетворительно» «зачтено»	<ul style="list-style-type: none"> – обучающийся усвоил только основной программный материал, по существу излагает его, опираясь на знания только основной литературы; – допускает несущественные ошибки и неточности; – испытывает затруднения в практическом применении знаний направления; – слабо аргументирует научные положения; – затрудняется в формулировании выводов и обобщений; – частично владеет системой специализированных понятий.
«неудовлетворительно» «не зачтено»	<ul style="list-style-type: none"> – обучающийся не усвоил значительной части программного материала; – допускает существенные ошибки и неточности при рассмотрении проблем в конкретном направлении; – испытывает трудности в практическом применении знаний; – не может аргументировать научные положения; – не формулирует выводов и обобщений.

10.3. Типовые контрольные задания или иные материалы.

Вопросы (задачи) для экзамена представлены в таблице 15.

Таблица 15 – Вопросы (задачи) для экзамена

№ п/п	Перечень вопросов (задач) для экзамена	Код индикатора
	Учебным планом не предусмотрено	

Вопросы (задачи) для зачета представлены в таблице 16.

Таблица 16 – Вопросы (задачи) для зачета

№ п/п	Перечень вопросов (задач) для зачета	Код индикатора
1	Определение ПЛИС	ПК-1.3.1
2	Представьте и опишите обобщенную внутреннюю структуру ПЛИС	ПК-1.3.2 ПК-1.У.1
3	Каковы основные области применения ПЛИС?	ПК-1.В.1
4	Перечислите некоторых ведущих мировых производителей ПЛИС и инструментальные средства проектирования.	ПК-2.3.1 ПК-2.У.1 ПК-2.В.1
5	Два основных класса современных ПЛИС – CPLD и FPGA. Сравнительная характеристика.	ПК-12.3.1 ПК-12.У.1 ПК-12.В.1
6	Классификация ПЛИС по способу изготовления (однократно программируемые, многократно программируемые, внутрисистемно программируемые). Краткая характеристика типов.	
7	Классификация ПЛИС по внутренней структуре (по количеству и типу блоков и связей) (мелкомодульная, среднемодульная, крупномодульная архитектура). Краткая характеристика типов.	
8	Виды среднемодульных ПЛИС (на основе мультиплексоров, на основе таблиц соответствия). Краткая характеристика типов. Возможности ПЛИС, построенных на основе таблиц соответствия (таблица	

	истинности, элемент ОЗУ, сдвиговый регистр).	
9	Обзор технологий программирования ПЛИС.	
10	Основные физические принципы однократного программирования ПЛИС (плавких и наращиваемых перемычек, масочное программирование (или фотошаблон)).	
11	Обзор технологий многократного программирования ПЛИС (Электрически стираемые программируемые ПЗУ, Flash, статическое ОЗУ).	
12	Достоинства ПЛИС. Преимущества перед устройствами с «рассыпной логикой».	
13	Альтернативы ПЛИС. Сравнение с другими альтернативами ПЛИС.	
14	Первоначальные архитектуры ПЛИС. Краткий обзор. (ПЛИС, ПМЛ, ПМ)	
15	Бит секретности.	
16	Программаторы	
17	Макроячейки и логические блоки. Обзор. Сравнение.	
18	Обобщенная структура CPLD	
19	Обобщенная структура FPGA	
20	Блоки ввода-вывода ПЛИС	
21	Процесс конфигурации FPGA	
22	Перспективы развития ПЛИС	
23	Технология «Система-на-кристалле»	
24	Процессорные ядра.	
25	Пример вариантов реализации архитектуры процессорного ядра.	

Перечень тем для курсового проектирования/выполнения курсовой работы представлены в таблице 17.

Таблица 17 – Перечень тем для курсового проектирования/выполнения курсовой работы

№ п/п	Примерный перечень тем для курсового проектирования/выполнения курсовой работы
	Учебным планом не предусмотрено

Вопросы для проведения промежуточной аттестации в виде тестирования представлены в таблице 18.

Таблица 18 – Примерный перечень вопросов для тестов

№ п/п	Примерный перечень вопросов для тестов	Код индикатора
	Учебным планом не предусмотрено	

Перечень тем контрольных работ по дисциплине обучающихся заочной формы обучения, представлены в таблице 19.

Таблица 19 – Перечень контрольных работ

№ п/п	Перечень контрольных работ
	Не предусмотрено

10.4. Методические материалы, определяющие процедуры оценивания индикаторов, характеризующих этапы формирования компетенций, содержатся в

локальных нормативных актах ГУАП, регламентирующих порядок и процедуру проведения текущего контроля успеваемости и промежуточной аттестации обучающихся ГУАП.

11. Методические указания для обучающихся по освоению дисциплины

11.1. Методические указания для обучающихся по освоению лекционного материала

Основное назначение лекционного материала – логически стройное, системное, глубокое и ясное изложение учебного материала. Назначение современной лекции в рамках дисциплины не в том, чтобы получить всю информацию по теме, а в освоении фундаментальных проблем дисциплины, методов научного познания, новейших достижений научной мысли. В учебном процессе лекция выполняет методологическую, организационную и информационную функции. Лекция раскрывает понятийный аппарат конкретной области знания, её проблемы, дает цельное представление о дисциплине, показывает взаимосвязь с другими дисциплинами.

Планируемые результаты при освоении обучающимися лекционного материала:

- получение современных, целостных, взаимосвязанных знаний, уровень которых определяется целевой установкой к каждой конкретной теме;
- получение опыта творческой работы совместно с преподавателем;
- развитие профессионально-деловых качеств, любви к предмету и самостоятельного творческого мышления.
- появление необходимого интереса, необходимого для самостоятельной работы;
- получение знаний о современном уровне развития науки и техники и о прогнозе их развития на ближайшие годы;
- научиться методически обрабатывать материал (выделять главные мысли и положения, приходить к конкретным выводам, повторять их в различных формулировках);
- получение точного понимания всех необходимых терминов и понятий.

Лекционный материал может сопровождаться демонстрацией слайдов и использованием раздаточного материала при проведении коротких дискуссий об особенностях применения отдельных тематик по дисциплине.

11.2. Методические указания для обучающихся по прохождению самостоятельной работы

В ходе выполнения самостоятельной работы, обучающийся выполняет работу по заданию и при методическом руководстве преподавателя, но без его непосредственного участия.

В процессе выполнения самостоятельной работы, у обучающегося формируется целесообразное планирование рабочего времени, которое позволяет им развивать умения и навыки в усвоении и систематизации приобретаемых знаний, обеспечивает высокий уровень успеваемости в период обучения, помогает получить навыки повышения профессионального уровня.

Методическими материалами, направляющими самостоятельную работу обучающихся, являются учебно-методический материал по дисциплине.

11.3. Методические указания для обучающихся по прохождению текущего контроля успеваемости.

Текущий контроль успеваемости предусматривает контроль качества знаний обучающихся, осуществляемого в течение семестра с целью оценивания хода освоения дисциплины.

11.4. Методические указания для обучающихся по прохождению промежуточной аттестации.

Промежуточная аттестация обучающихся предусматривает оценивание промежуточных и окончательных результатов обучения по дисциплине. Она включает в себя:

– зачет – это форма оценки знаний, полученных обучающимся в ходе изучения учебной дисциплины в целом или промежуточная (по окончании семестра) оценка знаний обучающимся по отдельным разделам дисциплины с аттестационной оценкой «зачтено» или «не зачтено».

Лист внесения изменений в рабочую программу дисциплины

Дата внесения изменений и дополнений. Подпись внесшего изменения	Содержание изменений и дополнений	Дата и № протокола заседания кафедры	Подпись зав. кафедрой