

Аннотация

Дисциплина «Проектирование встроенных систем на СБИС» входит в образовательную программу высшего образования – программу магистратуры по направлению подготовки/ специальности 09.04.01 «Информатика и вычислительная техника» направленности/специализации «Встроенные системы обработки информации и управления». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ПК-2 «Способен осуществлять интеграцию и внедрение разработанного программного обеспечения, вычислительных систем, коммуникационного оборудования»

ПК-4 «Способен проводить синтез логической схемы в базе выбранной технологической библиотеки на основе заданных временных и физических ограничений с использованием средств автоматизированного проектирования»

Содержание дисциплины охватывает круг вопросов, связанных с разработкой СБИС с использованием существующей элементной базы реализации СБИС и современных средств автоматизированного проектирования.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, практические занятия, самостоятельная работа студента.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена (1 семестр).

Общая трудоемкость освоения дисциплины составляет 3 зачетных единицы, 108 часов.

Язык обучения по дисциплине «русский»