

## Аннотация

Дисциплина «Архитектура параллельных вычислительных систем» входит в образовательную программу высшего образования – программу магистратуры по направлению подготовки/ специальности 09.04.01 «Информатика и вычислительная техника» направленности/специализации «Встроенные системы обработки информации и управления (Embedded Systems)». Дисциплина реализуется кафедрой «№14».

Дисциплина нацелена на формирование у выпускника следующих компетенций:

ОПК-2 «Способен разрабатывать оригинальные алгоритмы и программные средства, в том числе с использованием современных интеллектуальных технологий, для решения профессиональных задач»

ОПК-5 «Способен разрабатывать и модернизировать программное и аппаратное обеспечение информационных и автоматизированных систем»

ОПК-6 «Способен разрабатывать компоненты программно-аппаратных комплексов обработки информации и автоматизированного проектирования»

ОПК-7 «Способен адаптировать зарубежные комплексы обработки информации и автоматизированного проектирования к нуждам отечественных предприятий»

Содержание дисциплины охватывает круг вопросов, связанных архитектурами параллельных вычислительных систем, анализ проблемных ситуаций, тенденциями их развития и применения.

Преподавание дисциплины предусматривает следующие формы организации учебного процесса: лекции, практические/семинарские занятия, самостоятельная работа обучающегося.

Программой дисциплины предусмотрены следующие виды контроля: текущий контроль успеваемости, промежуточная аттестация в форме экзамена (3 семестр).

Общая трудоемкость освоения дисциплины составляет 6 зачетных единиц, 216 часов.

Язык обучения по дисциплине «английский»